В. В. Кухарчук, А. М. Коваль

МЕТОДИ ТА ЗАСОБИ ПЕРЕТВОРЕННЯ ІНФОРМАЦІЇ

Міністерство освіти і науки України Вінницький національний технічний університет

В. В. Кухарчук, А. М. Коваль

МЕТОДИ ТА ЗАСОБИ ПЕРЕТВОРЕННЯ ІНФОРМАЦІЇ: лабораторний практикум

Електронний лабораторний практикум комбінованого (локального та мережного) використання

Вінниця ВНТУ 2023 Рекомендовано до видання Вченою радою Вінницького національного технічного університету Міністерства освіти і науки України (протокол № 12 від 04.05.2023 р.)

Рецензенти:

- О. Н. Романюк, доктор технічних наук, професор
- Р. Н. Квєтний, доктор технічних наук, професор
- А. Я. Кулик, доктор технічних наук, професор

Кухарчук, В. В.

К95 Методи та засоби перетворення інформації: Лабораторний практикум : електронний лабораторний практикум комбінованого (локального та мережного) використання [Електронний ресурс] / В. В. Кухарчук, А. М. Коваль. – Вінниця : ВНТУ, 2023. – 178 с.

Лабораторний практикум спрямований на практичне засвоєння методів дослідження принципу дії апаратного забезпечення і алгоритмів роботи цифрових перетворювачів частоти, різниці фаз, струму, напруги у двійковий код, що реалізують прямий або опосередкований методи в середовищі програмного забезпечення Micro-Cap та вміння застосовувати методики оцінювання і експериментального дослідження їхніх основних статичних характеристик.

УДК 621.3.08(075)

© BHTY, 2023

3MICT

рактеристик засобів перетворення інформації»
Лабораторна робота № 9 «Дослідження елементної бази дискретних перетворювачів інформації в середовищі програмного забезпечення
перетворювачів інформації в середовищі програмного забезпечення
Micro-Cap»
Лабораторна роботи № 10 «Дослідження прямого методу та алгори-
тму перетворення частоти в двійковий код в середовищі програмного
забезпечення Micro-Cap» 52
Лабораторна роботи № 11 «Дослідження опосередкованого методу
та алгоритму перетворення частоти в двійковий код в середовищі про-
грамного забезпечення Micro-Cap»75
Лабораторна роботи № 12 «Дослідження методу та алгоритму час-
імпульсного перетворення різниці фаз в двійковий код в середовищі
програмного забезпечення Micro-Cap»
Лабораторна роботи № 14 «Дослідження методу та алгоритму час-
імпульсного перетворення напруги в двійковий код в середовищі про-
грамного забезпечення Micro-Cap» 117
Лабораторна робота № 15 «Дослідження методу та алгоритму послі-
довного наближення в двійковий код в середовищі програмного за-
безпечення Micro-Cap»136
ДОДАТОК А «Приклад оформлення звіту до лабораторної
роботи № 1»
ДОДАТОК Б «Приклад оформлення звіту до лабораторної
роботи № 9»
ДОДАТОК В «Приклад оформлення звіту до лабораторної
роботи № 10»

Лабораторна робота № 1

ДОСЛІДЖЕННЯ ОСНОВНИХ МЕТРОЛОГІЧНИХ ХАРАКТЕРИСТИК ЗАСОБІВ ПЕРЕТВОРЕННЯ ІНФОРМАЦІЇ

Мета роботи:

- 1. Навчитися оцінювати в середовищі прикладного програмного забезпечення основні статичні метрологічні характеристики засобів перетворення інформації.
- 2. Опанувати методику оцінювання випадкових похибок багаторазових вимірювань в середовищі прикладного програмного забезпечення.
- **3.** Практичне застосування методики дослідження впливу систематичної та випадкової складових похибок на вигляд закону розподілу

1 ДОСЛІДЖЕННЯ ФУНКЦІЇ ПЕРЕТВОРЕННЯ

Короткі теоретичні відомості

Функцією перетворення називають залежність між вихідною (у) та вхідною (х) величинами засобу вимірювальної техніки. Функція перетворення може бути подана у вигляді таблиці, графіка, формули.

Аналітична залежність вимірювального перетворення, що входить до складу засобу перетворення інформації і однозначно описує функціональний зв'язок вихідного **у** та вхідного **х** сигналів, називається рівнянням перетворення і подається у такому вигляді

$$\mathbf{y} = \mathbf{f}(\mathbf{x}).$$

Наприклад:
$$y = k \cdot x$$
, $y = k \cdot x^2$, $e = a \cdot T_x$, $N = \frac{U_x}{U_0} \cdot 2^n$.

де y,e,N – вихідні величини, x,T_x,U_x – вхідні величини.

Графічне подання функції перетворення називають статичною характеристикою.

Статична характеристика засобу вимірювань може бути як лінійною, так і нелінійною (рис. 1.1). Остання може бути з достатнім ступенем точності лінеаризована.



Градуювальна характеристика – залежність між значеннями вимірюваної величини на виході та вході засобу вимірювань, отриманими під час градуювання (калібрування) та поданими у вигляді таблиці, графіка або формули.

1.1 Побудова статичної характеристики за експериментальними даними

1.1.1. Запустіть програму NUMERI (numeri.exe) сумісно з програмою DOSBox.

1.1.2. Відповідно до Вашого варіанта введіть результати вимірювань, що подані у вигляді градуювальної характеристики (табл. 1), в оперативну пам'ять персонального комп'ютера.

Pe-															
зуль-															
та-		Варіант													
ти															
\downarrow															
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	0	1	2	3	4	0	1	2	3	4	0	1.1	1.9	2.8	4.1
2	1.2	2.2	3.2	4.2	5.2	1.1	2.1	3.1	4.1	5.1	1.1	2.1	3.1	4.1	5.1
3	1.9	3.1	4	5	6	1.8	2.8	3.8	4.8	5.8	1.9	2.9	3.9	4.9	5.9
4	3.1	4	5.1	6.1	7.1	3.2	4.2	5.2	6.2	7.2	3.1	4.1	5.1	6.1	7.1
5	3.9	4.9	5.9	7.9	7.9	4.1	5.1	6.1	7.1	8.1	4.1	4.9	6.1	7.8	7.8
6	4.9	5.9	6.9	7.9	8.9	4.9	5.9	6.9	7.9	8.9	4.8	6.1	6.9	8.1	9.1
7	6.2	7.2	8.2	9.2	9.9	6.1	7.1	8.1	9.1	10.1	6.1	7.2	8.1	9.2	9.9
8	6.8	7.8	8.8	9.8	10.8	6.9	7.9	8.9	9.9	10.9	6.9	7.9	8.9	9.9	10.9
9	8.1	9.1	9.9	10.9	11.9	8.1	9.1	10.1	11.1	12.1	7.9	9.1	9.9	10.9	11.8
10	9	10	11	12	13	8.9	9.9	10.9	11.9	12.9	9.1	9.9	11	12.1	13.1

Таблиця 1 – Градуювальна характеристика

Для цього виконайте таку послідовність дій:

•	Увійдіть в меню	ІНТЕРПОЛЯЦІЯ І АПРОКСИМАЦІЯ ДАНИХ
---	-----------------	-----------------------------------

- Увійдіть в розділ ДАНІ
- Увійдіть в підрозділ СТВОРЕННЯ ДАНИХ
 - У підрозділі ДАНІ виберіть ДАНІ З КЛАВІАТУРИ: В цьому підрозділі задайте такі вихідні дані: Кількість пар даних = 10
 - Клакств пар даних = 10Крок по осі Х = 1Початкове значення = (задається перше значення в
 - табл.1 відповідно до Вашого варіанта)
- Після введення вихідних усіх даних натисніть клавішу F10
- В другу колонку введіть 10 значень у з табл. 1 (послідовно з першого до десятого значення)
- Після введення усіх 10-ти значень у натисніть клавішу F10
- На екрані монітора отримайте функцію перетворення у вигляді графічної залежності **y**=**f**(**x**)
- На рис. 1П.1 подайте у п. 1. Протоколу отриману експериментальну статичну характеристику.
- Запишіть отримані результати графічної залежності під іменем файлу, наприклад 1.

Якщо не виконати цю дію, то усі набрані Вами дані не зберігаються.

1.2. Отримання емпіричного рівняння перетворення

;

- 1.2.1. Почерговим натисканням клавіші Еsc увійдіть в меню ПОЛІНОМ
- 1.2.2. Задайте степінь полінома = 1
- **1.2.3.** Натисніть клавішу **F10**
- 1.2.4. Запишіть значення отриманих як результат апроксимації коефіцієнтів:

$$b[0] =$$

для полінома першого порядку

$$y = a[0] + a[1]*x.$$

- 1.2.5. Запишіть отримане рівняння перетворення, підставивши у наведений вище поліном числові значення коефіцієнтів a[0] і a[1].
- 1.2.6. Подайте отримане рівняння перетворення з числовими значеннями коефіцієнтів (аналітичне подання функції перетворення) у Протоколі виконання лабораторної № 1 в п. 1.2.
- **1.3.** Побудова емпіричної (апроксимованої) статичної характеристики
- 1.3.1. Почерговим натисканням клавіші Esc увійдіть в розділ ДАНІ
- 1.3.2. Увійдіть в розділ СТВОРЕННЯ ДАНИХ
- 1.3.3. Виберіть підрозділ ДАНІ З ІНТЕРПРЕТАТОРА ФОРМУЛ
- 1.3.4. В першому рядку запишіть рівняння перетворення, яке отримано Вами і наведено в п. 1.3 Протоколу № 1
 - y = a[0] + a[1]*x =
 - задайте діапазон зміни х
 - від <u>x</u> =
 - до <u>x</u> =
 - задайте кількість опорних точок для побудови графіка =
 - задайте значення кроку = **1**
- **1.3.5.** Натисніть клавішу **F10**
- **1.3.6.** На екрані монітора отримайте апроксимовану функцію перетворення у вигляді графічної залежності **y**=**f**(**x**)
- 1.3.7. На рис. 1П.2 подайте у п. 1.3 отриману експериментальну статичну характеристику.
- 1.3.8. Запишіть отримані результати графічної залежності під іменем файлу, наприклад 2.

1.4 Оцінювання похибки моделі

1.4.1. Почерговим натисканням Esc увійдіть в підрозділ ПОРІВНЯННЯ ФАЙЛІВ

- 1.4.2.
 Задайте ім'я першого файлу
 1

 Задайте ім'я другого файлу
 2
- 1.4.3. Зайдіть в меню 1 und 2 і виведіть на екран монітора на одному графіку експериментальну і апроксимовану статичні характеристики.
- 1.4.4. Наведіть ці статичні характеристики на рис. 1.ПЗ в п. 1.4 Протоколу.
- 1.4.6. Запишіть отримані залежності в файл під іменем 3.
- 1.4.7. Клавішею Esc увійдіть в підрозділ АБСОЛЮТНА РІЗНИЦЯ: 1 2
- 1.4.8. На екрані монітора отримайте графічну залежність абсолютної похибки.

- 1.4.9. Наведіть цю залежність на рис. 1П.4 в п. 1.4 Протоколу.
- 1.4.10. Запишіть отриману залежність абсолютної похибки в файл під іменем 4.
- 1.4.11. Клавішею Еѕс увійдіть в підрозділ ВІДНОСНА ПОХИБКА: (1 2) / 2.
- 1.4.8. На екрані монітора отримайте графічну залежність відносної похибки.
- 1.4.9. Наведіть цю залежність на рис. 1П.5 в п. 1.6 Протоколу.
- 1.4.10. Запишіть отриману залежність абсолютної похибки в файл під іменем 5.

1.5 Оцінювання чутливості

Чутливість - відношення зміни вихідної величини засобу вимірювань до зміни вхідної величини, що її викликає,



Рисунок 1.2

$$S = \frac{\Delta y}{\Delta x}.$$

Тобто чутливість характеризує здатність засобу вимірювання реагувати на зміну вхідного сигналу.

За лінійного рівняння перетворення чутливість в діапазоні зміни вхідного сигналу постійна (S=const). В цьому випадку шкала засобу вимірювань рівномірна, що є досить суттєвою перевагою порівняно із засобами вимірювань із нерівномірною шкалою (S \rightarrow var).

Три шляхи визначення чутливості:

I. По шкалі приладу як величину, обернену до ціни поділки

$$S = \frac{1}{C}$$

На рис. 1.2 наведено вольтметр, шкала якого має n=50 поділок, а його верхня межа вимірювання $U_{X \max} = 50B$. Тоді для цього засобу вимірювання ціна поділки становить:

$$C = \frac{U_{X \max}}{n} = \frac{50[B]}{50[nodino\kappa]} = 1\frac{B}{nod}.$$

Отже, чутливість цього вольтметра становить:

$$S_U = \frac{1}{C} = \frac{1}{1B/no\partial} = 1 [no\partial/B].$$

II. За рівнянням перетворення – як похідна від вихідної у величини засобу вимірювання до його вхідної *х* величини:

$$S = \frac{d y}{d x}.$$

Рівняння перетворення для магнітоелектричного вольтметра має вигляд:

$$\alpha = \frac{Bs\omega}{WR} \cdot U$$

Тоді рівняння його (вольтметра) чутливості буде таким:

$$S_U = \frac{d\alpha}{dU} = \frac{Bs\omega}{WR}.$$

Якщо в отримане рівняння чутливості підставити числові значення параметрів магнітоелектричного вольтметра, то отримаємо:

$$S_{U} = \frac{d\alpha}{dU} = \frac{Bs\omega}{WR} = \frac{35 \cdot 10^{-3} T\pi \cdot 10^{-3} M^{2} \cdot 40 \textit{Bumkib}}{35 \cdot 10^{-8} \frac{H \cdot M}{\textit{cpad}} \cdot 4 \cdot 10^{3} \textit{Om}} = 1 [\textit{nod}/B].$$

Ш. За статичною характеристикою засобу вимірювання:

$$S_U = \frac{\Delta y}{\Delta x} = \frac{\Delta \alpha}{\Delta U}$$

Врахувавши рівняння чутливості, подамо рівняння перетворення магнітоелектричного вольтметра у вигляді:

$$\alpha = S_{II} \cdot U$$
.

З урахуванням того, що чутливість вольтметра $S_U = 1 [no\partial/B]$, а діапазон зміни його показів від 0 В до 50 В, отримаємо графічне подання функції перетворення у вигляді статичної характеристики (рис. 1.3).





Врахувавши те, що статична характеристика лінійна (рис. 1.3) для визначення числового значення чутливості задамося на цій прямій будьякою точкою із діапазону зміни вхідного сигналу (напруги U). Оберемо, наприклад, точку *U*=30 В.

Тоді зміна вхідної напруги в околі цієї точки буде дорівнювати

$$U_{30B} = U_2 - U_1 = 31B - 29B = 2B$$
,

а зміна вихідної величини (α) в цій самій точці *U*=30 В становить $\Delta \alpha = \alpha - \alpha = 31 \text{ and} - 29 \text{ and} - 2 \text{ and}$

$$\Delta \alpha_{30B} = \alpha_2 - \alpha_1 = 312pao - 292pao = 22pao.$$

Чутливість, що встановлено за статичною характеристикою вольтметра, має таке числове значення

$$S_{U} = \frac{\Delta y}{\Delta x} = \frac{\Delta \alpha_{30}}{\Delta U_{30}} = \frac{\alpha_{2} - \alpha_{1}}{U_{2} - U_{1}} = \frac{31 c p a \partial - 29 c p a \partial}{31 B - 29 B} = 1[c p a \partial / B].$$

Оцінювання чутливості за апроксимованою статичною характеристикою

- 1.5.1 Увійдіть в меню «Інтерполяція і апроксимація даних».
- 1.5.2 Увійдіть в підменю «Дані», а в ньому «Створення даних»
- 1.5.3 Завантажте дані з файлу зі збереженою апроксимованою статичною характеристикою (п. 1.4.8)
- 1.5.4 Виведіть графік апроксимованої статичної характеристики на екран монітора.
- 1.5.5 Визначте координати точок на статичній характеристиці. Для цього натисніть клавішу F1.
- 1.5.6 У викликаному меню задайте лінійний масштаб координат натисканням клавіші «Х».
- 1.5.7 Натисніть клавішу управління курсором «Вниз» на статичній характеристиці з'явиться маркер.
- 1.5.8 Встановіть маркер точно на лінію посередині статичної характеристики.
- **1.5.9** Запишіть в протокол (п. 1.6) координати точки у1 та x1, які відображаються у верхньому лівому куті екрана.
- 1.5.10 Кнопками переміщення курсора встановіть курсор у другій точці на лінії статичної характеристику неподалік від попередньої.
- 1.5.11 Запишіть в протокол (п. 1.6) координати другої точки у2 та x2, які відображаються у верхньому лівому куті екрана.
- 1.5.12 Оцініть значення чутливості за статичною характеристикою за виразом:

$$S = \frac{\Delta y}{\Delta x},$$

де $\Delta y = y_2 - y_1$, $\Delta x = x_2 - x_1$

1.5.13 Оцініть значення чутливості апроксимованого рівняння перетворення (див. п. 1.3.4) за виразом:

$$S = \frac{dy}{dx}.$$

2 ДОСЛІДЖЕННЯ ВИПАДКОВИХ ПОХИБОК

Короткі теоретичні відомості

За способом вираження похибки поділяються на абсолютні й відносні; за характером зміни – на систематичні і випадкові.

Систематична похибка. Складова похибки $\overline{\Delta}$, що залишається сталою або прогнозовано змінюється у ряді вимірювань однієї тієї самої величини.

Випадкова похибка. Складова похибки Δ , що не прогнозовано (випадково) змінюється у ряді вимірювань тієї ж величини.

У загальному випадку похибка результату вимірювання містить систематичну й випадкову складові, навіть якщо було введено поправки на систематичні похибки, викликані відомими факторами впливу.

Оскільки у похибку вимірювання входить випадкова складова, то її потрібно вважати величиною випадковою. Значення повної похибки вимірювання для будь-якого моменту часу визначається як:

$$\Delta = \overline{\Delta} + \overset{\mathrm{o}}{\Delta}.$$

В цій роботі основну увагу приділимо випадковим похибка.

2.1 Коротка характеристика випадкових похибок

Похибки вимірювань зазвичай носять випадковий характер. Випадковість зумовлюється: нестаціонарністю і випадковим характером вимірюваної фізичної величини; несталістю метрологічних характеристик засобів вимірювань, яка визначається випадковим характером формування коефіцієнтів перетворення вимірювальних пристроїв; випадковим характером впливу зовнішніх факторів на засіб вимірювання у процесі вимірювального експерименту (рис. 2.1).



Рисунок 2.1 – Реалізація випадкового процесу

Кількісно випадковий процес описують випадковою функцією часу

X(t), яка в будь-який момент часу t може набувати різних значень із деяким розподілом ймовірностей. Для будь-якого t_i значення $X_i = X(t_i) \in$ випадковою величиною.

Для характеристики частоти появи випадкових похибок теорія ймовірностей пропонує використовувати закони розподілу.

Розподіл Гаусса. Серед законів розподілу нормальний закон займає провідне місце, особливо для оцінювання похибок вимірювань (рис. 2.2). Річ у тому, що похибка вимірювання визначається великим числом частинних складових, що носять випадковий характер, а з центральної граничної теореми ймовірностей випливає, що розподіл похибок вимірювання буде близьким до нормального, якщо результати спостережень формуються під впливом великої кількості незалежно діючих частинних похибок виладкового характеру, кожна з яких є незначною за значенням порівняно із загальною випадковою похибкою вимірювання.

Щільність ймовірностей нормального закону описується так

$$f(\Delta) = \frac{1}{\sigma \sqrt{2\pi}} \cdot \exp \left[-\frac{1}{2} \left(\frac{\Delta}{\sigma}\right)^2\right],$$

де σ – середнє квадратичне відхилення;

0

 $\Delta = (\Delta_i - \overline{\Delta})$ – випадкова похибка.

Щільність розподілу для нормального закону має вигляд дзвона. Якщо $\overline{\Delta} \neq 0$ (рис. 2.2, а), то крива буде зміщена праворуч або ліворуч від початку осі ординат на значення $\overline{\Delta}$ залежно від знака систематичної складової похибки.



Рисунок 2.2 – Нормальні закони розподілу

Крива симетрична відносно осі ординат, коли відсутня систематична складова похибки $\overline{\Delta} = 0$.

Значення σ впливає на гостровершинність кривої. Збільшення зна-

чення σ (рис. 2.2, б) призводить до зменшення гостровершинності, і тому ймовірніша поява великих похибок. І, навпаки, за зменшення σ зростає ймовірність появи малих похибок і знижується ймовірність появи великих похибок.

2.2 Методика дослідження випадкових похибок

2.2.1. Згідно до Вашого варіанта (табл. 2) задайте значення середнього квадратичного відхилення σ для нормального закону розподілу з нульовим математичним очікуванням X = 0 і отримайте реалізацію випадкового процесу.

Таблиця 2 – Варіанти значень середніх квадратичних відхилень

Варі ант	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
σ	0.05	0.06	0.07	0.08	0.09	0.10	0.11	0.12	0.13	0.14	0.15	0.16	0.17	0.18	0.19

2.2.2. Для отримання однієї реалізації випадкового процесу необхідно виконати таку послідовність дій:

- Увійдіть у меню СТАТИСТИКА і потім у підменю ВИПАДКОВІ ЧИСЛА.
- Виберіть опцію НОРМАЛЬНИЙ РОЗПОДІЛ.
- Задайте значення середнього арифметичного, яке і є систематичною складовою похибки $\overline{\Delta}=0$
- Згідно з Вашим варіантом (табл. 2) задайте значення середнього квадратичного відхилення, що характеризує випадкову похибку σ=
- Натисніть **F10**.
- Отримайте на екрані монітора графік випадкових чисел (похибок) і наведіть його на рис. 1П.6 в п. 2.1 Протоколу.
- Запишіть графік зміни випадкових чисел (похибок) в файл під іменем 6.

2.2.3. Для отримання числових значень основних статистичних характеристик випадкових похибок, що записані в файл під іменем 6 і наведені на рис. 1П.6 в п. 2.1 Протоколу, необхідно:

- Зайдіть у розділ СТАТИСТИКА і далі в підрозділ СТАТИСТИЧНІ ОЦІНКИ.
- В опції ДАНІ зайдіть в меню СТВОРЕННЯ ДАНИХ і прочитайте дані із файлу під іменем <u>X</u>, в якому зберігається масив значень випадкових похибок (величин).
- Читання з цього файлу відбувається після натиснення клавіші F10.
- Переконайтесь, що прочитані дані з заданого Вами файлу відповідають вибраним. Для цього необхідно вивести не екран монітора графік випадкового процесу і порівняти з наведеними на рис. 1П.6 в п. 2.1 Протоколу.
- Почерговим натисканням Esc увійдіть в підрозділ СТАТИСТИЧНІ ХАРАК-ТЕРИСТИКИ і перенесіть з екрана монітора в табл. 1П.1 пункту 2.2 Протоколу такі характеристики випадкового процесу:

 загальна кількість значень 	n	= 1024
 мінімальне значення 	Δ_{mi}	n =
- максимальне значення	Δ_{max}	_{ax} =
 середнє арифметичне 	$\overline{\Delta}$	=
- середнє квадратичне відхилення	σ	=
- дисперсія	D	=

2.2.4. Побудова нормального закону розподілу випадкових похибок за статистичними характеристиками, наведеними в табл. 1П.1 пункту 2.2 Протоколу.

- Увійдіть в розділ СТАТИСТИКА і далі в підрозділ ФУНКЦІЇ РОЗПОДІЛУ.
- Виберіть в меню НОРМАЛЬНИЙ ЗАКОН і задайте ФУНКЦІї РОЗПОДІЛУ f(x), F(x).
 - Із табл. 1П.1 п. 2.2 Протоколу задайте числові значення таких статистичних характеристик:

 загальна кількість значень 	n = 1024
- мінімальне значення	$\Delta_{\min} = _$
- максимальне значення	$\Delta_{\max} =$
- середнє арифметичне	$\overline{\Delta}$ =
- середнє квадратичне відхилення	σ =

Після введення цих даних значення кроку визначається автоматично.

- Натисніть F10 і отримайте на екрані монітора графік нормального закону розподілу.
- Подайте отриманий нормальний закон розподілу на рис. 1П.7 в п. 2.3 Протоколу.
- Запишіть графік нормального закону розподілу в файл під іменем 7.

2.2.5. Перевірка нормального закону розподілу за критерієм χ^2 -тест:

- увійдіть в розділ СТАТИСТИКА, а далі в підрозділ СТАТИСТИЧНІ ОЦІНКИ;
- увійдіть в опцію ДАНІ, а далі у СТВОРЕННЯ ДАНИХ;
- прочитайте дані із файлу, в якому зберігається інформація про досліджений раніше (рис. 1П.7 в п. 2.3 Протоколу) нормальний закон розподілу;
- натисніть **F10**;
- почерговим натисканням Esc увійдіть в меню χ^2 -тест;
- не вносячи ніяких змін в дані, що з'являться на екрані, натисніть F10;
- зробіть screenshots екрана (або перепишіть інформацію, виведену на екран) і наведіть отриманий висновок про відповідність рівномірному закону розподілу в п. 2.4 Протоколу;
- натисніть Esc і знову увійдіть в меню χ^2 -тест;
- виберіть НОРМАЛЬНИЙ РОЗПОДІЛ;
- натисніть **F10**;
- зробіть screenshots екрана (або перепишіть інформацію, виведену на екран) і наведіть отриманий висновок про відповідність нормальному закону розподілу в п. 2.5 Протоколу.

2.3 Дослідження впливу систематичної похибки на форму нормального закону розподілу

2.3.1. Числові значення середнього квадратичного відхилення σ для нормального закону розподілу наведено в табл. 2, а математичне сподівання $\overline{\Delta}$ (систематична похибка) в табл. 3.

Ва- ріан т	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
- $\overline{\Delta}$	0.05	-0.06	-0.07	-0.08	-0.09	-0.1	-0.11	-0.12	-0.13	-0.14	-0.15	0.16	0.17	0.18	0.19
$\overline{\Delta}$	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
$+\overline{\Delta}$	+0.05	+0.06	+0.07	+0.08	+0.09	+0.1	+0.11	+0.12	+0.13	+0.14	+0.15	+0.16	+0.17	+0.18	+0.19

Таблиця 3 - Варіанти значень систематичної складової похибки

2.3.2. Увійдіть у розділі СТАТИСТИКА в підрозділі ФУНКЦІЇ РОЗПОДІЛУ в опцію НОРМАЛЬНИЙ РОЗПОДІЛ і в меню ФУНКЦІЇ f(x). Для побудови нормального закону розподілу задайте числові значення таких статистичних характеристик:

 мінімальне значення 	$\Delta_{\min} = ___$
- максимальне значення	$\Delta_{\max} =$
- середнє арифметичне	$\overline{\Delta}$ =
- середнє квадратичне відхилення	ι σ =

Примітки: 1. Числові значення σ задайте з табл. 2 згідно з Вашим варіантом.

- 2. Мінімальне і максимальне значення з табл. 1П.1 п. 2.2 Протоколу.
- 3. Середні арифметичні значення (систематичну похибку) з табл. 3 відповідно до Вашого варіанта.

2.3.3. Для цих даних побудуйте три нормальні закони розподілу: спочатку для від'ємного $-\overline{\Delta}$, потім для нульового $\overline{\Delta} = 0$ і для додатного $+\overline{\Delta}$ значень систематичної похибок.

2.3.4. Усі три побудовані нормальні закони розподілу запишіть в файли під різними іменами. Наприклад, 7, 8 і 9.

2.3.5. Увійдіть у розділ СЕРВІСНІ ПРОГРАМИ в підрозділ ГРАФІЧНЕ НАКЛА-ДАННЯ ФАЙЛІВ.

2.3.6. Почергово введіть імена файлів з інформацією, яку необхідно накласти на одному графіку. Натисніть **F10**.

2.3.7. Зробіть screenshots екрана і наведіть отриманий графік на рис. 1П.8 в п. 2.6 Протоколу.

2.3.8. Порівняйте отримані результати з графіками, наведеними в теоретичних відомостях на рис. 2.2, а).

2.4 Дослідження впливу випадкової похибки на форму нормального закону розподілу

2.4.1. Числові значення середнього квадратичного відхилення σ для побудови нормальних законів розподілу наведено в табл. 4.

Варі ант	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
σ_1	0.02	0.03	0.04	0.05	0.06	0.07	0.08	0.09	0.10	0.09	0.08	0.07	0.06	0.05	0.04
σ_2	0.04	0.05	0.06	0.07	0.08	0.09	0.10	0.11	0.12	0.04	0.05	0.10	0.09	0.08	0.07
σ3	0.06	0.07	0.08	0.09	0.10	0.11	0.12	0.07	0.08	0.07	0.03	0.04	0.11	0.12	0.09

Таблиця 4 – Варіанти значень випадкової складової похибки

2.4.2. Увійдіть у розділі СТАТИСТИКА в підрозділі ФУНКЦІЇ РОЗПОДІЛУ в опцію НОРМАЛЬНИЙ РОЗПОДІЛ і в меню ФУНКЦІЇ f(x). Для побудови нормального закону розподілу задайте числові значення таких статистичних характеристик:

 мінімальне значення 	$\Delta_{\min} = ___$
- максимальне значення	$\Delta_{\max} =$
 середнє арифметичне 	$\overline{\Delta} = 0$
- середнє квадратичне відхиле	ння σ =

Примітки: 1. Числові значення σ задайте з табл. 4 згідно з Вашим варіантом.

- 2. Мінімальне і максимальне значення з табл. 1П.1 п. 2.2 Протоколу.
 - 3. Середнє арифметичне значення (систематична похибка) має дорівнювати нулю $\overline{\Delta} = 0$.

2.4.3. Для цих даних побудуйте три нормальні закони розподілу: спочатку для σ₁, потім для σ₂ і для σ₃, числові значення яких характеризують величину випадкової похибки.

2.4.4. Усі три побудовані нормальні закони розподілу запишіть в файли під різними іменами. Наприклад, 10, 11 і 12.

2.4.5. Увійдіть в розділ СЕРВІСНІ ПРОГРАМИ в підрозділ ГРАФІЧНЕ НАКЛА-ДАННЯ ФАЙЛІВ.

2.4.6. Почергово введіть імена файлів з інформацією, яку необхідно накласти на одному графіку. Натисніть **F10**.

2.4.7. Зробіть screenshots екрана і наведіть отриманий графік на рис. 1П.9 в п. 2.6 Протоколу.

2.4.8. Порівняйте отримані результати з графіками, наведеними в теоретичних відомостях на рис. 2.2, б).

КОНТРОЛЬНІ ПИТАННЯ

- 1. Дайте означення поняття функції перетворення.
- 2. Які Ви знасте три форми подання функції перетворення?
- 3. Як називають табличне подання функції перетворення?
- 4. Яку характеристику вимірювального перетворювача називають статичною?
- 5. Дайте означення поняття рівняння перетворення.
- 6. Поясніть, як Ви отримали експериментальну статичну характеристику?
- 7. Як з експериментальних даних отримати апроксимовану статичну характеристику?
- 8. Яку похибку називають абсолютною?
- 9. Які значення беруть за виміряні (експериментальні чи апроксимовані)?
- 10. Які значення беруть за дійсні (експериментальні чи апроксимовані)?
- 11. Дайте означення поняття відносної похибки.
- 12. Як визначають відносну похибку моделі?
- 13. Яку похибку називають випадковою?
- 14. Чи можливо вилучити випадкову похибку з результатів вимірювань?
- 15. Як оцінюють середнє арифметичне із масиву випадкових похибок?
- 16. Яку складову похибки характеризує середнє арифметичне систематичну чи випадкову?
- 17. Як визначають випадкове відхилення (абсолютну випадкову похибку)?
- 18. За якими двома правилами перевіряють правильність визначення абсолютних випадкових похибок?

- 19. Наведіть формулу Бесселя та поясніть фізичну суть середнього квадратичного відхилення (СКВ).
- 20. Як визначити середнє квадратичне середнього арифметичного?
- 21. Обгрунтуйте твердження, що багаторазові вимірювання є ефективним методом вилучення випадкової похибки.
- 22. Як оцінити границі довірчого інтервалу для невеликої кількості вимірювань п≤30...50?
- 23. За якими правилами вибирають коефіцієнт Стьюдента?
- 24. Сформулюйте правило трьох «сігм».
- 25. Наведіть одну із форм подання результату вимірювання.
- 26. За якими чотирма статистичними характеристиками будують нормальний закон розподілу?
- 27. За яким критерієм перевіряють гіпотезу розподілу випадкових похибок: закон розподілу нормальний (Гаусса) чи рівномірний (Прямокутний)?
- 28. Наведіть аналітичне та графічне подання нормального закону розподілу.
- 29. Як впливає на форму нормального закону розподілу систематична складова похибки?
- 30. Як впливає на форму нормального закону квадратичне відхилення?
- 31. Під час повірки засобу перетворення інформації в оцифрованих відмітках шкали {100; 200; 300; 400; 500 [мВ]} отримано відповідні покази цифрового вольтметра: 98; 197; 305; 404; 498 [мВ]. Визначити абсолютні похибки вимірювання у кожній оцифрованій відмітці шкали.
- 32. Під час повірки засобу перетворення інформації в оцифрованих відмітках шкали {100; 200; 300; 400; 500 [мВ]} отримано відповідні покази цифрового вольтметра: 98; 197; 305; 404; 498 [мВ]. Визначити відносні похибки вимірювання у кожній оцифрованій відмітці шкали.
- 33. Під час повірки засобу перетворення інформації в оцифрованих відмітках шкали {100; 200; 300; 400; 500 [мВ]} отримано відповідні покази цифрового вольтметра: 98; 197; 305; 404; 498 [мВ]. Визначити точність вимірювання у кожній оцифрованій відмітці шкали.
- 34. Вольтметр має рівномірну шкалу з верхньою межею вимірювання 100 В, яка містить 50 поділок. Під час вимірювання стрілка вольтметра зупинилася на 40-й поділці шкали. Дійсне значення виміряної напруги 80.2 В. Визначити значення напруги, яке покаже вольтметр. Оцінити абсолютну і відносну похибки і точність, ціну поділки та чутливість, зведену похибку.
- 35. Внаслідок багаторазових вимірювань напруги отримано такий ряд спостережень: 12.0; 11.9; 12.1; 12.0; 12.2; 11.8; 12.0; 11.7; 12.3; 12.0 [В], похибка яких розподілена за нормальним законом. Визначити середнє значення виміряної напруги, його СКВ. Навести результат, вказавши границі довірчого інтервалу, в який потрапляє похибка вимірювання.
- 36. Внаслідок багаторазових вимірювань отримано ряд спостережень напруги: 120; 121; 119; 120; 118; 122 [В]. Визначити середнє значення виміряної напруги, його СКВ. Навести результат, вказавши границі довірчого інтервалу, в який потрапляє похибка вимірювання із встановленою довірчою ймовірністю P=0.95 (коефіцієнт Стьюдента k_t=2.51).
- 37. Середнє квадратичне відхилення випадкової похибки σ = 1,6 [Ом]. Запропонуйте шлях зменшення випадкової похибки в чотири рази.

ЛІТЕРАТУРА

- 1. Шрюфер Е. Обробка сигналів: цифрова обробка дискретизованих сигналів : підручник / за ред. В. П. Бабака. К. : Либідь, 1992. 226 с.
- 2. Кухарчук В. В. Основи метрології та електричних вимірювань : конспект лекцій. Частина І. Вінниця, 2018. 148 с.
- 3. Кухарчук В. В. Основи метрології та електричних вимірювань : конспект лекцій. Частина II: Вінниця, 2020. 150 с.
- 4. Основи метрології та електричних вимірювань : підручник / за ред. В. Кухарчука. Херсон : Олді-Плюс, 2013. 531с.

Протокол № 1

виконання лабораторної роботи № 1 «Дослідження основних метрологічних характеристик засобів перетворення інформації»

Дата виконання:

Викладач: Виконавці: 1.

2	 	 	
3			

Група _____ Бригада № _____

Варіант № _____

Вихідні дані:

1. ДОСЛІДЖЕННЯ ФУНКЦІЇ ПЕРЕТВОРЕННЯ

1.1 Результати дослідження експериментальної статичної характеристики



Рисунок 1П.1 – Експериментальна статична характеристика

1.2 Аналітичне подання функції перетворення у вигляді рівняння перетворення

$$y = a[0] + a[1] \cdot x =$$

1.3 Результати дослідження апроксимованої статичної характеристики



Рисунок 1П.2 – Апроксимована статична характеристика

1.4 Результати дослідження експериментальної і апроксимованої статичних характеристик









1.5 Результати визначення чутливості

Значення чутливості за статичною характеристикою:

$$\Delta y = y_2 - y_1 =$$
, $\Delta x = x_2 - x_1 =$
 $S = \frac{\Delta y}{\Delta x} =$.

Значення чутливості, отримане за допомогою апроксимованого рівняння перетворення:

$$S = \frac{dy}{dx} = \qquad .$$

2 ДОСЛІДЖЕННЯ ВИПАДКОВИХ ПОХИБОК

2.1 Результати дослідження випадкової похибки



Рисунок 1П.6 – Зміна випадкової похибки в часі

2.2 Результати дослідження статистичних характеристик випадкових похибок

Таблиця 1П.1 – Числові значення статистичних характеристик випадкової похибки

Умовне позначення	$\Delta_{ m min}$	Δ_{max}	$\overline{\Delta}$	D	σ	n
Числове значення						

2.3 Нормальний закон розподілу випадкових похибок побудований за статистичними характеристиками, наведеними в табл. 1П.1



Рисунок 1П.7 – Нормальний закон розподілу

2.4 Результати перевірки отриманого закону розподілу на відповідність рівномірному



2.5 Результати перевірки отриманого закону розподілу на відповідність нормальному



2.6 Результати досліджень впливу систематичної похибки на форму нормального закону розподілу



Рисунок 1П.8 – Вплив систематичної похибки на форму нормального закону

2.7 Результати досліджень впливу випадкової похибки на форму нормального закону розподілу





Лабораторна робота № 9

ДОСЛІДЖЕННЯ ЕЛЕНТНОЇ БАЗИ ДИСКРЕТНИХ ПЕРЕТВОРЮВАЧІВ ІНФОРМАЦІЇ В СЕРЕДОВИЩІ ПРОГРАМНОГО ЗАБЕЗПЕЧЕННЯ Micro-Cap

Мета роботи:

- 1. Опанувати методику аналізу статичних і динамічних режимів роботи логічних елементів в середовищі програмного забезпечення Micro-Cap.
- 2. Опанувати методику аналізу статичних і динамічних режимів роботи елементів пам'яті в середовищі програмного забезпечення Micro-Cap.
- **3.** Опанувати методику аналізу статичних і динамічних режимів роботи двійкових лічильників в середовищі програмного забезпечення Micro-Cap.
- 4. Опанувати методику аналізу статичних і динамічних режимів роботи двійкового лічильника сумісно з цифро-аналоговим перетворювачем в середовищі програмного забезпечення Micro-Cap.

1 ДОСЛІДЖЕННЯ ЛОГІЧНИХ ЕЛЕМЕНТІВ

Транзисторно-транзисторна логіка (**ТТЛ**, англ. *tramsistortramsistor logic*) – перша значно поширена технологія виготовлення напівпровідникових інтегральних схем. Свою назву технологія отримала через те, що транзистори використовуються як для виконання логічних функцій (наприклад, I, АБО), так і для інвертування та посилення вихідного сигналу.

ТТЛ набула значного поширення в комп'ютерах, в цифрових перетворювачах вимірювальної інформації, приладобудуванні і автоматиці після того, як в 1965 році фірма Texas Instruments представила серію інтегральних мікросхем 74хх. Максимальна напруга живлення в схемах з ТТЛ може досягати +24 В, однак це призводить до великого рівня паразитного сигналу. Значно менший рівень паразитного сигналу досягають за напруги живлення +5 В. Тому така напруга живлення і увійшла в технічний регламент ТТЛ. Рівні лог. «0», лог. «1» і третього стану «Z» наведено на рис. 9.1 і в табл. 9.1, відповідно.

Оскільки біполярні інтегральні мікросхеми серії 74хх фірми Texas INstrumeNts стали найбільш поширеними, їх функціонально і параметрично повторює продукція інших фірм (AdvaNced Micro Devices, серія 90/9N/9L/9H/9S Fairchild, Harris, INtel, INtersil, Motorola, NatioNal, частково К155 виробництва СРСР тощо).

1.1 Логічні рівні ТТЛ-логіки

Числові значення рівнів логічного «0», логічної «1» і третього Zстану наведено в табл. 9.1

Таблиця 9.1 – Числові значення ТТЛ-рівнів

Логічні рівні	Значення напруг
Логічний «О»	0.4 В ≥ Лог. «0» ≥ 0 В
Третій стан	$2.4 \text{ B} \geq \text{ Z стан} \geq 0.4 \text{ B}$
Логічна «1»	5.0 B ≥ Лог. «1»≥ 2.4 B



Рисунок 9.1 – Ілюстрації до ТТЛ-рівнів

Примітки. τ_i – тривалість імпульсу (в МісгоСар задають в опції ONEWIDTH).

 τ_{π} – тривалість паузи (в МісгоСар задають в опції ZEROWIDTH).

 $T = \tau_i + \tau_{\Pi}$ – період тактової послідовності імпульсів.

 $\tau_i = \tau_{\pi}$ – послідовність тактових імпульсів, яку називають «меандр».

1.1.1 Дослідження генераторів тактових імпульсів

• Розмістіть на робочому полі генератор тактових імпульсів (елемент *DClock* з вкладок *Digital Primitives – Stimulus Generators*) (рис. 9.2).



Рисунок 9.2

• У діалоговому вікні, яке викликається подвійним натисканням миші (рис. 9.3), задайте тривалість імпульсу (параметр ONEWIDTH) та тривалість паузи (параметр ZEROWIDTH) генератора тактових імпульсів, наведених в табл. 9.1, а, відповідно до номера вашого варіанта.

Таблиця 9.1, а – Тривалості імпульсів та паузи сигналів тактових генераторів нс

Варіанти	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
Тривалість імпульсу, нс	10N	20N	30N	40N	50N	60N	70N	15N	25N	35N	45N	55N	65N	75N	80N
Тривалість паузи, нс	30N	40N	50N	60N	70N	80N	90N	85N	75N	70N	25N	15N	20N	30N	40N

• Відобразіть зображення часових діаграм роботи схеми за допомогою меню *Analysis – Tramsiemt*. В діалоговому вікні (рис. 9.4) встановіть такі дані:

- час моделювання (*Maximum Run Time*) розрахувати за формулою – $t = 2T = 2(\tau_i + \tau_n)$

- назву сигналу, що відповідає назві мереж (Out) в полі функцій для відображення графіка (Y Expression)

Отримані часові діаграми подайте у протоколі на рис. 9П1.

ビロン Big DClock:Digital Clock Stimulus Macro	×
Name Value Param:ONEWIDTH Show 20N Image: Show	v Change
Display Pin Markers Pin Names Pin Numbers V Current V Power V Condition	Shape Border Q Fill Q
PART=DClock FILE=DClock Param:ZEROWIDTH=50N Param:ONEWIDTH=20N SHAPEGROUP=Default PACKAGE= COST= POWFR=	▼ 2N682 2N683 2N685 2N685 2N688 2N690 2N690
OK Cancel Font Add Delete Browse, New Find, Plot Syntax IBI5, Help	2N692 2N1595 2N1596 2N1597 2N1599 ♥
Enabled TRUE Columns 3	

Рисунок 9.3 – Вікно налаштування генератора тактових імпульсів

Transient Analysis Limits			\times
Run Add Delete Expand Stepping PSS Properties Help <table-cell> 🎕</table-cell>	C*		
Maximum Run Time 1u Bun Options Normal 💌			
Output Start Time (tstart) 0 State Variables Zero Variables			
Maximum Time Step 0 IV Operating Point Accumulate Plots			
Number of Points 51 Operating Point Only Fixed Time Step			
Temperature Linear 🔻 27 🔽 Auto Scale Ranges 🗌 Periodic Steady State			
Retrace Runs 1			
	1	1	
J Ignore Expression Errors Page P X Expression Y Expression	X Range	Y Range	>
📀 🛄 🔚 🛄 1 T d(Out)	Auto	Auto	
			_

Рисунок 9.4 – Вікно налаштування аналізу перехідних процесів

• У діалоговому вікні, яке викликається подвійним натисканням миші, задайте тривалість імпульсу (параметр ONEWIDTH) та тривалість паузи (параметр ZEROWIDTH) генератора меандра ($\tau_i = \tau_{\Pi}$) відповідно до номера вашого варіанта (табл. 9.1, б).

Таблиця 9.1, 6 – Тривалості імпульсів та паузи сигналів для генерування меандра у мкс

Варіанти	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
Тривалість															
імпульсу,	10U	15U	20U	25U	30U	35U	40U	45U	50U	55U	60U	65U	70U	75U	80U
мкс															
Тривалість															
паузи,	10U	15U	20U	25U	30U	35U	40U	45U	50U	55U	60U	65U	70U	75U	80U
мкс															

• Відобразіть діаграму для того самого вузла, що й у попередньому досліді, попередньо встановивши час моделювання (Maximum Run Time) відповідно до варіанта з табл. 9.1, б ($t = 2T = 2(\tau_i + \tau_n) = 4\tau_i$). Результати подайте у протоколі на рис. 9П2.

1.2 Логічні елементи

Логічний елемент – це електронний пристрій, що реалізує одну з логічних функцій і реалізується в мікросхемному виконанні.

На принциповій схемі логічний елемент зображають прямокутником, всередині якого ставиться зображення покажчика функції. Лінії з лівої сторони прямокутника показують входи, з правої – вихід елемента. На рис. 9.5 наведено основні логічні елементи, що використовуються у цифрових приладах:

Елемент «І»	(кон'юнктор)	– рис. 9.5а	$y = X_1 \lor X_2$
Елемент «АБО»	» (диз'юнктор)	– рис. 9.5б	$y{=}X_1{\wedge} X_2$
Елемент «НЕ»	(інвертор)	– рис. 9.5в	$y = \overline{X}$



Рисунок 9.5 – Логічні елементи

Окрім означених існує множина логічних елементів, що виконують більш складні логічні перетворення (табл. 9.2). Ці перетворення є комбінаціями найпростіших логічних операцій. До числа таких елементів відносяться:

Еле-	2I-HE	2АБО-НЕ	3I-HE	4I-HE
мент				
Логічна функція	$y = \overline{x_1 \lor x_2}$	$y = \overline{x_1 \wedge x_2}$	$y = \overline{x_1 \lor x_2 \lor x_3}$	$y = \overline{x_1 \lor x_2 \lor x_3 \lor x_4}$

а також 8І-НЕ $y = \overline{x_1 \lor x_2 \lor x_3 \lor x_4} \lor x_5 \lor x_6 \lor x_7 \lor x_8$ 2 (2І-АБО)-НЕ $y = \overline{(x_1 \lor x_2) \land (x_3 \lor x_4)}$.

1.2.1 Логічний елемент 2І

На рис. 9.6 подано структурну схему логічного елементу «І» з двома входами та його таблицю істинності. Якщо на його входи подати два періодичних сигнали, то сигнал на виході з'являється лише в ті часові інтервали, коли на першому і другому входах сигнали перебувають у стані логічної «1» (рис. 9.7).

<i>X2</i>	<i>X1</i>	Y
0	0	0
0	1	0
1	0	0
1	1	1



Рисунок 9.6 – Таблиця істинності і структурна схема логічного елемента 21



Рисунок 9.7 – Часові діаграми роботи логічного елемента 21

1.2.2 Методика дослідження логічного елемента 2І

• Запустіть програмний засіб Місго-Сар.

• Складіть схему, що реалізує логічну операцію «І» (див. рис. 9.5). Для цього розмістіть на робочому полі елемент логічного «І» з двома входами (елемент And2 з вкладок Digital Primitives – Standard Gates – And Gates) та два генератори тактових імпульсів (елемент DClock з вкладок Digital Primitives – Stimulus Generators).

• Приєднайте виходи генераторів тактових імпульсів до входів елемента логічного «І» за допомогою інструмента *Wire Mode (Ctrl+W)*.

Подвійним кліком на провіднику необхідно задати його назви в полі *Node Name* (наприклад, входи логічного елемента – X1 та X2, а вихід – Y).



Рисунок 9.8 – Схема для дослідження логічного елемента «І»

• У діалоговому вікні, яке викликається подвійним натисканням миші (рис. 9.9), задайте тривалість імпульсу (параметр ONEWIDTH) та тривалість паузи (параметр ZEROWIDTH) генератора тактових імпульсів, що під'єднаний до першого входу, елемента логічного «І» відповідно до номера вашого варіанта з першого рядка таблиці 9.3.

• Аналогічно задайте відповідні параметри тактового генератора, під'єднаного до другого входу, використавши другий рядок таблиці 9.3.

Таблиця 9.3 – Тривалості імпульсів та паузи сигналів тактових генераторів

Варіанти	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
Генератор 1	20	25	30	40	50	60	70	75	80	90	100	120	130	140	150
(DClock1)	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν
Генератор 2	100	100	100	200	200	200	300	300	300	400	400	400	500	500	500
(DClock2)	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν

IE DClock:Digital Clock Stimulus Macro	×
Name Value Value Show Show Show Show	Change
Display	Shape Border 9 Fill 9
PART=DClock1 FILE=DClock	_
Param:ZEROWIDTH=50N Param:ONEWIDTH=50N SHAPEGROUP=Default COST= POWER=	2N682 2N683 2N685 2N688 2N690 2N690
OK Cancel Font Add Delete Browse	2N592 2N1595 2N1596 2N1597
Enabled TRUE Columns 3	2N1599 ¥
I Help Bar File Link	
Show Data on Exit Source: Global library located at DCLOCK.N	1AC

Рисунок 9.9 – Діалогове вікно параметрів генератора тактових імпульсів DClock

• Відобразіть зображення часових діаграм роботи схеми за допомогою меню *Amalysis – Tramsiemt*. В діалоговому вікні (рис. 9.10) встановіть такі дані:

- час моделювання (*Maximum Run Time*) – 2 мс

- назви сигналів, що відповідають назвам мереж (X1, X2 та Y) або номерам вузлів (1, 2 та 3, відповідно) в полі функцій для відображення графіка (Y Expression)

Transient Analysis Limi	ts						-	- 🗆	×
Run <u>A</u> dd	Delete		Expand, Step	pping	PSS	Properties Help	B 🚨 🤊	9	
Maximum Run Time	2u		<u>R</u> un Op	ptions	Normal	-			
Output Start Time (tstart)	0		<u>S</u> tate V	/ariables	Zero	-			
Maximum Time Step	0		✓ Ope	erating	Point	Accumulate Plots			
Number of Points	51			erating	Point Only				
Temperature Linear 💌	27		Aut	to Scale	Ranges				
Retrace Runs	1								
Ignore Expression Errors	Page	Р	X Expression			Y Expression	X Range	Y Range	>
		1	Т		d (X1)		AutoAlways	AutoAlways	
		1	Т		d (X2)		AutoAlways	AutoAlways	
		1	т		d (Y)		AutoAlways	AutoAlways	
		Γ					AutoAlways	AutoAlways	

Рисунок 9.10 – Діалогове вікно аналізу перехідних процесів

• Зробіть screenshots екрана (або перепишіть інформацію, що виведена на екран), на якому наведено схему і часові діаграми роботи схеми 2I (меню Analysis – Transient)

• Подайте ці результати аналізу перехідних процесів логічної схеми 2І в Протоколі на рис. 9П.3.

• Переконайтесь, що результати, наведені на рис. 9.7 і рис. 9.8, збігаються з поданими в Протоколі на рис. 9П.3.

2 ДОСЛІДЖЕННЯ ЕЛЕМЕНТІВ ПАМ'ЯТІ

2.1 Тригери та їхні характеристики

Найпростішими цифровими автоматами із пам'яттю є тригери.

Тригер - це пристрій послідовного типу з двома стійкими станами рівноваги, призначений для запису і зберігання інформації. Під дією вхідних сигналів тригер може переходити з одного стійкого стану в інший. В цьому разі напруга на його виході стрибкоподібно змінюється.

Як правило, тригер має два виходи – прямий та інверсний. Кількість входів залежить від структури і функцій, що виконуються тригером.

За способом запису інформації тригери поділяють на асинхронні і синхронізовані (тактовані). В асинхронних тригерах інформація може записуватися безперервно і визначається інформаційними сигналами, діючими на входах у певний момент часу. Якщо інформація заноситься в тригер тільки в момент дії так званого синхронізувального сигналу, то такий тригер називають синхронізованим або тактованим.

Окрім інформаційних входів, синхронізовані тригери мають тактовий вхід (вхід синхронізації). В цифровій техніці прийнято такі позначення входів та виходів тригерів:

Q – прямий вихід тригера;

Q – інверсний вихід тригера;

S – (назва входу від першої букви в слові Set/Встановити) роздільний потенціальний вхід установки в одиничний стан (напруга високого рівня на прямому виході Q);

R – (назва входу від першої букви в слові **R**eset/Перевстановити) роздільний потенціальний вхід установки в нульовий стан (напруга низького рівня на прямому виході Q);

D – (назва входу від першої букви в слові Delay/Затримка) інформаційний потенціальний вхід, на який подається інформація (логічні «0» або «1», призначена для запам'ятовування в тригері);

С – динамічний вхід синхронізації;

Т – динамічний лічильний вхід.

Найбільше поширення в цифрових засобах вимірювання отримали RSтригер з двома установчими входами, тактований D-тригер і лічильний Tтригер. Розглянемо функціональні можливості кожного з них.

2.2 RS-тригери

Асинхронний RS-тригер. Залежно від логічної структури розрізняють RS-тригери з прямими та інверсними входами. Їхні схеми і умовні позначення наведено на рис. 9.11.





Рисунок 9.11 – Схеми та умовні позначення RS-тригерів



S	R	Q	Q				
0	0	0	1				
1	0	1	0				
0	1	0	1				
1	1	Заборонена					

Рисунок 9.12 – Структурна схема і таблиця істинності і RS-тригера

Тригери такого типу побудовані на двох логічних елементах: 2АБО-НЕ - тригер з прямими входами (рис. 9.11, а), 2І-НЕ - тригер з інверсними входами (рис. 9.11, б). Вихід кожного з елементів під'єднаний до одного з входів іншого елемента, що забезпечує тригеру два стійких стани.

Часові діаграми роботи RS-тригера наведено на рис. 9.13.



2.2.1 Методика дослідження роботи RS – тригера

• Складіть схему для дослідження роботи RS-тригера (рис. 9.14). Для цього розмістіть на робочому полі RS-тригер (елемент *SRFF* з вкладок *Digital Primitives / Gated Flip-Flops / Latches*) та приєднайте до входів CLRB, PREB та GATE вихід елемента логічної одиниці (елемент *Pullup* з вкладок *Digital Primitives / Pullups / Pulldowns*).



Рисунок 9.14 – Схема для дослідження RS-тригера

• Задайте тривалість імпульсу (параметр ONEWIDTH) обох генераторів тактових імпульсів 10 нс (10N). Тривалості паузи (параметр ZEROWIDTH) генераторів тактових імпульсів, згідно з номером вашого варіанта з відповідного рядка таблиці 9.4.

Таблиця 9.4 – Тривалості паузи сигналів тактових генераторів, під'єднаних до входів RS-тригера.

Варіанти	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
S-вхід	200	150	300	350	500	200	250	300	350	400	200	250	300	350	400
(DClock1)	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν
R-вхід	100	120	120	130	130	150	160	170	180	190	200	210	220	240	230
(DClock2)	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν

• За допомогою меню *Aalysis – Transient* відобразіть зображення часових діаграм роботи схеми для таких вузлів: S-вхід, R-вхід, прямий вихід Q та інверсний вихід QB, задавши в діалоговому вікні назви мереж (S, R, Q, QB відповідно до рис. 9.14) або номери вузлів (1, 2, 6, 7 відповідно до рис. 9.14.)

• Зробіть скріншот частини робочого поля зі схемою та отриманими часовими діаграмами та подайте їх в Протоколі на рис. 9П.4.

• Проаналізуйте отримані часові діаграми і схему та порівняйте їх з діаграмами та схемою, наведеними на рис. 9.13 і рис. 9.14, відповідно.

• Зробіть висновки за результатами цього досліду.

2.3 **D**-тригери

Тактовий D-тригер. Він має інформаційний D-вхід і C-вхід синхронізації. Одну із можливих структурних схем однотактного D-тригера і його умовне позначення наведено на рис. 9.15.



Рисунок 9.15 – Схема та умовне позначення тактового D-тригера

D-вхід є інформаційним, на який подають потенціальні рівні логічного «0» або «1», для запам'ятовування їх в тригері. Інформація записується в D-тригер тільки в момент приходу переднього фронту синхронізувавльного сигналу (різкий перепад від рівня логічного «0» до рівня логічної «1») на його С-вході. Тому його ще називають динамічним. Є ще D-

тригери, в яких процес запам'ятовування здійснюється не за переднім, а за заднім фронтом. В цьому випадку нахилена рисочка «/») біля С-входу буде повернена на 180° «(».

D-тригер отримав назву від слова Delay/Затримка. В такому тригері відбувається затримка (рис. 9.16) сигналу на виході відносно переднього фронту синхросигналу, поданого на С-вхід. Для стійкої роботи тригера необхідно, щоб протягом змінення переднього фронту синхроімпульсу від рівня логічного «0» до рівня логічної «1» інформація на D-вході була незмінною.



2.3.1 Методика дослідження роботи D-тригера

• Складіть схему для дослідження роботи D-тригера (рис. 9.17). Для цього розмістіть на робочому полі D-тригер (елемент *DFF* з вкладок *Digital Primitives / Enge-Triggered Flip-Flops*) та приєднайте до входів CLRS та PREB вихід елемента логічної одиниці (елемент *Pullup* з вкладок *Digital Primitives / Pullups/Pulldowns*).

• Задайте тривалість імпульсу (параметр ONEWIDTH) та тривалість паузи (параметр ZEROWIDTH) генератора тактових імпульсів, під'єднаного до CLK-входу, відповідно до вашого варіанта, беручи значення з першого рядка таблиці 9.3.

• Аналогічно задайте відповідні параметри тактового генератора, під'єднаного до D-входу, використавши другий рядок таблиці 9.3.

• За допомогою меню *Analysis – Transient* відобразіть зображення часових діаграм роботи схеми для таких вузлів: D-вхід, синхронізуючий вхід CLK, прямий вихід Q та інверсний вихід QB, задавши в діалоговому вікні назви мереж (D, C, Q, QB відповідно до рис. 9.17) або номери вузлів (2, 1, 5, 6 відповідно до рис. 9.17.)

• Зробіть screenshots екрана (або перепишіть інформацію, що



Рисунок 9.17 – Схема для дослідження роботи D-тригера

виведена на екран), на якому наведено схему і часові діаграми роботи D-тригера (меню *Analysis – Transient*).

 Подайте ці результати аналізу перехідних процесів роботи D-тригера в Протоколі на рис. 9П.5.

• Переконайтесь, що результати, наведені на рис. 9.16 і рис. 9.17 збігаються з поданими в Протоколі на рис. 9П.5.

• Зробіть висновки за результатами цього досліду.

2.4 Т-тригери

Лічильний Т-тригер (рисунок 9.18) називають також тригером з лічильним входом.



Рисунок 9.18 – Подільник частоти на базі D-тригера

Він має один вхід керування Т і два виходи Q і Q. Інформація на виході такого тригера змінюється з лог. «0» на лог. «1» і навпаки за кожної появи переднього або заднього фронту синхронізувального (вхідного) імпульсу. В серії мікросхем, що випускаються, Т-тригерів, як правило, немає. Але тригер такого типу реалізують на базі тактового D-тригера, якщо його інверсний \overline{Q} вихід з'єднати з інформаційним D-входом (рис. 9.18). Як видно з діаграми (рис. 9.19), частота сигналу на виході Т-тригера в два рази менша частоти сигналу на С-вході. Тому D-тригер у такому виконанні можна використовувати як подільник частоти на 2 і як двійковий лічильник.


2.4.1 Методика дослідження роботи подільника частоти на базі D-тригера

• Складіть на робочому полі схему, аналогічну попередньому досліду, але замість генератора приєднайте до D-входу тригера його інверсний вихід QB (рис. 9.20). Таким чином реалізується найпростіший лічильник – подільник частоти на 2, або Т–тригер.

• Тривалість сигналу та паузи тактувального генератора імпульсів, під'єднаного до СLКвходу задати таким самим способом, як у попередньому досліді.





• За допомогою меню *Analysis – Transient* відобразіть зображення часових діаграм роботи схеми для таких вузлів: CLK-вхід, прямий вихід Q та інверсний вихід QB, задавши в діалоговому вікні назви мереж (C, Q, QB відповідно до рис. 9.20) або номери вузлів (1, 5, 4 відповідно до рис. 9.20.)

• Зробіть скріншот частини робочого поля зі схемою та отриманими часовими діаграмами та вставте його до Протоколу на рис. 9П.6.

• Проаналізуйте отримані часові діаграми, порівняйте їх з теоретичними (рис. 9.19 і рис. 9.20)

• Зробіть висновки за результатами цього досліду.

3 ДОСЛІДЖЕННЯ ДВІЙКОВОГО ЛІЧИЛЬНИКА

В цифрових засобах вимірювання більш поширеними є лічильники, побудовані на лічильних Т-тригерах. Після приходу кожного тактового імпульсу на Т-вході сигнал на його виході змінюється на інверсний і тому частота вихідних імпульсів вдвічі менша за частоту вхідних. Склавши послідовне коло з N лічильних тригерів (з'єднуючи \overline{Q} -вихід попереднього тригера із С-входом наступного), на виході лічильника отримують частоту

$$f_{BHX} = \frac{f_{BX}}{2^n}$$

де f_{вх}, f_{вих} – відповідно вхідна і вихідна частоти N-розрядного двійкового лічильника

В процесі роботи лічильника кожний вхідний імпульс змінює значення двійкового коду на його виході на 1 в діапазоні від 0 до $N = 2^n$. Такий режим роботи лічильника (+1 імпульс) називають ще *режим інкременту*, а *режим декременту* – зменшення (-1 імпульс) двійкового коду на одиницю.

Мікросхема 555ИЕ5 (рис. 9.21) містить лічильний тригер (вхід С1) і подільник на вісім (вхід С2), створений трьома послідовно з'єднаними Т-тригерами.



Рисунок 9.21 – Лічильник з коефіцієнтом перерахування 16 і його часові діаграми

Тригери спрацьовують по задньому фронту вхідного імпульсу (по перепаду сигналу з лог. «1» в стан лог. «0». Якщо з'єднати послідовно всі чотири тригери, то одержимо лічильник з коефіцієнтом перерахування на $2^{n} = 2^{4} = 16$. Максимальне число, що зберігається в лічильнику під час повного його заповнення логічними одиницями, дорівнює

$$N = 2^{n} - 1 = 2^{4} - 1 = 16 - 1 = 15_{D} = (1111)_{B},$$

де В – biNary (двійковий).

Лічильник має також R-входи примусового установлення в стан лог. «0»

$$N = (0000)_{B}$$

Часові діаграми роботи 4-розрядного двійкового лічильника наведено на рис. 9.22, а в табл. 9.5 двійкові і шістнадцяткові коди та їхні десяткові еквіваленти.



лічильника

Таблиця	9.5 –	Двійкові	i	шістнадцяткові	коди	4-розрядного	двійкового
лічильника							

Лесятковий	Шістня-		Двійко	овий		и · · · с
еквівалент D	дцятковий	2 ²	2 ²		2 0	Часові діаграми роботи
	еквівалент Н	2 8	4	2	<u> </u>	4–розрядного двіикового лічильника
0	0	0	0	0	0	
1	1	0	0	0	1	
2	2	0	0	1	0	0 1 2 3 4 5 6 1 8 9 10 11 12 13 14 15 0
3	3	0	0	1	1	
4	4	0	1	0	0	C1 JUUUUUUUUUUUUUUUUU
5	5	0	1	0	1	
6	6	0	1	1	0	
7	7	0	1	1	1	
8	8	1	0	0	0	
9	9	1	0	0	1	
10	Α	1	0	1	0	4
11	В	1	0	1	1	
12	С	1	1	0	0	8
13	D	1	1	0	1	
14	E	1	1	1	0	
15	F	1	1	1	1	

3.1 Методика дослідження роботи двійкового лічильника

• Для дослідження 5-розрядного двійкового лічильника складіть схему, подану на рис. 9.23. Для цього:

- розмістіть на робочому полі 4-розрядний двійковий лічильник (елемент 74HC93 з вкладок Digital Library / 74xx42 / 93-);

- приєднайте до входів MR1 та MR2 лічильника вихід елемента «Земля» (елемент *Ground* з вкладок *Analog Primitives – Connectors*);

- розмістіть логічний елемент «НЕ» (елемент *Inverter* з вкладок *Digital Primitives / Standard Gates / Inverters*);

- складіть або скопіюйте з попереднього досліда схему подільника частоти (Т-тригер) (рис. 9.20).

• Задайте тривалість імпульсу (параметр ONEWIDTH) та тривалість паузи (параметр ZEROWIDTH) генератора тактових імпульсів, під'єднаного до входу CP0BAR двійкового лічильника, відповідно до вашого варіанта, беручи значення з першого рядка таблиці 9.3.



Рисунок 9.23 – Схема для дослідження 5-розрядного двійкового лічильника в середовищі Місго-Сар

• За допомогою меню аналізу перехідних процесів (*Analysis* – *Transient*) відобразіть зображення часових діаграм роботи схеми для таких вузлів: CP0BAR – вхід, виходи Q0, Q1, Q2, Q3 та Q4, задавши в діалогово-

му вікні назви мереж (CP0BAR, Q0, Q1, Q2, Q3 та Q4 відповідно до рис. 9.23) або номери вузлів (1, 2, 3, 4, 5, 10 відповідно до рис. 9.23).

• Зробіть скріншот частини робочого поля зі схемою та отриманими часовими діаграмами та вставте його до Протоколу на рис. 9П.7.

• Проаналізуйте отримані часові діаграми і схему та порівняйте їх з теоретичними, наведеними на (рис. 9.22 та 9.23).

• Зробіть висновки за результатами цього досліду.

4 ДОСЛІДЖЕННЯ ЦИФРО-АНАЛОГОВОГО ПЕРЕТВОРЮВАЧА СУМІСНО З ДВІЙКОВИМ ЛІЧИЛЬНИКОМ

Суть операції цифро-аналогового перетворення полягає у формуванні вихідних аналогових сигналів, що відповідають вхідним двійковим кодам дискретного сигналу. Схемотехнічно таке формування здійснює цифро-аналоговий перетворювач (ЦАП).

Схему електричну принципову 10-розрядного цифро-аналогового перетворювача, виконаного на основі мікросхеми К572ПА1, наведено на рис. 9.24.

Якщо задати значення опорної напруги $U_0 = 10.24B$, то отримаємо максимальне значення напруги на виході ЦАП також $U_{\text{вих}} = 10.24B$. В цьому разі крок квантування 10-розрядного ЦАП дорівнює:

$$h = \frac{U_0}{2^n} = \frac{10.24B}{2^{10}} = \frac{10.24B}{1024} = 0.01B = 10mB.$$



Рисунок 9.24 – Схема електрична принципова ЦАП

Якщо до виходів двійкового лічильника, що працює в режим інкремента (+1 імпульс) під'єднати цифрові входи ЦАП, то така схема (рис. 9.25) дозволяє дослідити перетворення двійкового коду в зміни його вихідної.

З надходженням кожного імпульсу значення двійкового коду збільшується на +1 (див. табл. 9.4), що приводить до відповідного ступінчастого зростання вихідної напруги ЦАП на значення кроку квантування h.



Рисунок 9.25 – Структурна схема 4-розрядного двійкового лічильника і ЦАП в середовищі Місго-Сар



Рисунок 9.26 – Часові діаграми роботи 4-розрядного двійкового лічильника і ЦАП в середовищі Місго-Сар

Ступінчаста квантована напруга на виході ЦАП зростає від нульового $U_{BUX} = 0B$ до максимального значення $U_{BUX} = 10.24B$ (для 10-розрядного ЦАП за опорної напруги $U_0 = 10.24B$ (рис. 9.26). Коли двійковий код на

вході ЦАП досягає максимального значення (у всіх розрядах лог. «1»), то і значення його вихідної напруги також буде максимальним. Наступним імпульсом двійковий лічильник обнуляється (у всіх розрядах лог. «0») і напруга на його виході стрибкоподібно змінюється від максимального до нульового значення.

4.1 Методика дослідження роботи цифро-аналогового перетворювача

• Складіть або скопіюйте з попереднього досліду схему 5-розрядного двійкового лічильника (рис. 9.23).

• Розмістіть на робочому полі двійковий цифро-аналоговий перетворювач (елемент *DtoA4* з вкладок *Digital Primitives / DtoA Converters*)

• З'єднайте виходи двійкового лічильника з входами цифроаналогового перетворювача так, як це показано на рис. 9.27.



Рисунок 9.27 – Схема для дослідження цифро-аналогового перетворювача в середовищі Місго-Сар

• Задайте тривалість імпульсу (параметр ONEWIDTH) та тривалість паузи (параметр ZEROWIDTH) генератора тактових імпульсів, під'єднаного до входу CP0BAR двійкового лічильника, відповідно до вашого варіанта, беручи значення з першого рядка таблиці 9.3 або залиште без змін з попереднього досліду.

• За допомогою меню аналізу перехідних процесів (*Analysis* – *Transient*) відобразіть зображення часових діаграм роботи схеми для таких вузлів: CP0BAR – вхід, виходи Q0, Q1, Q2, Q3, Q4 та Out, задавши в діалоговому вікні назви мереж (CP0BAR, Q0, Q1, Q2, Q3, Q4 та Out відповідно

до рис. 9.27) або номери вузлів (1, 2, 3, 4, 5, 10, 11 відповідно до рис. 9.27).

• Зробіть скріншот частини робочого поля зі схемою та отриманими часовими діаграмами та вставте його до Протоколу на рис. 9П.8.

• Проаналізуйте отримані часові діаграми і схему та порівняйте їх з теоретичними (рис. 9.25 і рис. 9.26)

• Зробіть висновки за результатами цього досліду.

5 ДОСЛІДЖЕННЯ ПРИНЦИПУ ДІЇ АНАЛОГОВОГО КОМПАРАТОРА

Компаратор (пристрій порівняння). Вимірювальний пристрій, що реалізує порівняння однорідних фізичних величин.

У більшості випадків для порівняння використовують придатність сигналів до віднімання. Тоді співвідношення між розмірами інформативних параметрів X_1 і X_2 визначають за знаком їхньої різниці згідно з рівнянням

$$\Delta U = U_{BUX} = [0.5 + 0.5 \text{sign}(U_1 - U_2)] = \begin{bmatrix} 1 \implies U_1 > U_2 \\ 0 \implies U_1 < U_2 \end{bmatrix}$$

де U₁, U₂ – вхідні напруги, що порівнюються;

sigN – знак, що показує яка з порівнюваних напруг більша;

U_{вих} – вихідна напруга, яка може знаходитися в двох станах: лог. «0» або лог. «1».

Структурну схему аналогового компаратора наведено на рис. 9.28.



Рисунок 9.28 – Структурна схема аналогового компаратора

5.1 Методика дослідження аналогового компаратора

• Складіть або скопіюйте з попереднього досліду схему 5-розрядного двійкового лічильника з цифро-аналоговим перетворювачем (рис. 9.27). Тривалості імпульсу та паузи тактового генератора залишити без змін.

• Розмістіть на робочому полі аналоговий компаратор (елемент *Comparator* з вкладок *Analog Primitives / Macros*) та задайте такі параметри

у його меню: *Param: VIL=0, Param: VIH=0, Param: VOL=0, Param: VOH=0.2*

• Розмістіть на робочому полі генератор аналогового сигналу (елемент *Fixed Analog* з вкладок *Analog Primitives / Waveform Sources*) та встановіть у його меню параметр *Value* на рівні, вказаному у табл. 9.6.

Варіанти	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
Значення	150	140	130	120	80	100	90	85	95	105	115	125	135	145	155
параметра Value, V	m	m	m	m	m	m	m	m	m	N	m	m	m	m	m

Таблиця 9.6 – Значення постійного аналогового сигналу

• Під'єднайте входи компаратора так, як показано на рис. 9.29.

• За допомогою меню аналізу перехідних процесів (*Analysis* – *Transient*) відобразіть зображення часових діаграм роботи схеми для таких вузлів: прямий (+) та інверсний (-) входи компаратора та його виходи, задавши в діалоговому вікні назви мереж, якщо ви їх присвоювали або номери вузлів (11, 13, 14 відповідно до рис. 9.29).

• Зробіть скріншот частини робочого поля зі схемою та отриманими часовими діаграмами та вставте його до Протоколу на рис. 9П.9.

• Проаналізуйте отримані часові діаграми та схему і порівняйте їх з теоретичними даними, наведеними на рис. 9.28.

• Зробіть висновки за результатами цього досліду.



Рисунок 9.29 – Схема дослідження принципу дії компаратора в середовищі Місго-Сар

КОНТРОЛЬНІ ПИТАННЯ І ЗАВДАННЯ:

- 1. У чому полягає відмінність між цифровими та аналоговими пристроями?
- 2. Наведіть числові значення напруг лог. «0», лог. «1» і Z-стану.
- 3. Який проміжок часу тактового імпульсу називають переднім фронтом?
- 4. Який проміжок часу тактового імпульсу називають заднім фронтом?
- 5. Як в МісгоСар задати рівень лог «0» в нс? А як в мкс?
- 6. Як в МісгоСар задати рівень лог «1» в нс? А як в мкс?
- 7. Як в МісгоСар згенерувати тактові імпульси «меандр»?
- 8. Назвіть функціонально повний набір логічних схем.
- 9. Наведіть таблицю істинності логічного елемента 2 І та 2 І НЕ.
- 10. Наведіть таблицю істинності логічного елемента 3 І та 3 І НЕ.
- 11. Яку основну функцію виконує тригер? Які типи тригерів Ви знаєте?
- 12. Наведіть умовне графічне позначення та таблицю істинності RS-тригера.
- 13. Наведіть умовне графічне позначення і часові діаграми роботи D-тригера.
- 14. Чому D-тригер отримав таку назву?
- 15. Наведіть схему і часові діаграми роботи Т-тригера.
- 16. Які ще три назви має Т-тригер?
- 17. Як з D-тригера реалізувати подільник частоти на 2. Розробіть схему подільника частоти на 4; 8; 16.
- 18. Наведіть схему електричну 4-розрядного двійкового лічильника, який реалізовано з 4-х послідовно з'єднаних Т-тригерів.
- 19. Наведіть часові діаграми роботи двійкового 4-розрядного лічильника.
- 20. Для завдання № 18 для дванадцятого такту запишіть значення двійкового коду у двійковій (В) і 16-ковій (Н) системах числення.
- 21. Наведіть суть операції цифро-аналогового перетворення.
- 22. Яку розрядність мають широко використовувані цифро-аналогові перетворювачі?
- 23. Які значення опорних напруг U₀ формують джерела опорної напруги ЦАП?
- 24. Що собою являє крок квантування. Як його визначити?
- 25. Наведіть схему і часові діаграми роботи 4-розрядного двійкового лічильника СТ2 і цифро-аналогового перетворювача ЦАП.
- 26. Визначити значення кроку квантування 12-розрядного ЦАП, в якого значення опорної напруги дорівнює U₀=10.24 В.
- 27. Дайте уточнене поняття цифрових засобів перетворення інформації.
- 28. Яку фізичну величину називають неперервною (аналоговою)?
- 29. Яку фізичну величину називають квантованою?
- 30. В чому суть процесу квантування аналогової величини?
- 31. Наведіть три основних методи квантування.
- 32. Поясніть причини виникнення абсолютної похибки квантування.
- 33. Які Ви знаєте шляхи зменшення абсолютної похибки квантування?
- 34. За якої умови абсолютну похибку квантування в ідеалі можна звести до нуля?
- 35. Абсолютна похибка квантування є статичною чи динамічною, інструментальною чи методичною? Чому?
- 36. Як оцінити відносну похибку квантування?
- 37. Яку фізичну величину називають дискретизованою?
- 38. В чому суть процесу дискретизації аналогової величини?
- 39. Причини виникнення похибки дискретизації?
- 40. Які Ви знаєте шляхи зменшення похибки дискретизації?
- 41. За яких ідеалізованих умов похибку дискретизації можна звести до нуля?
- 42. Чому похибку дискретизації відносять до динамічних?

ЛІТЕРАТУРА

- 1. Основи метрології та електричних вимірювань : підручник / за ред. В. Кухарчука. Вінниця : УНІВЕРСУМ-Вінниця, 2011. 531 с.
- 2. Основи метрології та вимірювальної техніки : підручник / за ред. Б. Стадника. Львів : Бескид-Біт, 2003. Т1, 2.
- 3. Кухарчук В. В. Основи метрології та електричних вимірювань : конспект лекцій. Частина I : Вінниця, 2018. 148 с.
- 4. Кухарчук В. В. Основи метрології та електричних вимірювань : конспект лекцій. Частина II: Вінниця, 2020. 150 с.
- 5. Основи метрології та електричних вимірювань : підручник / за ред. В. Кухарчука. Херсон : Олді-Плюс, 2013. 531с.

Протокол № 9

виконання лабораторної роботи № 9

«Дослідження елементної бази дискретних перетворювачів інформації в середовищі програмного забезпечення Micro-Cap»

Викладач:	Виконавці: 1
	2
	3
	Група Бригада №
	Bapiaнт №

1.1 Результати дослідження генератора тактових імпульсів





Рисунок 9П.3 – Схема і часові діаграми роботи логічного елемента 2І

1.3 Результати дослідження принципу дії RS-тригера



Рисунок 9П.4 – Схема і часові діаграми роботи RS-тригера

1.4 Результати дослідження принципу дії D-тригера



Рисунок 9П.5 – Схема і часові діаграми роботи D-тригера

1.5 Результати дослідження подільника частоти (Т-тригера)



Рисунок 9П.6 – Схема і часові діаграми роботи Т-тригера 1.6 Результати дослідження 5-розрядного двійкового лічильника



Рисунок 9П.7 – Схема і часові діаграми роботи 5-розрядного двійкового лічильника



Рисунок 9П.9 – Схема і часові діаграми роботи 5-розрядного двійкового лічильника, ЦАП і аналогового компаратора

Лабораторна робота № 10

ДОСЛІДЖЕННЯ ПРЯМОГО МЕТОДУ ТА АЛГОРИТМУ ПЕРЕТВОРЕННЯ ЧАСТОТИ В ДВІЙКОВИЙ КОД В СЕРЕДОВИЩІ ПРОГРАМНОГО ЗАБЕЗПЕЧЕННЯ MICRO-CAP

Мета роботи:

- 1. Опанувати методику дослідження принципу дії структурної схеми і часових діаграм роботи цифрових перетворювачів частоти у двійковий код, що реалізують прямий метод в середовищі програмного забезпечення Micro-Cap.
- 2. Знати методику оцінювання та експериментального дослідження основних статичних метрологічних характеристик цифрового перетворювача частоти у двійковий код, що реалізує прямий метод вимірювання

10.1 Суть прямого методу перетворення частоти у двійковий код

Частота f періодичного сигналу – це фізична величина, значення якої визначають за кількістю повних періодів коливань за одиницю часу.

Виходячи з поняття частоти структурна схема перетворювача частоти має складатися з чотирьох основних блоків:

- блока формування прямокутних імпульсів із вхідних синусоїдальних сигналів:
- блока відтворення зразкового часового інтервалу (одиниця часу);
- пристрою квантування зразкового часового інтервалу прямокутними імпульсами вимірюваної частоти;
- блока підрахунку імпульсів невідомої частоти за зразковий часовий інтервал.

Засіб перетворення, оснований на цьому підході, реалізує прямий метод вимірювання. Оскільки результат вимірювання – це середнє значення виміряної частоти за одиницю часу, то він і отримав назву частотоміра середніх значень.

10.2 Структурна схема і принцип дії

Суть прямого методу перетворювача частоти у двійковий код основано на підрахунку кількості імпульсів N невідомої частоти **f**_X за зразковий часовий інтервал **t**₀, який відтворює зразкова міра часу.

Суть прямого методу перетворення частоти проілюстровано на рис. 10.1:

Наприклад:

t₀ = 1 с, N = 7 імп. Тоді f_X = 7 Гц.



Рисунок 10.1 – Суть методу прямого перетворення частоти

Структурну схему цифрового перетворювача частоти у двійковий код, що реалізує прямий метод, наведено на рис. 10.2.



Рисунок 10.2 – Структурна схема цифрового перетворювача частоти

Наведена структурна схема містить:

- формувач F;
- зразкову міру часу ЗМЧ;
- логічну схему «2-І»;
- двійковий лічильник CT2.

Формувач F складається з діода і тригера Шмідта та призначений для формування із вхідних синусоїдальних сигналів (точка 1 на рис. 10.3) імпульсів прямокутної форми (точка 3 на рис. 10.3), що відповідають ТТЛрівням і тому можуть безпосередньо надходити на перший вхід логічної схеми «2-І».

На другий вхід логічної схеми «2-І» надходять імпульси з виходу зразкової міри часу, одиничні рівні якої являють собою зразковий часовий інтервал t₀ (точка 4 на рис. 10.4).

Протягом цього часового інтервалу рівнем лог.«1» логічна схема «2-І» відкрита і на інкрементувальний вхід «+1» двійкового лічильника CT2 надходять імпульси прямокутної форми невідомої частоти f_X з виходу формувача F (точка 3 на рис. 10.2).

Зразковий часовий інтервал t₀ відтворюється зразковою мірою часу ЗМЧ, що складається з таких елементів (рис. 10.4):

RS – тригер, на прямому виході якого формується рівень лог. «1» протягому часового інтервалу t₀;

- друга логічна схема «2-І»;
- генератор зразкової частоти f₀, реалізований на кварцовому резонаторі G;
- подільник частоти f₀ зі змінним коефіцієнтом перерахунку k, реалізований на другому двійковому лічильнику CT2.



Рисунок 10.3 – Формувач прямокутних імпульсів



Рисунок 10.4 – Структурна схема ЗМЧ

Принцип дії ЗМЧ (рис. 10.4) розглянемо сумісно з часовими діаграмами роботи, наведеними на рис. 10.5.

У вихідному положення усі тригери (для наведеної схеми усі 20 тригерів) знаходяться в стані лог. «0». На прямому виході RS-тригера також присутній рівень лог. «0», яким друга схема «2-І» закрита і на його R-вході також присутній рівень лог. «0», який сформовано на виході

подільника частоти СТ2. У вихідному положенні схема ЗМЧ знаходиться у стані очікування появи сигналу «Запуск» на S-вході RS-тригера.

Для вибору діапазону вимірювання перед початком вимірювань в регістр подільника частоти CT2 паралельним двійковим кодом необхідно записати коефіцієнт перерахунку k. Припустимо, що кварцовий резонатор генерує на своєму виході зразкову частоту f_0 , що дорівнює 1 МГц (10^6 Гц) та необхідно відтворити тривалість зразкового часового інтервалу $t_0=1$ с.



Рисунок 10.5 – Часові діаграми роботи ЗМЧ

Якщо зразкова частота на виході G кварцового резонатора $f_0 = 10^6 \, \Gamma$ ц, то період імпульсів цієї частоти становитиме

$$T_0 = \frac{1}{f_0} = \frac{1}{10^6 \, \Gamma_{\rm H}} = 10^{-6} \, \text{c} = 1 \, [\text{мкc}].$$

Якщо тривалість одного періоду T₀=1 мкс, то відповідно тривалість зразкового часового інтервалу визначається так

$$t_0 = k \cdot T_0$$

Для того, щоб сформувати ЗМЧ (зразковий часовий інтервал), що дорівнює t₀=1с, необхідно в лічильник СТ2 подільника частоти записати таке числове значення коефіцієнта

$$k = \frac{t_0}{T_0} = \frac{1c}{10^{-6}c} = 10^6.$$

Отримане числове значення коефіцієнта k=10⁶ в десятковій системі необхідно перевести у двійкову:

 $(1\ 000\ 000)_{\rm D} = (1111\ 0100\ 0010\ 0100\ 0000)_{\rm B}.$

Значення цього паралельного двійкового коду записують у відповідні двадцять розрядів (для нашого прикладу n=20) буферного регістра лічильника CT2 подільника частоти.

Процес відтворення зразкового часового інтервалу t₀

Одиничним рівнем сигналу «Запуск» (точка 2 на рис. 10.5) RS-тригер приймає стан лог. «1» і ним відкриває раніше закриту другу логічну схему «2-І». Через відкриту другу відкриту логічну схему «2-І» імпульси зразкової частоти f_0 надходять на декрементувальний вхід «-1» лічильника СТ2 подільника частоти. З надходженням кожного імпульсу (від заднього до заднього фронту) стан СТ2 на -1 зменшується, а часовий інтервал t_0 від сигналу «Запуск» з надходженням кожного наступного періоду T_0 зростає:

 $t_0 = 1 \cdot T_0 + 2 \cdot T_0 + 3 \cdot T_0 + \dots + 1000000 \cdot T_0$.

Коли прийде на вхід CT2 подільника частоти останій 1000000-й період T_0 на його виході сформується одиничний імпульс «Стоп» (точка 6 на рис. 10.5), яким RS-тригер T за R-входом обнуляється і рівнем лог. «0» закриваються обидві логічні схеми «2-I».

Квантування зразкового часового інтервалу t₀

Квантування зразкового часового інтервалу t_0 періодами T_X невідомої (вимірюваної) частоти f_X відбувається в електронному ключі ЕК, що являє собою логічну схему «2-І» (рис. 10.6).



Рисунок 10.6 – До питання квантування зразкового часового інтервалу

Протягом часового інтервалу t_0 (точка 4 на рис. 10.6) через відкриту одиничним логічним рівнем логічну схему «2-І» імпульси прямокутної форми з періодом T_X (точка 3 на рис. 10.6) надходять на інкрементувальний +1 вхід двійкового лічильника СТ2, який здійснює операцію підрахунку цих імпульсів.

Внаслідок метрологічної операції квантування, що здійснюється порівнянням вимірюваної T_x і зразкової t₀ фізичних величин

$$\frac{t_0}{T_X}$$

в двійковому лічильнику фіксується така кількість імпульсів

$$N = \frac{t_0}{T_X} = t_0 \cdot f_X \,. \tag{10.1}$$

Процес підрахунку періодів T_X двійковим лічильником CT2 наведено на рис. 10.7, а кількість імпульсів N в десятковій, двійковій і шістнадцятковій системах наведено в табл. 10.1.



Таблиця 10.1 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів N

Рисунок 10.7 – Часові діаграми роботи двійкового лічильника СТ2

На схемі 10.8 наведено паралельний інтерфейс РІ 16-розрядного двійкового лічильника СТ2 $[2^0...2^{15}]$, виходи якого розділено на два байти вимірювальної інформації: молодший N[00...07] і старший N[8...15]. В цій схемі G1 – одновібратор, який за заднім фронтом сигналу T_x формує строб СТРА для запису в буферні регістри (порти) програмованого інтерфейсу РІ.



Рисунок 10.8 – Структурна схема інтерфейсу цифрового перетворювача частоти Двійкові коди з вимірювальною інформацією в молодшому

N[00...07] і старшому N[08...15] байтах за сигналом СТРА запам'ятовуються в каналах КА і КВ програмованого паралельного інтерфейсу PI.

Керівні сигнали Зп (Запуск) і Уст «0» (Reset) подаються на відповідні входи схеми з виходів каналу КС.

Принцип дії перетворювача частоти у двійковий код

Вихідне положення. За сигналом Уст «0», що надходить з виходу каналу КС), усі елементи пам'яті ЗМЧ, СТ2 і РІ приймають стан логічного «0». Рівнем логічного нуля закрито електронний ключ ЕК (логічну схему «2-І»). Тому імпульси вимірюваної частоти f_X не надходять на вхід двійкового лічильника СТ2.

Також програмно вибираються такі режими роботи каналів програмованого інтерфейсу PI:

- канал КА[00-07] програмують на режим «1» синхронного вводу молодшого байта інформації з цифрових N[00-07] виходів лічильника СТ2 сумісно зі стробувальним розрядом каналу КС;
- канал КВ[08-15] програмують на режим «0» простого вводу старшого байта інформації з цифрових N[08-15] виходів лічильника СТ2;
- КС[04] СТРА строб каналу КА на виході формувача F, в ролі якого використовується сигнал «кінець перетворення» Кп з виходу ЗМЧ;
- розряди КС[00], КС[02] програмують на режим «0» асинхронного виводу сигналів такого призначення:
 - КС[00] програмне формування сигналу (Уст «0») установлення в нуль усіх елементів пам'яті;
 - КС[02] програмне формування сигналу (Зп) для запуску АЦ перетворення, що надходить на вхід ЗМЧ.

Вимірювання. За командою «Зп», що надходить з виходу каналу КС[02] в ЗМЧ записується двійковий код коефіцієнта k. Тим самим формується тривалість зразкового часового інтервалу t_0 (для нашого прикладу 1.0 с). Рівнем логічної «1» сигналу t_0 відкривається раніше закритий електронний ключ ЕК (логічна схема «2-І» і імпульси невідомої частоти f_X надходять на лічильний С-вхід двійкового лічильника СТ2. Процес підрахунку періодів вимірюваної частоти f_X відбувається до тих пір, поки сигнал t_0 на виході ЗМЧ не набуде значення логічного «0», яким і закривається електронний ключ ЕК.

За заднім фронтом сигналу t_0 (рис. 10.9) формується строб запису СТРА, яким молодший N[00...07] і старший N[08...15] байти запам'ятовуються у буфері програмованого інтерфейсу РІ з одночасним встановлення в стан логічної «1» прапорця в розряді розряд КС[04] каналу КС. Процес підрахунку завершується. Завершується і процедура вимірювання частоти f_X . Протягом часу t₀ постійно здійснюється програмне опитування стану прапорця (розряд КС[04] – СТРА). У випадку, коли прапорець установлено в стан логічної «1», молодший N[00...07] і старший N[08...15] байти передаються з виходів програмованого інтерфейсу в акумулятор мікропроцесорної системи.





Згідно з (10.1) кількість періодів T_X вимірюваної частоти f_X , які підрахував двійковий лічильник CT2 за зразковий часовий інтервал t_0 , визначається так:

$$N = \frac{t_0}{T_X} = t_0 \cdot f_X .$$
 (10.2)

Зразковий часовий інтервал формується в подільнику частоти і визначається таким добутком

$$t_0 = k \cdot T_0 = \frac{k}{f_0}, \tag{10.3}$$

де k – коефіцієнт ділення подільника частоти ЗМЧ;

T₀ – період імпульсів зразкової частоти f₀.

Тоді остаточне рівняння перетворення цифрового перетворювача частоти у двійковий код матиме вигляд:

$$N_{f} = k T_{0} f_{X} = \frac{k f_{X}}{f_{0}}.$$
 (10.4)

Подане співвідношення є рівнянням перетворювання, оскільки воно характеризує, яким чином однозначно пов'язані між собою вихідна N_f і вхідна f_x величини. Статична характеристика цифрового перетворювача частота – код лінійна (рис. 10.10).



Рисунок 10.10

Двійковий код N_f , який зберігається в акумуляторі мікропроцесорної системи, однозначно пов'язаний з вимірюваною частотою f_X рівнянням перетворення (10.4).

Тому з (10.4) виміряне значення частоти визначають так

$$f_X = \frac{N_f \cdot f_0}{k} \quad , \tag{10.5}$$

де f₀ і k – відомі значення, які є параметрами генератора G зразкової частоти і подільника частоти ЗМЧ,

N_f – кількість імпульсів у двійковому лічильнику СТ2.

Розмірність цього рівняння очевидна

$$f_{X}[\Gamma \mu] = \frac{N_{f} [\text{безрозмірна величина}] \cdot f_{0}[\Gamma \mu]}{k [\text{безрозмірна величина}]} = [\Gamma \mu],$$

що і підтверджує достовірність отриманої функції перетворення (10.3), яка в подальшому буде використана для оцінювання основних статичних метрологічних характеристик цифрового перетворювача частоти, що реалізує прямий метод.

10.3 Основні статичні характеристики

Внаслідок заміни аналогової величини f_X обмеженою кількістю N періодів T_X , що проквантували зразковий часовий інтервал t_0 , виникає похибка квантування.

В загальному випадку передній і задній фронти імпульсу зразкового часового інтервалу t₀ можуть з'являтися випадковим чином між відповідними квантувальними періодами T_X (рис. 10.11).



Рисунок 10.11

В такому випадку максимальне значення абсолютної похибки квантування визначається як

$$\Delta_{\max} = \mathbf{N} \cdot \mathbf{T}_{\mathbf{X}} - \mathbf{t}_0 = \Delta_1 - \Delta_2 = \frac{1}{2} \mathbf{T}_{\mathbf{X}} - \left(-\frac{1}{2} \mathbf{T}_{\mathbf{X}}\right) = \pm \mathbf{T}_{\mathbf{X}} = \pm \mathbf{h} = \pm 1 \,\mathrm{Mp}\,,$$

де Δ_1 , Δ_2 – відповідно додатна і від'ємна похибка квантування,

 $h = T_X -$ крок квантування,

1 мр – одиниця молодшого розряду двійкового лічильника СТ2.

За умови постійної максимальної абсолютної похибки в діапазоні зміни вимірюваної величини межа допуску основної похибки нормується у вигляді максимальної зведеної похибки

$$\delta = \frac{\Delta_{\text{max}}}{X_{\text{H}}} 100\% = \frac{1}{N} 100\%.$$
(10.6)

З урахуванням цього, рівняння похибки квантування цифрового перетворювача частоти у двійковий код, що реалізує прямий метод, подають у вигляді:

$$\delta_{\rm Kf} = \frac{1}{N_{\rm f}} 100 \ \% = \frac{f_0}{k \ f_{\rm X}} 100 \ \%. \tag{10.7}$$

Аналіз наведеного рівняння показує, що похибка квантування суттєво залежить від вимірюваної величини (рис. 10.12). Під час вимірювання низьких частот похибка велика, і тому галузь застосування таких перетворювачів – вимірювання середніх і високих частот.

Крім того, похибка квантування залежить також від значення зразкового часового інтервалу, який визначається коефіцієнтом k подільника частоти. Похибка кванту-



вання зменшується за збільшення зразкового часового інтервалу t_0 . Однак, збільшення t_0 призводить до зростання часу вимірювання, а, отже, до зниження швидкодії.

Оскільки δ_K зменшується за збільшення f_x , то такі частотоміри ефективні для середніх і високих частот (від одиниць кілогерц до десятків мегагерц).

Другою складовою похибки перетворення частоти є похибка зразкової міри часу δ_{3M4} , яка зумовлена неточністю первинного встановлення значення t_0 і його наступними часовими та температурними змінами.

Досить важливою метрологічною характеристикою цифрового перетворювача є його чутливість. Отримаємо рівняння чутливості з рівняння перетворення (10.4), взявши похідну від вихідного сигналу N_f за вхідним f_X

$$S = \frac{dN_f}{df_X} = \frac{k}{f_0} = \text{const.}$$
(10.8)

Оскільки статична характеристика цього перетворювача частоти (рис. 10.10) лінійна, то відповідно його чутливість постійна в усьому діапазоні вимірюваної частоти f_x.

Визначимо нижню межу вимірювання $f_{x \min}$. Для цього задамося нормованим значенням похибки квантування $\delta_K \leq \delta_{KH}$:

$$\delta_{\rm KH} = \frac{100\%\,f_0}{k\,f_{\rm x\,min}} \Longrightarrow \qquad f_{\rm x\,min} = \frac{f_0}{k\,\delta_{\rm KH}} 100\% \tag{10.9}$$

Залежність нижньої межі вимірювання f_{xmin} від нормованого значення похибки квантування δ_k наведено на рис. 10.13. Для значень $f_0=10^6$ Гц і $k=10^6$ в діапазоні зміни $\delta_{KH} \in (0.1...0.2)$ % нижня межа вимірювання змінюється від 500 до 1000 Гц.



Рисунок 10.13

Рисунок 10.14

Знайдемо верхню межу вимірювання частотоміра середніх значень. Ця характеристика обмежена максимальною ємністю двійкового лічильника:

$$N_{max} = 2^n$$

де n – розрядність двійкового лічильника.

Підставимо N_{max} в рівняння перетворення частотоміра і отримаємо рівняння для визначення верхньої межі вимірювання

$$N_{\max} = 2^n = \frac{k \cdot f_{x \max}}{f_0} \implies f_{x \max} = \frac{2^n f_0}{k} .$$
(10.10)

Залежність верхньої межі вимірювання від розрядності п двійкового лічильника наведено на рис. 10.14. Для тих самих значень $f_0=10^6 \Gamma \mu$ і $k=10^6$ в діапазоні зміни $n \in (16...20)$ верхня межа вимірювання змінюється від 100 до 1000 к $\Gamma \mu$.

Прямий метод перетворення частоти у двійковий код можливо реалізувати апаратно, програмно, програмно-апаратно. Кожен із цих підходів накладає відповідні обмеження на швидкодію, точність, діапазон перетворення, чутливість.

ХІД РОБОТИ

1.1 Дослідження формувача прямокутних імпульсів

• Запустіть програмний засіб Місго-Сар.

• Складіть схему формувача прямокутних імпульсів (див. рис. 10.3). Для цього на робочому полі розмістіть джерело напруги (елемент *Voltage source V*), тригер Шмідта з вбудованим діодом (елемент *Shmitt* з вкладок *Analog Primitives / Macros / Blocks*) та з'єднайте як показано на рис. 10.15.



Рисунок 10.15 – Модель для дослідження формувача прямокутних імпульсів

• Подвійним натисканням миші на елементі *Voltage source (V)* відкрийте діалогове меню (рис. 10.16) та задайте у ньому такі параметри:

- форма сигналу: синусоїдна (вкладка SIN);
- амплітуда (*AC magnitude* та *VA*): 5 В;
- частота (**F0**): значення *f_{min}* з таблиці 10.2 відповідно до вашого варіанта;
- решта параметрів нульова (рис. 10.16)

Таблиця 10.2 Варіанти завдань до лабораторної роботи

N⁰	f	f	+	N⁰	f	f	4
вар.	Jmin	Jmax	ι ₀	вар.	Jmin	Jmax	L ₀
1	8 МГц	16 МГц	2 мкс	10	0,8 МГц	1,6 МГц	20 мкс
2	5 МГц	12 МГц	2 мкс	11	0,5 МГц	1,3 МГц	20 мкс
3	5 МГц	8 МГц	4 мкс	12	300 кГц	600 кГц	50 мкс
4	3 МГц	6 МГц	4 мкс	13	200 кГц	500 кГц	50 мкс
5	3 МГц	6 МГц	5 мкс	14	160 кГц	320 кГц	100 мкс
6	2 МГц	5 МГц	5 мкс	15	100 кГц	300 кГц	100 мкс
7	1,8 МГц	3,2 МГц	10 мкс	16	50 кГц	150 кГц	200 мкс
8	1 МГц	2,5 МГц	10 мкс	17	20 кГц	100 кГц	250 мкс
9	0,5 МГц	3 МГц	10 мкс	18	30 кГц	120 кГц	250 мкс

HE Voltage Source

Name Value VALUE Show Display Display Pin Markers Pin Names Pin Numbers Current Power Condition	Change
PART=V1 VALUE=DC 0 AC 5 0 Sin 0 5 10MEG 0 0 0deg SMOKE= COST= POWER= SHAPEGROUP=Default	Voltage vs. Time
OK Cancel Eont Add Delete Browse Default Settings New Find Plot Syntax IBIS Help Save Settings Enabled TRUE ✓ Columns 3 ✓ ✓ Help Bar File Link	MED_VOLTAGE
None Pulse Sin Exp PWL SFFM Noise Gaussian Define DC 0 AC magnitude 5 AC Phase 0 VO 0 VA 5 En 10 TD 0 DF 0 PH 0de	YEG Pg
Default Typical Damped PhaseA PhaseB	PhaseC

 \times

Рисунок 10.16 – Налаштування елемента Voltage Cource

• Подвійним натисканням миші на елементі *Schmitt trigger* відкрийте його діалогове меню та задайте у ньому такі параметри:

X1=1; X2=1; Y1=1; Y2=3; ROUT=1; SIGN=1.

• Відобразіть зображення часових діаграм роботи схеми за допомогою меню *Analysis – Transient*.

В діалоговому вікні (рис. 10.17) встановіть такі дані:

- час моделювання (*Maximum Run Time*) дорівнює 2-3 періодам частоти вхідної напруги (t=(2..3)T_{min}=(2..3)/f_{min}).
- назви сигналів, що відповідають назвам мереж (in, Ud та Out) або номерам відповідних вузлів в полі функцій для відображення графіка (Y Expression)

Run Add	Celub		Explicit.	Stepping	PSS	Properties	Help	3	90			
Maximum Run Time	t = (23	$)/f_{xn}$	in	Run Options	Normal	•						
Output Start Time (tstart)	0			State Variables	Zero	*						
Maximum Time Step	0			P Operating I	Point	T Accumulate Pl	ote					
Number of Points	51			Coperating F	Point Only	Fired Time Ste	P.					
Temperature Linear -	27			I Auto Scale	Ranges	F Periodic Stead	ly State					
Retrace Runs	1		2.									
T Ignore Expression Errors	Page	P	X Exp	ression		ΥEx	pression		1	X Range	Y Rang	e la
o 🎟 🚍 🖬		1	T	6	/(n)				Aut	oAheys	AutoAlway	
and the second second second second	-	a Grand	1		and the second se					And a subscription of the local diversion of	and generalization of the	in the second se

Рисунок 10.17 – Налаштування аналізу перехідних процесів

• Зробіть screenshots екрана, на якому наведено схему і часові діаграми роботи формувача, та подайте ці результати в Протоколі на рис. 10П-1

• Проаналізуйте отримані часові діаграми, порівняйте їх з теоретичними (див. рис. 10.3) та зробіть висновки за результатами цього досліду.

1.2 Дослідження принципу роботи перетворювача частоти в двійковий код

• До уже складеної у першому досліді частини схеми додайте на робочому полі та з'єднайте за прикладом, поданим на рис. 10.18, такі елементи:

- генератор тактових імпульсів (елемент DClock з вкладок Digital Primitives / Stimulus Generators);
- елемент логічного "I" з двома входами (елемент And2 з вкладок Digital Primitives / Standard Gates / And Gates);
- D-тригер (елемент DFF з вкладок Digital Primitives / Enge-Triggered Flip-Flops);
- два елементи логічної одиниці (елемент *Pullup* з вкладок *Digital Primitives / Pullups/Pulldowns*);
- 4-розрядний двійковий лічильник (елемент 74HC93 з вкладок Digital Library / 74xx42 / 93-);
- два логічних елементи «НЕ» (елемент *Inverter* з вкладок *Digital Primitives / Standard Gates / Inverters*).

Таким чином, отримана схема є електронною моделлю перетворювача частоти у двійковий код, структурну схему якої подано на рис. 10.6.

• Задайте тривалість імпульсу (параметр **ONEWIDTH**) та тривалість паузи (параметр **ZEROWIDTH**) генератора тактових імпульсів **DClock** такими, що дорівнюють значенню зразкової міри часу t_0 з таблиці 10.2 відповідно до вашого варіанта.

• За допомогою меню аналізу перехідних процесів (*Analysis – Transient*) відобразіть зображення часових діаграм роботи схеми таких величин: синусоїдна напруга невідомої частоти, сигнал прямокутної форми з невідомою частотою, сигнал зразкової міри часу, And – вхід лічильника,

сигнали вихідних розрядів лічильника Q0, Q1, Q2, Q3, Q4, задавши в діалоговому вікні назви мереж (in, Tx, t0, CP0BAR, Q0, Q1, Q2, Q3, Q4 відповідно до рис. 10.18) або відповідні номери вузлів. Час моделювання (**Maximum Run Time**) задати на рівні $4t_0$. Приклад налаштування аналізу перехідних процесів подано на рис. 10.19



Рисунок 10.18 – Модель для дослідження перетворювача частоти в двійковий код

Transient Analysis Limits			- 0	×
Run Add Delate Expand.	Stepping PSS Properties Help 🙀 🚵	20		
Maximum Run Time I = 4t_0 Output Start Time (bstart) 0	Run Optione Normal 💌 State Variables Zero 💌			
Maximum Time Step 0	Operating Point Accumulate Plots			
Tamper of Points 51	Operating Point Only In Provid Time State S			
Retrace Ruma	Pendac steady state			
If Ignore Expression Errors Page P XExp	ression Y Expression	X Ronge	Y Range	>
🕑 🌆 🧱 🛄 🚺 1 T	[v(n)	AutoAlways	AutoAlways	
🛇 🎹 🧱 🛄 🛛 2 T	[v(1x)	AutoAkvays	AutoAlways	
T 6	v(t0)	AutoAlways	AutoAlways	
٣ د 🛄 🖬 🖬 🔊	v(And)	AutoAlways	AutoAlways	-11
S 🖬 🔚 🔜 3 T	v(Q0)	AutoAlways	AutoAlways	-
S 📰 📰 📰 3 T	v(Q1)	AutoAlways	AutoAlways	-
🗿 🛄 🔚 🛄 📑 Т	v(Q2)	AutoAlways	AutoAlways	-
O 🖬 🔚 🛄 🛛 🤉 T	v(Q3)	AutoAlways	AutoAlivays	-1.
🖉 🌆 🔳 🛄 📑 🖬 🖬	v(Q4)	AutoAlways	AutoAlways	-
		AutoAlways	AutoAlviays	-

Рисунок 10.19 – Вікно налаштувань аналізу перехідних процесів

• Зробіть screenshots екрана, на якому наведено схему і часові діаграми роботи формувача для двох значень частоти синусоїдної напруги f_{min} і f_{max} та подайте ці результати в Протоколі на рис. 10П-2 та 10П-3.

• Проаналізуйте отримані часові діаграми, порівняйте їх з теоретичними (див. рис. 10.3 та 10.6) та зробіть висновки за результатами цього досліду.

1.3 Дослідження впливу частоти вхідного сигналу на точність перетворювача частоти в двійковий код

• Розбийте заданий інтервал вимірювальної частоти від *f_{min}* до *f_{max}* на 6–10 рівномірних інтервалів. Проміжні значення частот запишіть у таблиці 10П-1 Протоколу.

• В моделі у вікні налаштування генератора напруги Voltage source (рис. 10.16) почергово задайте значення частот вхідної напруги, занесені до таблиці П-1 у попередньому пункті. Для кожного значення частоти відобразити на екрані часові діаграми для тих самих вузлів, що й в попередньому розділі, та за ними визначте кількість імпульсів, підраховану двійковим лічильником за зразковий інтервал часу. Результати занести до таблиці 10П-1 Протоколу.

• Для кожного значення частоти вхідної напруги визначте експериментальне значення похибки квантування. Результати занести до таблиці 10П-1 Протоколу.

2 Обробка результатів дослідження

2.1 Для свого варіанту за заданим значенням зразкового інтервалу часу записати в аналітичному вигляді рівняння перетворення та рівняння похибки квантування.

2.2 За допомогою отриманих у п. 2.1 теоретичних рівнянь розрахувати кількість імпульсів двійкового лічильника та похибку квантування для тих значень виміряної частоти, що й у досліді. Результати занести до таблиці 10П-1 Протоколу.

2.3 Розрахувати абсолютну похибку квантування як різницю між теоретичною та експериментальною кількістю імпульсів двійкового лічильника. Результати занести до таблиці 10П-1 Протоколу.

2.4 В одній системі координат побудувати теоретичну та експериментальну статичну характеристики та порівняти їх.

2.5 За допомогою отриманих статичних характеристик графічним способом визначити значення чутливості в середині діапазону вхідної частоти та порівняти його зі значенням, отриманим теоретичним шляхом.

2.6 В одній системі координат побудувати теоретичну та експериментальну залежність похибки квантування від вимірювальної частоти та порівняти їх.

2.7 Проаналізувати отримані результати та зробити висновки.

КОНТРОЛЬНІ ПИТАННЯ І ЗАВДАННЯ

1. Дайте означення поняття частоти, одиниці вимірювання частоти.

2. В чому суть прямого методу вимірювання частоти?

3. З яких основних блоків складається перетворювач частота-код?

4. Сформулюйте фізичний ефект, який покладено в основу роботи перетворювача частота-код.

5. Наведіть структурну схему і поясніть принцип дії формувача прямокутних імпульсів.

6. Наведіть структурну схему і поясніть суть квантування.

7. Поясніть механізм виникнення абсолютної похибки квантування.

8. Наведіть структурну схему і поясніть принцип дії перетворювача частотакод.

9. Опишіть принцип дії перетворювача, користуючись структурною схемою.

10. Яке призначення зразкової міри часу? Поясніть, як за допомогою коефіцієнта к формують зразковий часовий інтервал t₀. Чи впливає його стабільність на значення похибки квантування?

11. Виведіть рівняння перетворення та відносної похибки квантування для перетворювача частота-двійковий код.

12. Вкажіть шляхи зменшення відносної похибки квантування.

13. Чим обмежена нижня межа вимірювання?

14. Чим обмежена верхня межа вимірювання?

15. Що таке чутливість і як її оцінюють для перетворювача частота-код?

16. За допомогою перетворювача частоти, що реалізує прямий метод, проведено вимірювання інформативного параметра $f_X=50$ кГц. Частота зразкового генератора $f_0=2$ МГц, а коефіцієнт переліку подільника частоти k=1 000 000. Наведіть структурну схему перетворювача частоти. Визначити відносну похибку квантування.

17. За допомогою перетворювача частоти, що реалізує прямий метод, проведено вимірювання інформативного параметра. Частота зразкового генератора $f_0=1$ МГц, коефіцієнт перерахунку подільника частоти k=1 000 000. Двійковий лічильний нарахував N = 980 імпульсів. Наведіть структурну схему перетворювача. Визначіть виміряне значення частоти f_x .

18. За допомогою перетворювача частоти, що реалізує прямий метод, проведено вимірювання інформативного параметра f_X = 2000 Гц. Коефіцієнт перерахунку подільника частоти ЗМЧ k=1 800 000. Двійковий лічильний нарахував N = 1800 імпульсів. Наведіть структурну схему перетворювача частоти. Визначіть значення зразкової частоти f_0 .

19. Дано схему перетворювача частоти, що реалізує прямий метод з частотою кварцового резонатора f_0 = 2.5 МГц. Яке значення коефіцієнта к необхідно записати в зразкову міру часу, щоб забезпечити чутливість перетворювача 10^{-1} Гц⁻¹?

20. Перетворювачем частоти, що реалізує прямий метод, здійснено вимірювання частоти $f_X = 5000$ Гц. Коефіцієнт перерахунку подільника частоти ЗМЧ k= 200 000, а зразкова частота на виході кварцового резонатора становить $f_0 = 2.0$ МГц. Наведіть структурну схему перетворювача частоти. Визначіть значення кількості імпульсів N, що підрахує двійковий лічильник СТ2.

21. Поясніть, які дії виконуються під час ініціалізації програмних і апаратних засобів перетворювача частота-код.

22. Розкрийте суть програмного формування одиничних сигналів Уст«0», Зп і СТР А.

ЛІТЕРАТУРА

- 1. Кухарчук В. В. Основи метрології та електричних вимірювань : конспект лекцій. Частина II. Вінниця, 2020. 150 с.
- **2.** Основи метрології та електричних вимірювань : підручник / за ред. В. Кухарчука. Херсон : Олді-Плюс, 2013. 531 с.
- 3. Основи метрології та електричних вимірювань : підручник / за ред. В. Кухарчука. Вінниця : УНІВЕРСУМ-Вінниця, 2011. 531 с.
- **4.** Основи метрології та вимірювальної техніки : підручник / за ред. Б. Стадника. Львів : Бескид-Біт, 2003. Т1, 2.

Протокол № 10

виконання лабораторної роботи № 10 «Дослідження прямого методу та алгоритму перетворення частоти в двійковий код в середовищі програмного забезпечення Micro-Cap»

	Дата виконання:			
Викладач:	Виконавці:	1		
		2		
		3		
			Група	

Бригада № _____ Варіант № _____

Мета роботи:

- **1.** Опанувати методику дослідження принципу дії структурної схеми і часових діаграм роботи цифрових перетворювачів частоти у двійковий код, що реалізують прямий метод в середовищі програмного забезпечення Micro-Cap.
- 2. Опанувати методику оцінювання та експериментального дослідження основних статичних метрологічних характеристик цифрового перетворювача частоти у двійковий код, що реалізує прямий метод вимірювання

Вихідні дані:







код



Рисунок 10П.3 – Схема і часові діаграми роботи цифрового перетворювача частоти для значення f_{min}

1.3 Дослідження впливу частоти вхідного сигналу на точність перетворювача частоти в двійковий код

Внаслідок квантування зразкового часового інтервалу t_0 періодами T_X вимірюваної частоти f_X двійковий лічильник підрахує таку кількість імпульсів:

$$N = \frac{t_0}{T_X} = t_0 \cdot f_X = S \cdot f_X \,.$$

Рівняння перетворення перетворювача частоти в двійковий код:

 $N = t_0 \cdot f_X =$ _____. Чутливість $S = \frac{dN}{df_x} = t_0 =$ ____.

1.3.1 Теоретичні розрахунки кількості імпульсів

Для кожного значення вимірюваної частоти в діапазоні зміни від f_{min} до f_{max} кількість періодів невідомої частоти за зразковий інтервал часу: $N_I = t_0 \cdot f_{XI} = _imn;$ $N_{II} = t_0 \cdot f_{XII} = _imn;$ $N_{III} = t_0 \cdot f_{XIII} = __imn;$ $N_{IV} = t_0 \cdot f_{XIV} = __imn;$ $N_V = t_0 \cdot f_{XV} = __imn;$ $N_{VI} = t_0 \cdot f_{XVI} = __imn.$

1.3.2 Експериментальне визначення кількості імпульсів

Кількість імпульсів N в десятковій, двійковій і шістнадцятковій системах для нижньої межі вимірювання f_{min} наведено в табл. 10П.1.

Таблиця 10П.1 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів N

2^{4}	2^{3}	2^{2}	2^{1}	2^{0}
16	8	4	2	1
Х	Х	Х	Х	Х

N = 1 1 1 1 1 B - удвійковій N = 16 X + 8 X + 4 X + 2 X + 1 X = 15 D - удесятковій N = 0F H - ушістнадцятковій де X – число, що може набувати значення 1 або 0 (визначається з діаграм)

Кількість імпульсів N в десятковій, двійковій і шістнадцятковій системах для верхньої межі вимірювання f_{max} наведено в табл. 10П2.
Таблиця 10П.2 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів N

2^4	2^{3}	2^2	2^{1}	2^{0}
16	8	4	2	1
X	X	Х	X	Х

N = X X X X X B - удвійковій N = 16 X +8 X + 4 X + 2 X + 1 X = 15 D - удесятковій N = 0F H - ушістнадцятковій

де Х – число, що може набувати значення 1 або 0 (визначається з діаграм)

1.3.3 Оцінювання похибки квантування

Внаслідок заміни аналогової величини f_X , що має нескінченну кількість значень в діапазоні її зміни від f_{min} до f_{max} , обмеженою кількістю N виникає похибка квантування:

$$\delta_{\kappa} = \frac{1}{N} \cdot 100\% =$$

Оцінимо для кожного піддіапазону значення відносної похибки квантування:

$$\delta_{\kappa I} = \frac{100\%}{N_{I}} = __{\%} \% . \qquad \delta_{\kappa II} = \frac{100\%}{N_{II}} = __{\%} \% . \qquad \delta_{\kappa III} = \frac{100\%}{N_{III}} = __{\%} \% .$$
$$\delta_{\kappa III} = \frac{100\%}{N_{III}} = __{\%} \% . \qquad \delta_{\kappa VI} = \frac{100\%}{N_{V}} = __{\%} \% . \qquad \delta_{\kappa VI} = \frac{100\%}{N_{VI}} = __{\%} \% .$$

В процесі квантування виникає абсолютна похибка, яку оцінюють як половину кроку квантування:

$$\Delta_{\kappa} = \frac{1}{2} \cdot h,$$

де *h* – крок квантування.

Оскільки в цьому цифровому перетворювачі невідомий період T_X квантує зразковий часовий інтервал t₀, то крок квантування:

$$h = T_x$$

Тому абсолютна похибка квантування:

$$\Delta_{\kappa} = \frac{1}{2} \cdot T_X$$

Для кожного піддіапазону значення абсолютної похибки квантування:

$$\Delta_{\kappa I} = \frac{1}{2} \cdot T_{XI} = \underline{\qquad} c \,. \qquad \Delta_{\kappa II} = \frac{1}{2} \cdot T_{XII} = \underline{\qquad} c \,. \qquad \Delta_{\kappa III} = \frac{1}{2} \cdot T_{XIII} = \underline{\qquad} c \,.$$

$$\Delta_{\kappa IV} = \frac{1}{2} \cdot T_{XIV} = \underline{\qquad} c . \qquad \Delta_{\kappa V} = \frac{1}{2} \cdot T_{XV} = \underline{\qquad} c . \qquad \Delta_{\kappa VI} = \frac{1}{2} \cdot T_{XVI} = \underline{\qquad} c .$$

Таблиця 10П.3 – Результати дослідження впливу частоти вхідного сигналу на точність перетворювача частоти в двійковий код

.....

	Експериментальні значення			Розрахункові значення		
<i>f_x</i> , Гц	İ	V	S %	N	\$ %	1 110
	двійк.	десятк.	0 _{K6} , 70	1 V	0 _{K6} , 70	⊿ _{кв,} мс
$f_{min} =$						
$f_{max} =$						

Рисунок 10П.4 – Теоретична та експериментальна статичні характеристики цифрового перетворювача частоти

Графічне визначення чутливості:

$$\Delta N = ; \Delta f_x = ; S = \frac{\Delta N}{\Delta f_x} =$$



квантування цифрового перетворювача частоти

Лабораторна робота № 11

ДОСЛІДЖЕННЯ ОПОСЕРЕДКОВАНОГО МЕТОДУ ТА АЛГОРИТМУ ПЕРЕТВОРЕННЯ ЧАСТОТИ В ДВІЙКОВИЙ КОД В СЕРЕДОВИЩІ ПРОГРАМНОГО ЗАБЕЗПЕЧЕННЯ МІСКО-САР

Мета роботи:

- 1. Опанувати методику дослідження принципу дії структурної схеми і часових діаграм роботи цифрових перетворювачів частоти у двійковий код, що реалізують опосередкований метод в середовищі програмного забезпечення Micro-Cap.
- 2. Вміти застосовувати на практиці методику оцінювання та експериментального дослідження основних статичних метрологічних характеристик цифрового перетворювача частоти у двійковий код, що реалізує опосередкований метод вимірювання

11.1 Суть опосередкованого методу перетворення частоти у двійковий код

У частотно-перетворювальній техніці основною характеристикою періодичного сигналу є період.

Періодом Т періодичного сигналу називається найменший інтервал часу, через який регулярно послідовно повторюється довільно вибране миттєве значення періодичного сигналу u(t).

Суть опосередкованого методу перетворювача частоти у двійковий код основано на підрахунку кількості N періодів зразкової частоти протягом невідомого періоду.

Значення вимірюваної частоти f_X визначають опосередковано за результатами прямих вимірювань періоду T_X

$$f_X = \frac{1}{T_X}$$

Суть опосередкованого методу перетворення частоти проілюстровано на рис. 11.1.



Рисунок 11.1 – Суть опосередкованого методу перетворення частоти

Наприклад: T₀ = 1 мс, N = 5 імп.

Тоді $T_X = T_0 \cdot N = 1 \text{мс} \cdot 5 \text{ імп} = 5 \text{ мс}$

Значення частоти f_X визначають опосередковано за результатами прямих вимірювань періоду T_X :

$$f_X = \frac{1}{T_X} = \frac{1}{5 \text{ mc}} = \frac{1}{5 \cdot 10^{-3} \text{ c}} = \frac{1000}{5} = 200 \,\Gamma \text{ g}.$$

11.2 Узагальнена структурна схема і фази перетворення вимірювальної інформації

Принцип дії перетворювача частоти у двійковий код, що реалізує опосередкований метод, основано на квантуванні невідомого періоду T_X періодами T_0 зразкової частоти f_0 , яку формує генератор зразкової частоти G.

Структурну схему цифрового перетворювача частоти у двійковий код, що реалізує опосередкований метод, наведено на рис. 11.2.



Рисунок 11.2 – Узагальнена структурна схема цифрового перетворювача частота-код

В наведеній схемі здійснюється така послідовність (фази) перетворення первинної вимірювальної інформації:

- Перетворення змінної напруги на постійну імпульсну;
- Формування імпульсів прямокутної форми;
- Виділення періоду для його прямих вимірювань;
- Квантування виділеного періоду імпульсами зразкової частоти;
- Лічба підрахунок двійковим лічильником кількості N зразкових імпульсів.

Перетворення змінної напруги на постійну імпульсну

Вхідна синусоїдна змінна напруга (U₋) діодом перетворюється на постійну (U₋) імпульсну. Далі з додатних півхвиль імпульсної напруги фо-

рмувачем F формуються імпульси прямокутної форми, логічні рівні яких відповідають рівням ТТЛ-логіки. Часові діаграми перетворення змінної напруги синусоїдної форми в імпульси прямокутної форми наведено на рис. 11.3.



Рисунок 11.3 – Перетворення змінної напруги в імпульси прямокутної форми

Виділення періоду

Щодо сигналів прямокутної форми, що прямують з частотою f_x , то лічильний тригер T є подільником цієї частоти на 2. На прямому і інверсному виходах тригера T (рис. 11.4) формуються логічні рівні «0» і «1», тривалості яких дорівнюють періоду T_x вимірюваної частоти f_x . Завдяки цьому лічильний тригер T отримав ще назву «пристрій виділення періоду». Пристрій виділення періоду реалізовано із D-тригера шляхом організації зворотного зв'язку з його інверсного виходу \overline{Q} на D-вхід.



Рисунок 11.4 – Часові діаграми роботи пристрою виділення періоду

Квантування періоду Т_х

Квантування періоду T_X вимірюваної частоти f_X періодами T_0 зразкової частоти f_0 відбувається (рис. 11.5) в логічній схемі «2-І».

Метрологічна операція квантування здійснюється в логічній схемі «2-І» шляхом порівняння невідомого періоду T_X з періодами T_0 зразкової частоти f_0

$$N = \frac{T_X}{T_0}.$$

Внаслідок цього порівняння неперервний аналоговий часовий інтервал T_X замінюють обмеженою цілою кількістю N зразкових часових інтервалів T_0 . Тому таку дію називають аналого-цифровим перетворенням, внаслідок якого аналогова величина T_X перетворюється на дискретизовану: $T_X = N \cdot T_0.$



Рисунок 11.5 – До питання квантування періоду

Лічба

Підрахунок кількості імпульсів N зразкових періодів T₀, які квантують невідомий період T_X здійснює двійковий лічильник CT2.

Процес лічби періодів T₀ двійковим лічильником CT2 наведено на рис. 11.6.



Рисунок 11.6 – Часові діаграми роботи двійкового лічильника СТ2

а кількість нарахованих ним імпульсів N в десятковій (D), двійковій (B) і шістнадцятковій (H) системах наведено в табл. 11.1.

Таблиця 11.1 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів N

2^4	2^{3}	2^2	2^{1}	2^{0}		
16	8	4	2	1		
1	1	0	0	1		
$N = 16 \cdot 1 + 8 \cdot 1 + 4 \cdot 0 + 2 \cdot 0 + 1 \cdot 1 = 25 D$ - у десятковій						
N = 1 1 0 0 1 B			- у двійк	овій		
N = 0 19 H			- у шістн	у шістнадцятковій		

Примітка.

В табл. 11.1 лічильник зафіксував двійковий код на 25-му імпульсі (на діаграмі виділено синім кольором).

11.3 Структурна схема і принцип дії

На рис. 11.7 наведено структурну схему цифрового перетворювача частоти в двійковий код, що реалізує наведені вище послідовності перетворення вимірювальної інформації.



Рисунок 11.7 – Структурна схема цифрового перетворювача частота-код

Основними складовими наведеної структурної схеми (рис. 11.7) є такі елементи.

Перетворювач змінної напруги в постійну імпульсну (U₋/ U₋) являє собою діод, а формувач F – тригер Шмідта.

Калібровані за амплітудою імпульси, що відповідають рівням логічної «1» і логічного «0» для ТТЛ-логіки, надходять на вхід пристрою виділення періоду ПВП, що являє собою лічильний тригер T, на прямому Q виході якого з вхідних сигналів частотою f_X формується вимірюваний період T_X . Тривалості імпульсів на прямому Q та інверсному \overline{Q} виходах ПВП однакові (меандр).

G – генератор зразкової частоти f_0 , що реалізують на базі кварцових резонаторів найчастіше з такими частотами: 1, 2, 2.5, 5, 10 МГц.

Період T_X в логічній схемі «2-І» квантується імпульсами зразкової частоти f_0 . Протягом кожного одиничного періоду T_X логічна схема відкрита одиничним рівнем цього сигналу. Імпульси f_0 із виходу генератора G через відкриту логічну схему «2-І» надходять на C-вхід двійкового лічильника CT2. Відбувається процес підрахунку імпульсів зразкової частоти f_0 протягом тривалості одиничного (лог. «1») імпульсу вимірюваного періоду T_X частоти f_X . Після закінчення кожного періоду T_X у лічильнику CT2 формується двійковий код

$$N_{\rm T} = \frac{T_{\rm X}}{T_0} = T_{\rm X} f_0 = \frac{f_0}{f_{\rm X}}.$$
 (11.1)

CT2 - двійковий лічильник, що підраховує кількість N_T періодів зразкової частоти f₀, що надходять на його лічильний С-вхід протягом періоду $<math>T_X$ вимірюваної частоти f_X. На схемі наведено 16-розрядний CT2 двійковий лічильник [2⁰...2¹⁵], виходи якого розділено на два байти вимірювальної інформації: молодший N[00...07] і старший N[08...15].

G1 – одновібратор, який за кожним заднім фронтом сигналу T_x формує сигнал (рис. 11.8) строб запису СТРА в буферні регістри (порти) програмованого паралельного інтерфейсу PPI.



Рисунок 11.8

Двійкові коди з вимірювальною інформацією в молодшому N[00...07] і старшому N[08...15] байтах за сигналом СТРА запам'ятовуються в каналах КА і КВ програмованого паралельного інтерфейсу РРІ. Цим самим імпульсом в стан логічної «1» встановлюється прапорець в розряді КС[04] каналу КС.

Керівний сигнал Уст «0» (Reset) подається на R-входи усіх елементів пам'яті цієї схеми (T, CT2, PPI).

За сигналом Уст «0», що надходить з виходу каналу КС00, тригер Т, лічильник СТ2 і паралельний інтерфейс РРІ набувають стану логічного «0». Рівнем логічного нуля закрито логічну схему «2-І». Тому імпульси зразкової частоти f₀ не надходять на вхід двійкового лічильника СТ2.

Отже, на відміну від методу прямого перетворення частоти, в якому здійснюється однократний режим вимірювання, в методі опосередкованого перетворення має місце циклічний режим.

Оскільки результат вимірювання можна отримати в кожному періоді, то він і отримав назву частотоміра миттєвих значень.

11.4 Основні статичні характеристики

Останнє співвідношення (11.1) є рівнянням перетворення цифрового перетворювача частоти в двійковий код, що реалізує опосередкований метод, а графічне його подання (статична характеристика) наведено на рис. 11.9.

З рівняння перетворення (11.1) отримаємо залежність для визначення числового значення вимірюваної частоти

$$f_X = \frac{f_0}{N_T},$$
 (11.2)

в якій відомими є f_0 – значення частоти квантування на виході генератора G, N_T – кількість імпульсів у двійковому лічильнику CT2.

Розмірність цього рівняння не викликає сумніву

$$f_{X}[\Gamma \mu] = \frac{f_{0}[\Gamma \mu]}{N_{T}[\text{безрозмірна}]} = [\Gamma \mu]$$

Значення похибки квантування для цього цифрового перетворювача частоти визначається так:



 $\delta_{\rm KT} = \frac{1}{N_{\rm T}} 100\% = \frac{1}{T_{\rm X} f_0} 100\% = \frac{f_{\rm X}}{f_0} 100\% . \tag{11.3}$

Аналіз (рис. 11.10) рівняння похибки квантування (11.3) показує, що можливим шляхом зменшення δ_{KT} є збільшення частоти квантування f_0 і вимірюваної величини T_X . Збільшення частоти f_0 обмежене швидкодією елементної бази, на якій реалізується перетворювач частоти. Тому для зменшення цієї складової похибки для фіксованих T_0 і T_X квантують не один, а декілька періодів невідомої частоти.

Крім похибки квантування в такому перетворювачі виникає похибка δ_{G} , зумовлена нестабільністю частоти кварцового резонатора G, що зумовлена часовою і температурною залежностями, а також похибкою виділення періоду.

З рівняння перетворення (11.1) отримаємо рівняння чутливості, взявши похідну від вихідної величини N_T до вхідної f_X

$$S = \frac{dN_T}{df_X} = -\frac{f_0}{f_X^2} \Longrightarrow \text{var}. \qquad (11.4)$$

Оскільки статична характеристика цього перетворювача (рис. 11.9) нелінійна (квадратична), то його чутливість змінюється в усьому діапазоні вимірюваної частоти f_x і залежна від неї.

Знайдемо нижню і верхню межі вимірювань. Нижня межа вимірювань обмежена максимальною ємністю $N_{max} = 2^n$ двійкового лічильника CT2 і визначається так

$$N_{\max} = \frac{f_0}{f_X} \implies 2^n = \frac{f_0}{f_{x\min}} \implies f_{x\min} = \frac{f_0}{2^n}.$$
 (11.5)

Вплив розрядності п двійкового лічильника на значення нижньої межі вимірювання наведено на рис. 11.11.

Для визначення верхньої межі вимірювання задаємося нормованим значенням похибки квантування $\delta_k = \delta_{kH}$ і знайдемо f_{xmax} :

$$\delta_{KH} = \frac{\mathbf{f}_{X\max}}{\mathbf{f}_0} 100\% \Longrightarrow f_{X\max} = \frac{\delta_{KH} \mathbf{f}_0}{100\%}.$$
(11.6)

Залежність верхньої межі вимірювання від нормованого значення похибки квантування в межах її зміни від 0.1 % до 0.2 % наведено на рис. 11.12.



Рисунок 11.11

Рисунок 11.12

Галузь застосування цифрового перетворювача частоти у двійковий код, що реалізує опосередкований метод – вимірювання низьких та інфранизьких частот (від одиниць Гц до одиниць кГц).

Висновки:

- 1. В опосередкованому методі перетворення частоти у двійковий код здійснюються такі фази перетворення інформації:
- 1.1. Перетворення змінної синусоїдної напруги на постійну у вигляді прямокутних імпульсів.
- 1.2. Перетворення частоти f_X на період T_X ;
- Аналого-цифрове перетворення в логічній схемі «2-І» шляхом квантування невідомого періоду Т_X (імпульсами) періодами T₀ зразкової частоти f₀;
- 1.4. Лічба кількості N періодів T₀ протягом вимірюваного періоду T_x у двійковому лічильнику CT2;
- 1.5. Передача паралельного коду із цифрових виходів N[00...15] двійкового лічильника СТ2 за допомогою програмованого па-

ралельного інтерфейсу в акумулятор мікропроцесорної системи;

- **1.6.** Запам'ятовування молодшого N[00...07] і старшого N[08...15] байтів двійкового коду в оперативній пам'яті МПС;
- 1.7. Числове перетворення двійкового коду N в значення частоти з одиницею вимірювання Гц.
- 2. Опосередкований метод перетворення частоти у двійковий код також можливо реалізувати апаратно, програмно, програмноапаратно. Наприклад, на основі програмованого таймера, що є обов'язковою складовою усіх мікроконтролерів.

ХІД РОБОТИ

1.1 Дослідження принципу формувача прямокутних імпульсів з виділенням періоду

• Запустіть програмний засіб Місго-Сар.

• Складіть схему формувача прямокутних імпульсів (див. рис. 10.3). Для цього на робочому полі розмістіть джерело напруги (елемент Voltage source V), тригер Шмідта (елемент Shmitt з вкладок Analog Primitives / Macros / Blocks), D – тригер (елемент DFF з вкладок Digital Primitives / Enge-Triggered Flip-Flops), два елементи логічної одиниці (елемент Pullup з вкладок Digital Primitives / Pullups/Pulldowns) та з'єднайте як показано на рис. 11.13.



Рисунок 11.13 – Модель для дослідження формувача прямокутних імпульсів

• Подвійним натисканням миші на елементі *Voltage source (V)* відкрийте діалогове меню (рис. 11.14) та задайте у ньому такі параметри:

- форма сигналу: синусоїдна (вкладка SIN);
- амплітуда (*AC magnitude* та *VA*): 100 В;
- частота (**F0**): значення *f_{min}* з таблиці 11.2 відповідно до вашого варіанта;
- решта параметрів нульова (рис. 11.14)

N⁰ Ban.	f_{min}	f_{max}	T_{θ}	№ вар.	f_{min}	f_{max}	T_{θ}
1	100 Гц	500 Гц	320 мкс	10	500 Гц	2500 Гц	75 мкс
2	150 Гц	500 Гц	240 мкс	11	550 Гц	2500 Гц	60 мкс
3	200 Гц	1000 Гц	160 мкс	12	600 Гц	2500 Гц	60 мкс
4	250 Гц	1000 Гц	125 мкс	13	650 Гц	2500 Гц	50 мкс
5	300 Гц	1500 Гц	120 мкс	14	700 Гц	3000 Гц	50 мкс
6	350 Гц	1500 Гц	100 мкс	15	750 Гц	3000 Гц	50 мкс
7	400 Гц	1600 Гц	80 мкс	16	800 Гц	4000 Гц	40 мкс
8	450 Гц	2000 Гц	75 мкс	17	1000 Гц	3000Гц	40 мкс
9	1500 Гц	4500 Гц	30 мкс	18	1200 Гц	3600 Гц	30 мкс
HE Vo	ltage Source						×
	Name Value VALUE Show DC 0 AC 5 0 Sin 0 100 50 0 (Display Shape Pin Markers Pin Names Pin Names Pin Numbers Value Condition						
PART=V1 VALUE=DC 0 AC 5 0 Sin 0 100 50 0 0 0deg SMOKE= COST= POWER= SHAPEGROUP=Default							

Таблиця 11.2 – Варіанти завдань до лабораторної роботи

🔽 Help Bar File Link None Pulse Sin Exp PWL SFFM Noise Gaussian Define AC magnitude 5 DC 0 AC Phase 0 vo 0 VA 5 F0 50 DF 0 TD 0 PH 0deg Default Typical Damped PhaseA PhaseB PhaseC

Delete

Columns 3

Browse ...

Help...

Default Settings

Save Settings

-

Add

Syntax...

-

OK

New

Enabled

Cancel

Find,

TRUE

Font...

Plot,

Рисунок 11.14 – Налаштування елемента Voltage Source

• Подвійним натисканням миші на елементі Schmitt trigger відкрийте його діалогове меню (рис. 11.14) та задайте у ньому такі параметри:

X1=1; X2=1; Y1=1; Y2=3; ROUT=1; SIGN=1.

• Відобразіть зображення часових діаграм роботи схеми за допомогою меню *Analysis – Transient*. В діалоговому вікні (рис. 11.15) встановіть такі дані:

- час моделювання (Maximum Run Time) – 2-3 періоди частоти

вхідної напруги ($t=(2..3)T_{min}=(2..3)/f_{min}$).

- назви сигналів, що відповідають назвам мереж (in, Ud та Out) або номерам відповідних вузлів в полі функцій для відображення графіка (Y Expression)

Transient Analysis Limits	- 61			2 D	×
Run Add Delete	Expend Stepping	PSS Properties Help	9 0 2		
Maximum Run Time $t = (23)/f_{x\min}$ Output Start Time (tstart) 0	Run Options State Variable	Normal • S Zera •			
Maximum Time Step	P Operating	Point C Accumulate Plots			
Number of Points 51	T Operating	Point Only T Flored Time Step:			
Temperature Linear • 27	Auto Scale	Ranges IT Periodic Steady State			
Retrace Runs					
T Ignore Expression Errors Page P	X Expression	YExpression	X Range	Y Range	1>
S 📰 🔚 🛄 🚺	T	v(Jin)	AutoAlways	AutoAlways	
S III III 2	T	v(fic)	AutoAlways	AutoAlways	-
S III III 3	1	v(Tx)	AutoAlways	AutoAlways	-

Рисунок 11.15 – Налаштування аналізу перехідних процесів

• Зробіть screenshots екрана, на якому наведено схему і часові діаграми роботи формувача, та подайте ці результати в Протоколі на рис. 11П.1.

• Проаналізуйте отримані часові діаграми, порівняйте їх з теоретичними (див. рис. 10.3) та зробіть висновки за результатами цього досліду.

1.2 Дослідження принципу роботи перетворювача частоти в двійковий код

• До уже складеної у першому досліді частини схеми додайте такі елементи:

- генератор тактових імпульсів (елемент *DClock* з вкладок *Digital Primitives / Stimulus Generators*);
- елемент логічного «І» з двома входами (елемент And2 з вкладок Digital Primitives / Standard Gates / And Gates);
- D тригер (елемент DFF з вкладок Digital Primitives Enge-Triggered Flip-Flops);
- два елементи логічної одиниці (елемент *Pullup* з вкладок *Digital Primitives / Pullups/Pulldowns*);
- 7-розрядний двійковий лічильник (елемент 74HC4024 з вкладок Digital Library / 74xx1000- – 4002-);
- логічний елемент «НЕ» (елемент *Inverter* з вкладок *Digital Primitives / Standard Gates / Inverters*).

Розмістіть їх на робочому полі та з'єднайте за прикладом, поданим на рис. 11.16.

Таким чином, отримана схема є електронною моделлю перетворювача частоти у двійковий код, структурну схему якої подано на рис. 11.5.

• Задайте тривалість імпульсу (параметр **ONEWIDTH**) та тривалість

паузи (параметр **ZEROWIDTH**) генератора тактових імпульсів **DClock** такими, що дорівнюють половині значення періоду T_0 генератора зразкової частоти з таблиці 11.2 відповідно до вашого варіанта.

• За допомогою меню аналізу перехідних процесів (*Analysis* – *Transient*) відобразіть зображення часових діаграм роботи схеми таких величин: синусоїдна напруга невідомої частоти, сигнал прямокутної форми з невідомою частотою, виділений у формі прямокутного імпульсу період, сигнал генератора зразкової частоти, And - вхід лічильника, сигнали вихідних розрядів лічильника Q0, Q1, Q2, Q3, Q4, задавши в діалоговому вікні назви мереж (Uin, fx, Tx, T0, And, Q0, Q1, Q2, Q3, Q4 відповідно до рис. 11.16) або відповідні номери вузлів. Приклад налаштування аналізу перехідних процесів подано на рис. 11.17.



Рисунок 11.16 – Модель для дослідження перетворювача частоти в двійковий код

Maximum Run Time Output Start Time (Istart) Maximum Time Step Number of Points Temperature Retrace Runs	$\begin{array}{c} t = (23)/f_{x\min} \\ 0 \\ 0 \\ 51 \\ 27 \\ 1 \end{array}$	Bun Option State Varial Ø Operati Ø Operati Ø Auto Sc	s Normal bites Zero ing Point Accumulate Plots ng Point Plotd Time Rep ale Ranges Periodic Steady State	_	
Ignore Expression Errors	s Page P	X Expression	YExpression	X Range	Y Range
o 💷 🔤 🖬 🗉	. 1	ſ	(v(Lin)	AutoAlways	AutoAhnays
📖 📰 📰	. 2	T	v(fx)	AutoAlwaya	AutoAlmays
o 🔟 🗐 🛄	. 3	T	v(Tx)	AutoAlways	AutoAlmays
. 🖽 🔳 📰 .	. 3	T	v(To)	AutoAlways	AutoAlways
. 💷 🎫 🛄	. 3	T	v(And)	AutoAlways	AutoAlways
. 📖 🔜 📰	. 3	T	v(Q0)	AutoAlways	AutoAlmays
S 💷 📟 🛄	. 3	T	(v(Q1)	AutoAlways	AutoAlmays
. 🖽 📰 📰 .	. 3	T	v(q2)	AutoAlways	AutoAlways
5 🔳 🔳 🛄	. 3	T	v(Q3)	AutoAlways	AutoAlways
S 🔳 🔳 🔳	. 3	T	v(Q4)	AutoAlways	AutoAlways
Cana land man termi	I C		-	A do Aleave	AutoAlmays

Рисунок 11.17 – Вікно налаштувань аналізу перехідних процесів

• Зробіть screenshots екрана, на якому наведено схему і часові діа-

грами роботи формувача для двох значень частоти синусоїдної напруги f_{min} і f_{max} та подайте ці результати в Протоколі на рис. 11П.2 та 11П.3.

• Проаналізуйте отримані часові діаграми, порівняйте їх з теоретичними (див. рис. 10.3 та 10.6) та зробіть висновки за результатами проведеного досліду.

1.3 Дослідження впливу частоти вхідного сигналу на точність перетворювача частоти в двійковий код

• Розбийте заданий інтервал вимірювальної частоти від f_{min} до f_{max} на 6-10 рівномірних інтервалів. Проміжні значення частот запишіть у таблиці 11П.1 Протоколу.

• В моделі у вікні налаштування генератора напруги Voltage source (див. рис. 10.14) почергово задайте значення частот вхідної напруги занесені до таблиці 11П.1 у попередньому пункті. Для кожного значення частоти відобразіть на екрані часові діаграми для тих самих вузлів, що й в попередньому розділі, та за ними визначте кількість імпульсів зразкової частоти, підраховану двійковим лічильником за період вхідної синусоїдної напруги. Результати занесіть до Протоколу у таблиці 11П.1.

• Для кожного значення частоти вхідної напруги визначте експериментальне значення похибки квантування. Результати занесіть до таблиці 11П.1 протоколу.

2 Обробка результатів дослідження

2.1 Для свого варіанта за заданим значенням періоду сигналу генератора зразкової частоти T_0 записати в аналітичному вигляді рівняння перетворення та рівняння похибки квантування.

2.2 За допомогою отриманих у п. 2.1 теоретичних рівнянь розрахувати кількість імпульсів двійкового лічильника та похибку квантування для тих значень виміряної частоти, що й у досліді. Результати занести до таблиці 11П.1 Протоколу.

2.3 Розрахувати абсолютну похибку квантування як різницю між теоретичною та експериментальною кількістю імпульсів двійкового лічильника. Результати занести до таблиці 11П.1 Протоколу.

2.4 В одній системі координат побудувати теоретичну та експериментальну статичну характеристику та порівняти їх.

2.5 За допомогою отриманих статичних характеристик графічним способом визначити значення чутливості всередині діапазону вхідної частоти та порівняти його зі значенням, отриманим теоретичним шляхом.

2.6 В одній системі координат побудувати теоретичну та експериментальну залежність похибки квантування від вимірювальної частоти та порівняти їх.

2.7 Проаналізуйте отримані результати та зробіть висновки до роботи.

КОНТРОЛЬНІ ПИТАННЯ І ЗАВДАННЯ

1. Сформулюйте фізичний ефект, який покладено в основу роботи перетворовача частота-код, що реалізує опосередкований метод.

2. Наведіть узагальнену структурну схему та принцип дії такого перетворювача частота-код.

3. Графічно проілюструйте і поясніть суть квантування невідомого періоду.

- 4. Яка операція виконується в процесі квантування?
- 5. Як оцінити абсолютну похибку квантування?
- 6. Виведіть рівняння перетворення.
- 7. Як перевірити розмірність рівняння перетворення?

8. Отримайте рівняння відносної похибки квантування для цього перетворовача частота-код.

9. Як з рівняння перетворення визначають значення вимірюваної частоти?

10. Покажіть шляхи зменшення похибки квантування.

11. Якою залежністю пов'язані між собою вимірювана частота f_X і похибка квантування в опосередкованому методі перетворення частоти у двійковий код? Обґрунтуйте пояснення, використавши аналітичне і графічне подання похибки квантування.

12. Поясніть, використавши рівняння (11.4), що є причиною залежності чутливості від вимірюваної частоти в опосередкованому методі?

13. Виведіть аналітичну залежність для оцінювання нижньої межі вимірювання.

14. Виведіть аналітичну залежність для оцінювання верхньої межі вимірювання.

15. Перетворювачем частота-код, що реалізує опосередкований метод, здійснено вимірювання частоти f_X . Її період проквантовано імпульсами зразкової частоти $f_0=524288$ Гц. Визначіть нижню межу вимірювання fx min, якщо в структурній схемі перетворювача застосовано бінарний лічильник розрядністю n=16. Наведіть структурну схему та принцип його дії.

16. Перетворювачем частота-код, що реалізує опосередкований метод, здійснено вимірювання частоти f_X . Частота квантування $f_0=100$ кГц, а кількість імпульсів у двійковому лічильнику N=1000. Наведіть структурну схему перетворювача та визначіть значення вимірюваної частоти.

17. Перетворювачем частота-код, що реалізує опосередкований метод, здійснено вимірювання частоти f_X . Частота квантування $f_0=1$ МГц. Визначіть верхню межу вимірювання f_x max, для якої відносна похибка квантування не перевищує $\delta_k \leq 0.1\%$. Наведіть структурну схему роботи перетворювача частоти.

18. Перетворювачем частота-код, що реалізує опосередкований метод, здійснено вимірювання частоти fx=10 Гц. Частота квантування f₀=100 кГц. Наведіть структурну схему перетворювача та визначіть відносну похибку квантування.

19. Перетворювачем частота-код, що реалізує опосередкований метод, здійснено вимірювання частоти fx=10...100 Гц. Частота квантування f₀=1000 кГц. Наведіть структурну схему перетворювача та визначіть мінімальну і максимальну чутливості в цьому діапазоні вимірювання.

20. Перетворювачем частоти, що реалізує опосередкований метод, здійснено вимірювання частоти f_X = 100 Гц, а зразкова частота на виході кварцового резонатора становить f_0 = 1.0 МГц. Наведіть структурну схему перетворювача частоти. Визначіть значення кількості імпульсів N, що підрахує двійковий лічильник СТ2.

21. Яку зразкову частоту f_0 необхідно забезпечити на виході кварцового резонатора під час перетворення частоти $f_X \leq 100$ Гц у двійковий код опосередкованим методом, щоб забезпечити значення похибки квантування $\delta_k \leq 0.1$ %.

22. Поясніть, які дії виконуються під час ініціалізації програмних і апаратних засобів перетворювача частота-код.

23. Розкрийте суть програмного формування одиничних сигналів Уст «0», СТРА.

ЛІТЕРАТУРА

- 1. Кухарчук В. В. Основи метрології та електричних вимірювань : конспект лекцій. Частина II. Вінниця, 2020. 150 с.
- **2.** Основи метрології та електричних вимірювань : підручник / за ред. В. Кухарчука. Херсон : Олді-Плюс, 2013. 531 с.
- **3.** Основи метрології та електричних вимірювань : підручник / за ред. В. Кухарчука. Вінниця : УНІВЕРСУМ-Вінниця, 2011. 531 с.
- **4.** Основи метрології та вимірювальної техніки : підручник / за ред. Б. Стадника. Львів : Бескид-Біт, 2003. Т1, 2.

Протокол № 11

виконання лабораторної роботи № 11

«Дослідження опосередкованого методу та алгоритму перетворення частоти в двійковий код в середовищі програмного забезпечення Micro-Cap»

	Дата виконання:	· · · · · · · · · · · · · · · · · · ·
Викладач:	Виконавці: 1	
	2	
	3	
	1	Група

Група _____ Бригада № _____ Варіант № _____

Мета роботи:

1. Опанувати методику дослідження принципу дії структурної схеми і часових діаграм роботи цифрових перетворювачів частоти у двійковий код, що реалізують опосередкований метод в середовищі програмного забезпечення Micro-Cap.

2. Вміти застосовувати на практиці методику оцінювання та експериментального дослідження основних статичних метрологічних характеристик цифрового перетворювача частоти у двійковий код, що реалізує опосередкований метод вимірювання

Вихідні дані:

1.1 Результати дослідження принципу дії формувача прямокутних імпульсів



Рисунок 11П.1 – Схема і часові діаграми роботи формувача прямокутних імпульсів



Рисунок 11П.2 – Схема і часові діаграми роботи цифрового перетворювача частоти для значення f_{max}



Рисунок 11П.3 – Схема і часові діаграми роботи цифрового перетворювача частоти для значення f_{min}

1.3 Дослідження впливу частоти вхідного сигналу на точність перетворювача частоти в двійковий код

1.3.1 Теоретичні розрахунки:

Числове значення кроку квантування для ____ варіанта з табл. 11.2: $h = T_0 = ___ [мкс]$

Числове значення абсолютної похибки квантування:

$$\Delta_{\kappa} = \frac{1}{2} \cdot h = \frac{1}{2} \cdot T_0 \left[\mathcal{MKC} \right]$$

Значення періоду на діапазоні зміни вимірюваної частоти (від f_{min} до $f_{\text{max}})$

$$T_{XI} = \frac{1}{f_{XI}} \begin{bmatrix} M \kappa c \end{bmatrix}$$

$$T_{XII} = \frac{1}{f_{XII}} = - \begin{bmatrix} M \kappa c \end{bmatrix};$$

$$T_{XIII} = \frac{1}{f_{XII}} = - \begin{bmatrix} M \kappa c \end{bmatrix};$$

$$T_{XIII} = \frac{1}{f_{XIII}} = - \begin{bmatrix} M \kappa c \end{bmatrix};$$

$$T_{XIV} = \frac{1}{f_{XIV}} = - \begin{bmatrix} M \kappa c \end{bmatrix};$$

$$T_{XV} = \frac{1}{f_{XV}} = - \begin{bmatrix} M \kappa c \end{bmatrix};$$

$$T_{XVI} = \frac{1}{f_{XVI}} = - \begin{bmatrix} M \kappa c \end{bmatrix};$$

На підставі процедури квантування, що здійснюється порівнянням вимірюваного T_X і зразкового T_0 періодів, запишемо рівняння перетворення

$$N = \frac{\mathrm{T}_{\mathrm{X}}}{\mathrm{T}_{\mathrm{0}}} ,$$

Або $N = \frac{1}{T_0 \cdot f_x} =$

Чутливість перетворювача частоти у двійковий код:

$$S = \frac{dN}{df_{\rm X}} = -\frac{1}{{\rm T}_0 \cdot {f_{\rm X}}^2} = |f_{\rm X}| = -\frac{1}{{\rm T}_0 \cdot {f_{\rm X}}^2} = |f_{\rm X}| = -\frac{1}{{\rm T}_0 \cdot {f_{\rm X}}^2} = |f_{\rm X}| = -\frac{1}{{\rm T}_0 \cdot {f_{\rm X}}^2} = |f_{\rm X}| = -\frac{1}{{\rm T}_0 \cdot {f_{\rm X}}^2} = |f_{\rm X}| = -\frac{1}{{\rm T}_0 \cdot {f_{\rm X}}^2} = |f_{\rm X}| = -\frac{1}{{\rm T}_0 \cdot {f_{\rm X}}^2} = |f_{\rm X}| = -\frac{1}{{\rm T}_0 \cdot {f_{\rm X}}^2} = |f_{\rm X}| = -\frac{1}{{\rm T}_0 \cdot {f_{\rm X}}^2} = |f_{\rm X}| = -\frac{1}{{\rm T}_0 \cdot {f_{\rm X}}^2} = |f_{\rm X}| = -\frac{1}{{\rm T}_0 \cdot {f_{\rm X}}^2} = |f_{\rm X}| = -\frac{1}{{\rm T}_0 \cdot {f_{\rm X}}^2} = -\frac{1}{{T}_0 \cdot {f_{\rm X}}^2} = -$$

Для кожного виділеного піддіапазону кількість імпульсів, що квантують невідомий період:

$$N_{I} = \frac{T_{XI}}{T_{0}} = \underline{\qquad} i M n. \qquad N_{II} = \frac{T_{XII}}{T_{0}} = \underline{\qquad} i M n. \qquad N_{III} = \frac{T_{XIII}}{T_{0}} = \underline{\qquad} i M n.$$
$$N_{IV} = \frac{T_{XIV}}{T_{0}} = \underline{\qquad} i M n. \qquad N_{V} = \frac{T_{XV}}{T_{0}} = \underline{\qquad} i M n. \qquad N_{VI} = \frac{T_{XVI}}{T_{0}} = \underline{\qquad} i M n.$$

Рівняння для оцінювання відносної похибки квантування:

$$\delta_{K} = \frac{1}{N} \cdot 100\% .$$

Для кожного виділеного піддіапазону значення відносної похибки квантування:

	•••••	
$\delta_{_{KIV}} = \frac{100\%}{N_{_{IV}}} = \{_{VIV}} \%$.	$\delta_{KV} = \frac{100\%}{N_V} =\%$.	$\delta_{_{KVI}} = \frac{100\%}{N_{_{VI}}} = \{\%} $.
$\delta_{KI} = \frac{100\%}{N_{I}} = \{\%} $.	$\delta_{\rm KII} = \frac{100\%}{N_{\rm II}} = \{\rm M} \%$.	$\delta_{\rm KIII} = \frac{100\%}{N_{\rm III}} = \\%$.

Результати теоретичних розрахунків зведено до табл. 11П.1.

Таблиця 11П.1 – Результати дослідження впливу частоти вхідного сигналу на точність перетворювача частоти в двійковий код

	Експериментальні значення			Розрахункові значення		
<i>f_x</i> , Гц	Ι	V	S 0/	λ7	\$ 0/	1 110
	двійк.	десятк.	0 _{K6} , 70	18	O _{K6} , 70	⊿ _{кв,} мс
$f_{min} =$						
$f_{max} =$						

1.3.2 Експериментальне визначення кількості імпульсів

Кількість імпульсів N в десятковій, двійковій і шістнадцятковій системах для нижньої межі вимірювання f_{min} наведено в табл. 11П.2.

Таблиця 11П.2 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів N

2^{4}	2^3	2^2	2^{1}	2^0
16	8	4	2	1
Х	Х	Х	Х	Х

N = 1 1 1 1 1 B — удвійковій N = 16 X +8 X + 4 X + 2 X + 1 X = 15 D — удесятковій

N = 0F H – у шістнадцятковій

де Х – число, що може набувати значення 1 або 0 (визначається з діаграм)

Кількість імпульсів N в десятковій, двійковій і шістнадцятковій системах для верхньої межі вимірювання f_{max} наведено в табл. 11П.3.

Таблиця 11П.3 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів N

2^4	2^{3}	2^2	2^{1}	2^{0}
16	8	4	2	1
X	X	X	X	X

N = X X X X X B — удвійковій N = 16 X +8 X + 4 X + 2 X + 1 X = 15 D — удесятковій N = 0F H — ушістнадцятковій

де Х – число, що може набувати значення 1 або 0 (визначається з діаграм)

На підставі числових значень, занесених в табл. 11П.1, побудуємо статичні теоретичну і експериментальну характеристики (рис. 11П.4).



Рисунок 11П.4 – Теоретична та експериментальна статичні характеристики цифрового перетворювача частоти

Графічне визначення чутливості:

$$\Delta N = ; \quad \Delta f_x = ; \quad S = \frac{\Delta N}{\Delta f_x} =$$

Експериментальну і теоретичну залежності похибки квантування наведено на рис. 11П.5.

. . .



Рисунок 11П.5 – Теоретична та експериментальна залежності похибки квантування цифрового перетворювача частоти

Лабораторна робота № 12

ДОСЛІДЖЕННЯ МЕТОДУ ТА АЛГОРИТМУ ЧАС-ІМПУЛЬСНОГО ПЕРЕТВОРЕННЯ РІЗНИЦІ ФАЗ В ДВІЙКОВИЙ КОД В СЕРЕДОВИЩІ ПРОГРАМНОГО ЗАБЕЗПЕЧЕННЯ МІСКО-САР

Мета роботи:

- 1. Опанувати методику дослідження принципу дії структурної схеми і часових діаграм роботи цифрових перетворювачів різниці фаз у двійковий код, що реалізують метод час-імпульсного перетворення в середовищі програмного забезпечення Micro-Cap.
- 2. Вміти застосовувати на практиці методику оцінювання та експериментального дослідження основних статичних метрологічних характеристик цифрового перетворювача різниці фаз у двійковий код, що реалізує метод часімпульсного перетворення

12.1 Суть методу час-імпульсного перетворення

Фаза (від латинського phasis – «поява») – характеризує стан коливального процесу в кожен момент часу.

Різницею фаз ϕ_X двох гармонічних коливань

$$u_{1}(t) = U_{m1} \sin(\omega t + \varphi_{1}) \mathbf{i}$$

$$u_{2}(t) = U_{m2} \sin(\omega t + \varphi_{2})$$

називають різницю їхніх початкових фаз $\phi_X = \phi_2 - \phi_1$ за однакової частоти ($\omega = 2\pi f$, f = const).

Одиниця вимірювання: градуси або радіани.

Графічне подання різниці фаз двох гармонічних коливань напруги наведено на рис. 12.1, з якого видно, що одним із методів вимірювання різниці фаз є її перетворення в часовий інтервал.



Рисунок 12.1 – До поняття різниця фаз

Якщо здійснити перетворення $\phi_X \to t_X$ в кожному періоді вимірюваної величини і квантувати цей часовий інтервал t_X імпульсами зразкової частоти f_0 , то матимемо цифровий перетворювач різниці фаз у двійковий код. Оскільки різницю фаз перетворюють в часовий інтервал, який квантують імпульсами зразкової частоти, то метод отримав назву *часімпульсного перетворення*.

12.2 Узагальнена структурна схема і фази перетворення інформації

Принцип дії цифрових перетворювачів різниці фаз в двійковий код, що реалізують опосередкований метод, основано на перетворенні різниці фаз ϕ_X двох періодичних сигналів однакової частоти у часовий інтервал t_X в моменти їхнього переходу через нульовий рівень з похідними однакового знака та наступним його квантуванням імпульсами зразкової частоти f_0 .

З огляду на те, що квантування (вимірювання) часового інтервалу відбувається в кожному періоді, такий перетворювач інформації отримав назву «цифровий перетворювач різниці фаз миттєвих значень».

Узагальнену структурну схему цифрового перетворювача різниці фаз миттєвих значень, яка пояснює основні фази перетворення інформації, наведено на рис. 12.2.

До таких фаз відносять:

- 1. Вимірювальне перетворення різниці фаз в часовий інтервал;
- 2. Квантування;
- 3. Лічба.



Рисунок 12.2 – Узагальнена структурна схема цифрового перетворювача різниці фаз в двійковий код

Основними елементами перетворювача різниці фаз в двійковий код є такі:

- G генератор зразкової частоти f₀, реалізований на базі кварцових резонаторів (найчастіше з такими частотами: 1, 2, 2.5, 5, 10 МГц);
- ВП вимірювальний перетворювач різниці фаз φ_X в часовий інтервал t_X;
- Логічна схема «2-І», в якій здійснюється квантування часового інтервалу t_X, пропорційного вимірюваній різниці фаз φ_X, періодами T₀ зразковою частотою f₀;
- СТ2 двійковий лічильник, що підраховує кількість N періодів T₀ зразкової частоти f₀, що надходять на його лічильний C-вхід протягом часового інтервалу t_X, пропорційного різниці фаз φ_X. На

схемі наведено 16-розрядний двійковий лічильник [2⁰...2¹⁵], виходи якого розділено на два байти вимірювальної інформації: N[00...07] і N[08...15].

Перетворення різниці фаз в часовий інтервал

Метрологічна операція перетворення різниці фаз двох синусоїдних напруг в часовий інтервал здійснюється за допомогою двох формувачів F_1 , F_2 , двох одновібраторів G_1 , G_2 і RS-тригера (рис. 12.3).

Із вхідних синусоїдних змінних напруг $U_1(t)$, $U_2(t)$ відповідні формувачі (тригери Шмідта) F_1 , F_2 формують імпульси прямокутної форми, логічні рівні яких відповідають рівням ТГЛ-логіки.



Рисунок 12.3 – Структурна схема перетворювача різниці фаз в часовий інтервал

Із згенерованих імпульсів прямокутної форми відповідні одновібратори G₁, G₂ за їхніми передніми фронтами формують короткі додатні прямокутні керівні імпульси, що поступають відповідно на S і R входи тригера T. Часові діаграми перетворення різниці фаз двох змінних напруг синусоїдної форми в часовий інтервал наведено на рис. 12.4.



Рисунок 12.4 – Часові діаграми перетворювача різниці фаз в часовий інтервал

Подамо математично цю фазу перетворення різниці фаз в часовий інтервал.

Оскільки різниця фаз ϕ_X , що вимірюється, є різницею початкових фаз двох напруг $u_1(t)$ і $u_2(t)$, то

$$\phi_X = \phi_2 - \phi_1 = \omega t_2 - \omega t_1 = \omega (t_2 - t_1) = \omega t_X = 2\pi f_X t_X.$$
(12.1)

З останнього рівняння видно, що часовий інтервал t_x функціонально пов'язаний з вимірюваною різницею фаз такою залежністю

$$t_X = \frac{\phi_X}{2\pi f_X},\tag{12.2}$$

якщо одиницею вимірювання різниці фаз є радіан, і

$$t_{X} = \frac{\phi_{X}}{360 f_{X}}$$
(12.3)

якщо одиницею вимірювання різниці фаз є градуси.

Наприклад:

 $\phi_{\rm X} = 45$ град = $(\pi/4)$ рад, f_X= 50 Гц. Тоді:

$$t_{X} = \frac{\phi_{X}}{2\pi f_{X}} = \frac{45 cpa\partial}{360 cpa\partial \cdot 50 \Gamma \mu} = \frac{45}{18} \cdot 10^{-3} = 2.5 \cdot 10^{-3} c = 2.5 \text{ mc};$$

$$t_{X} = \frac{\phi_{X}}{2\pi f_{X}} = \frac{0.25 \cdot \pi}{2 \cdot 50 \Gamma \mu \cdot \pi} = \frac{0.25}{100} = 2.5 \cdot 10^{-3} c = 2.5 \text{ mc}.$$

Квантування

В момент часу t₁ (коли напруга u₁(t) переходить через рівень нуля) на виході вимірювального перетворювача φ_X / t_X формується рівень логічної «1» (точка 3, рис. 12.5 і рис. 12.6), який відкриває раніше закриту логічну схему «2-І». Через відкриту логічну схему періоди T₀ зразкової частоти f₀ із виходу зразкового генератора G надходять на C-вхід (+1) двійкового лічильника CT2 (точка 4, рис. 12.5 і рис. 12.6).

У лічильнику СТ2 відбувається підрахунок (лічба) кількості періодів T_0 зразкової частоти f_0 за часовий інтервал t_x , пропорційний вимірюваній різниці фаз φ_x .

Процес квантування продовжується до моменту часу t_2 , коли напруга $u_2(t)$ не досягне значення 0 В.

В момент t_2 (коли напруга $u_2(t)$ переходить через нульовий рівень) на виході перетворювача ϕ_X / t_X формується рівень логічного «0», який і закриває раніше відкриту логічну схему «2-І». Тим самим зупиняється процес лічби: надходження імпульсів із частотою f_0 на С-вхід двійкового лічильника СТ2.



Основна операція, що виконується під час вимірювання, порівняння вимірюваної величини X і зразкової [x]



Рисунок 12.6 – Часові діаграми процесу квантування



Рисунок 12.7 – До питання квантування часового інтервалу t_x

Для такого перетворювача справедливими є такі позначення (рис. 12.7):

X $\xrightarrow{}_{\text{вимірювана}}$ t_x [x] $\xrightarrow{}_{\text{зразкова}}$ T_0

З урахуванням введених позначень метрологічна операція квантування здійснюється в логічній схемі «2-І» шляхом порівняння часового інтервалу t_X з періодами T_0 зразкової частоти f_0

$$N = \frac{t_X}{T_0}$$

Внаслідок цього порівняння неперервний аналоговий часовий інтервал t_X замінюють обмеженою цілою кількістю N зразкових часових інтервалів T_0 . Тому таку дію називають аналого-цифровим перетворенням, результат якого – аналогова величина t_X перетворюється в дискретизовану

$$t_{\rm X} = {\rm N} \cdot {\rm T}_0.$$

Протягом часового інтервалу t_X двійковий лічильник СТ2 підрахує таку кількість періодів T_0 зразкової частоти f_0

$$N = \frac{t_x}{T_0} = t_x f_0$$
(12.4)

Лічба

Процес лічби періодів зразкових періодів T₀ двійковим лічильником CT2 наведено на такому прикладі.

Приклад:

$$\varphi_{\rm X} = 45 \, \text{град} = \left(\frac{\pi}{4}\right) \text{ рад, } f_{\rm X} = 50 \, \Gamma \text{ц, } f_0 = 10^4 \, \Gamma \text{ц}$$

Тоді:
 $t_{\rm X} = \frac{\varphi_{\rm X}}{2-f_{\rm C}} = \frac{45 \, \text{град}}{260 \, \text{град}} = \frac{45}{18} \cdot 10^{-3} = 2.5 \cdot 10^{-3} \, \text{c} = 2.5 \, \text{мc};$

$$\frac{1}{2\pi f_X} = \frac{1}{360 \operatorname{rpad} \cdot 50 \operatorname{\Gammau}} = \frac{1}{18} \cdot 10$$

$$N = \frac{t_x}{T_0} = t_x f_0 = 2.5 \cdot 10^{-3} c \cdot 10^4 \ \Gamma \mu = 25 \ immediant{immedianter}$$

Кількість імпульсів N в десятковій, двійковій і шістнадцятковій системах наведено в табл. 12.1.

Таблиця 12.1 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів N

2^4	2^{3}	2^2	2^{1}	2^{0}
16	8	4	2	1
1	1	0	0	1
N =	8+4+2+0=	25 D –	у лесятковій	

N = 8 + 4 + 2 + 0 = 25 D	_	у десятковій
N = 1 1 0 0 1B	—	у двійковій
$\mathbf{N} = 019 \; \mathbf{H}$	—	у шістнадцятковій

Функція перетворення

f_o=10⁶ Гц

f_x=10² Гц

1.2 1.4 1.6 1.8 2 2.2 2.4 2.6

Рисунок 12.8

NoM

1

0.8

4500

4000·

3500 ;

3000-

2500-

2000 -

1500

1000

Підставимо значення t_x в проміжне рівняння перетворення (12.4) і матимемо остаточне рівняння перетворення різниці фаз в двійковий код

$$N = \frac{\varphi_{x} f_{0}}{2\pi f_{x}} = \frac{\varphi_{x} f_{0}}{360 f_{x}}, \qquad (12.5)$$

а його статична характеристика (рис. 12.8) буде лінійною.

Оскільки отримані рівняння перетворення будуть в подальшому використовуватися для оцінювання основних метрологічних статичних характеристик вимірювального каналу різниці фаз, то їхню достовірність підтвердимо розмірністю рівняння. Для відомих значень частот f_X і f_0 і кількості імпульсів $N_{\Phi M}$, зафіксованої у двійковому лічильнику СТ2, значення різниці фаз визначається як:

$$\phi_{\rm X} = \frac{N_{\phi M} \, 360 \, f_{\rm X}}{f_0} = \frac{N_{\phi M} \, 2\pi f_{\rm X}}{f_0}.$$
(12.6)

Для вимірювання різниці фаз у градусах

$$\varphi_{x}[град] = \frac{N_{\varphi M} [\text{безрозмірна }]360 [градус] \cdot f_{x} [\Gamma \mu]}{f_{0} [\Gamma \mu]}$$

і відповідно у радіанах

$$\varphi_{x}[pad] = \frac{N_{\varphi M} [\text{безрозмірн a}] 2\pi [padiah] \cdot f_{x} [\Gamma \mu]}{f_{0} [\Gamma \mu]}$$

Структурна схема і принцип дії

На рис. 12.9 наведено структурну схему цифрового перетворювача різниці фаз у двійковий код, в якій є вимірювальний перетворювач φ_X/t_X , генератор G зразкової частоти f₀; схему квантування з двійковим лічильни-ком CT2 доповнено паралельним інтерфейсом PPI 16-розрядного двійкового лічильника CT2 [2⁰...2¹⁵], виходи якого розділено на два байти вимірювальної інформації: молодший N[00...07] і старший N[8...15].



Рисунок 12.9 – Структурна схема інтерфейсу цифрового перетворювача різниці фаз у двійковий код

Двійкові коди з вимірювальною інформацією в молодшому N[00...07] і старшому N[08...15] байтах за сигналом СТРА запам'ятовуються в каналах КА і КВ програмованого паралельного інтерфейсу РІ.

Керівний сигнал Уст «0» (Reset) подається на R-входи тригера Т і двійкового лічильника СТ2 з виходу КС04 паралельного інтерфейсу PPI.

В цій схемі є також G1 – одновібратор, який за заднім фронтом сигналу часового інтервалу t_X формує (рис. 12.10) строб СТРА для запису в буферні регістри (порти) програмованого інтерфейсу РРІ та формування прапорця.



Рисунок 12.10

Вихідне положення. RS-тригер вимірювального перетворювача ϕ_X/t_X , тригери двійкового лічильника CT2 і буферні регістри програмованого інтерфейсу PPI знаходяться у стані логічного «0». Рівнем логічного нуля з виходу RS-тригера закрито логічну схему «2-І». Тому імпульси зразкової частоти f_0 не надходять на C-вхід двійкового лічильника CT2. Через це не відбувається і процес квантування часового інтервалу t_X імпульсами зразкової частоти f_0 .

Вимірювання. У момент переходу напруги $u_1(t)$ через рівень нуля на виході RS-тригера формується рівень логічної «1», який відкриває логічну схему «2-І». Через відкриту логічну схему імпульси зразкової частоти f_0 із виходу зразкового генератора G надходять на C-вхід двійкового лічильника CT2. Лічильник CT2 підраховує (лічба) кількість періодів T_0 зразкової частоти f_0 .

Процес вимірювання відбувається до моменту часу, коли напруга $u_2(t)$ не досягне значення 0 В. В момент переходу $u_2(t)$ через нульовий рівень на виході RS-тригера формується рівень логічного «0», який і закриває логічну схему «2-І». Тим самим припиняється надходження імпульсів із частотою f_0 на C-вхід двійкового лічильника CT2.

Кількість імпульсів зразкової частоти f₀, що надійшли до двійкового лічильника CT2 за часовий інтервал t_x, визначається так

$$N_{\phi_{\mathcal{M}}} = t_X f_0 = \frac{1}{2\pi} \frac{f_0}{f_X} \cdot \phi_x = \frac{1}{360} \frac{f_0}{f_X} \cdot \phi_X.$$
(12.7)

12.3 Основні статичні характеристики

Під час квантування часового інтервалу t_X періодами T_0 зразкової частоти f_0 виникає похибка квантування, яка залежить від часового зсуву між переднім і заднім фронтами часового інтервалу t_X і періодами квантування T_0 (рис. 12.11).



Рисунок 12.11

1, 2, ... N – відповідно 1-й і N-й імпульси, які потрапляють в двійковий лічильник (незаштриховані). Заштриховані – імпульси, що не надходять на вхід лічильника СТ2.

Абсолютна максимальна похибка квантування, що виникає від несинхронизації фронтів вимірюваного часового інтервалу t_X і фронтів імпульсів квантування T_0 визначається

$$\Delta_{\max} = \Delta_1 - \Delta_2 = \mathbf{N} \cdot \mathbf{T}_0 - \mathbf{t}_X = \frac{1}{2} \mathbf{T}_0 - \left(-\frac{1}{2} \mathbf{T}_0\right) = \pm \mathbf{T}_0 = \pm \mathbf{h} = \pm 1 \,\mathrm{Mp}\,,$$

де Δ_1, Δ_2 – відповідно додатна і від'ємна похибка квантування,

 $h = T_0 - \kappa p o \kappa \kappa в a h t y в a h н я,$

1 мр – одиниця молодшого розряду двійкового лічильника СТ2.

На підставі цього межа допуску основної похибки нормується у вигляді максимальної зведеної похибки

$$\delta_{\rm KT} = \frac{1}{N_{\rm \Phi M}} 100\% \ . \tag{12.8}$$

Підставимо в (12.8) значення N з рівняння перетворення (12.7), отримаємо рівняння відносної похибки квантування цифрового фазометра миттєвих значень, яке подається таким співвідношенням

$$\delta_{\mathrm{K}\Phi} = \frac{1}{N_{\Phi\mathrm{M}}} 100\% = \frac{2\pi}{\varphi_{\mathrm{X}}} \frac{f_{\mathrm{X}}}{f_0} 100\% = \frac{360}{\varphi_{\mathrm{X}}} \frac{f_{\mathrm{X}}}{f_0} 100\%.$$
(12.9)

Аналіз рівняння похибки квантування (рис. 12.12) показує, що результати вимірювань залежать від частоти вхідних сигналів f_X за постійних $f_0 = \text{const ta } \phi_x = \text{const.}$

Усувають цей недолік усередненням вимірюваних інтервалів t_X протягом часу вимірювання t_B .

Для визначення чутливості цього вимірювального перетворювача різниці фаз візьмемо з рівняння перетворення (12.7) похідну від вихідної величини $N_{\phi M}$ за вхідною ϕ_X

$$S = \frac{d N_{\phi M}}{\phi_X} = \frac{1}{2\pi} \frac{f_0}{f_X} = \frac{1}{360} \frac{f_0}{f_X} = \text{Const}.$$
 (12.10)



Виходячи з цього, чутливість перетворювача різниці фаз у двійковий код по всьому діапазону зміни вимірюваної величини ϕ_X є сталою величиною і залежною від значень частоти квантування f_0 генератора, зразкової частоти G та від значення частоти f_X вхідних напруг.

Визначимо діапазон вимірювання цього каналу – нижню та верхню межі вимірювання різниці фаз.

Нижня межа вимірювання обмежена нормованим значенням похибки квантування

$$\delta_{\rm KH} = \frac{2\pi}{\varphi_{\rm X\,min}} \cdot \frac{f_{\rm X}}{f_0} \cdot 100\% = \frac{360}{\varphi_{\rm X\,min}} \frac{f_{\rm X}}{f_0} \cdot 100\% \,. \tag{12.11}$$

З (12.11) отримаємо залежність для оцінювання нижньої межі вимірювання

$$\varphi_{\rm X\,min} = \frac{2\pi}{\delta_{\rm KH}} \frac{f_{\rm X}}{f_0} 100\% = \frac{360}{\delta_{\rm KH}} \frac{f_{\rm X}}{f_0} \cdot 100\%$$
(12.12)

Графічну залежність нижньої межі вимірювання від значення похибки квантування наведено на рис. 12.13 ($f_x=100$ Гц, $f_0=10^6$ Гц).

Верхня межа вимірювання обмежена максимальною ємністю $N_{max}=2^n$ двійкового лічильника:

$$N_{\max} = 2^{n} = \frac{1}{2\pi} \frac{f_{0}}{f_{X}} \cdot \phi_{X\max} = \frac{1}{360} \frac{f_{0}}{f_{X}} \cdot \phi_{X\max} .$$
(12.13)

Звідси верхня межа вимірювання фазометра миттєвих значень визначається як:

$$\varphi_{X\max} = \frac{2^n 2\pi f_X}{f_0} = \frac{2^n 360 f_X}{f_0}$$
(12.14)

Графічну залежність верхньої межі вимірювання від розрядності лічильника наведено на рис. 12.14 ($f_X=100$ Гц, $f_0=10^6$ Гц).



Рисунок 12.13

Рисунок 12.14

Висновки

В опосередкованому методі перетворення різниці фаз у двійковий код здійснюються такі фази перетворення інформації:

1.1. Перетворення різниці ϕ_X в часовий інтервал t_X ;

1.2. АЦ перетворення в електронному ключі ЕК (логічна схема I) шляхом квантування часового інтервалу t_X (імпульсами) періодами T_0 зразкової частоти f_0 ;

1.3. Лічба кількості N періодів T_0 протягом часового інтервалу t_X у двій-ковому лічильнику CT2;

1.4. Передача паралельного коду із цифрових виходів N[00...15] двійкового лічильника СТ2 за допомогою програмованого паралельного інтерфейсу в акумулятор мікропроцесорної системи;

1.5. Запам'ятовування молодшого N[00...07] і старшого N[08...15] байтів двійкового коду в оперативній пам'яті;

1.6. Числове перетворення двійкового коду N в значення різниці фаз з одиницею вимірювання [градус] або [радіан].

ХІД РОБОТИ

1.1 Дослідження принципу дії перетворювача різниці фаз в двійковий код

• Запустіть програмний засіб Місго-Сар.

• Складіть схему перетворювача різниці фаз в двійковий код за зразком, поданим на рис. 12.15. Для цього на робочому полі розмістіть:

- два джерела напруги (елемент *Voltage source V*);
- два одновібратора з вбудованим вхідним тригером Шмідта (елемент 74121 з вкладки Digital Library / 74xx120- / 120-;
- RS тригер (елемент SRFF з вкладок Digital Primitives / Gated Flip-Fiops/Latches)
- генератор тактових імпульсів (елемент *DClock* з вкладок *Digital Primitives / Stimulus Generators*);
- елемент логічного «І» з двома входами (елемент And2 з вкладок Digital Primitives / Standard Gates / And Gates);
- три елементи логічної одиниці (елемент *Pullup* з вкладок *Digital Primitives / Pullups/Pulldowns*);
- 7-розрядний двійковий лічильник (елемент 74HC4024 з вкладок Digital Library / 74xx1000- – 4002-);
- логічний елементи «НЕ» (елемент *Inverter* з вкладок *Digital Primitives / Standard Gates / Inverters*).



Рисунок 12.15 – Модель перетворювача різниці фаз в двійковий код в середовищі МісгоСар

• Подвійним натисканням миші на елементі *Voltage source (V2)*, під'єднаному через одновібратор до R-входу RS тригера відкрийте діалогове меню (рис. 12.16) та задайте у ньому такі параметри:

- форма сигналу: синусоїдна (вкладка SIN);
- амплітуда (*AC magnitude* та *VA*): 5 В;
- частота (*F0*): значення *f_x* з таблиці 12.2 відповідно до вашого варіанта;
- початкова фаза (*PH*): 0 deg;
- решта параметрів нульова (див. рис. 12.16).

HE Voltage Source	×
Name Value VALUE Show DC 0 AC 5 0 Sin 0 10 50 0 0 Show	
Pin Markers Pin Names Pin Numbers Current Power Condition	Border 1 Fill 1
PART=V1 VALUE=DC 0 AC 5 0 Sin 0 10 50 0 0 0deg	Voltage vs. Time
SMOKE= COST= POWER= SHAPEGROUP=Default	HIGH_CURRENT HIGH_VOLTAGE LOW_CURRENT LOW_VOLTAGE MED_CURRENT
OK Cancel Font Add Delete Browse, Default Settings	MED_VOLTAGE
New Find Plot Syntax IBIS Help Save Settings	
Enabled TRUE Columns 3 -	
I✓ Help Bar <u>File Link</u>	
None Pulse Sin Exp PWL SFFM Noise Gaussian Define DC 0 AC magnitude 5 AC Phase 0	
VO 0 VA 5 F0 50	
TD 0 DF 0 PH Odd	eg
	`
Default Typical Damped PhaseA PhaseB	PhaseC

Рисунок 12.16 – Налаштування елемента Voltage Source

• Подвійним натисканням миші на елементі Voltage source (V1), під'єднаному через одновібратор до S-входу RS тригера, відкрийте діалогове меню (рис. 12.15) та задайте у ньому ті самі параметри, що й для V2, але початкову фазу (параметр PH) задайте 30 deg.

• Задайте тривалість імпульсу (параметр **ONEWIDTH**) та тривалість паузи (параметр **ZEROWIDTH**) генератора тактових імпульсів **DClock** такими, що **дорівнюють половині значення періоду** T_0 генератора зразкової частоти з таблиці 12.2 відповідно до вашого варіанта.

№ вар.	<i>f_x</i> , Гц	<i>Т</i> ₀ , мкс	№ вар.	<i>f_x,</i> Гц	<i>Т</i> ₀ , мкс
1	50	320	10	200	80
2	50	400	11	200	100
3	60	300	12	250	64
4	60	400	13	250	72
5	100	160	14	300	60
6	100	200	15	300	64
7	150	120	16	400	40
8	150	150	17	400	50
9	500	40	18	500	50

Таблиця 12.2 – Варіанти завдань до лабораторної роботи

• Відобразіть зображення часових діаграм роботи схеми за допомогою меню *Analysis – Transient*. В діалоговому вікні (рис. 12.17) встановіть такі дані:

- час моделювання (*Maximum Run Time*) дорівнює 1,5 періода частоти вхідної напруги ($t=2T_x=2/f_x$).
- назви сигналів, що відповідають назвам мереж відповідно до рис. 12.16.

Transient Analysis Limit	s.		I as later I at India Lata		5 D	×
Maximum Run Time Output Start Time (Istart) Maximum Time Step Number of Points Temperature Linear • Retrace Runs	 t=2Tx=2/j 0 51 27 	Run Options State Variab Coperator V Auto Sco	Pastini Properdesini Prepini 42 47 47 Normal Pastini Properdesini Prepini 42 47 47 Posti Pastini Properdesini Prepini 100 Posti Presidence Plots Periodic Steady State			
Tignore Expression Errors	Page P	X Expression	Y Expression	X Range	Y Range	13
5 🔳 🔲 🔜	1	T	v(v1)	utoAliways	AutoAlways	
🛅 🔚 🛄	1	17	[v(v2) 4	kutoAlways	AutoAlways	
5 🔟 🔚 🛄	2	T	[v(S) A	kutoAlways	AutoAlmays	
🤊 🎹 🔚 📰	2	fr	[v(R) [4	kuto Always	AutoAlways	
o 🔟 🖷 🔳 📖	2	T	v(tx) 4	kutoAlways	AutoAlways	Πi
S 🔳 🔚 🗖 📖	2	r	v(10)	kutoAiweys	AutoAlways	
📀 💷 🔤 📰	2	7	(v(And)	kutnAlways	AutoAlways	
o 🔟 🔚 🔳	3	T	[v(Q0) 4	kurto.Alwaya	AutoAlways	
o 🔳 📰 📕 🖩	3	r	[v(Q1) [/	uto Always	AutoAlways	
o 🔟 🔲 📰	3	T	v(Q2)	kutoAlways	AutoAlways	-11
o 🔟 🔚 🛄	3	(r	v(Q3)	kutoAiwaya	AutoAlwaye	
A low low me consi	1	5.	Lina li	auto Shamor	Autoblumor	-

Рисунок 12.17 – Налаштування аналізу перехідних процесів

• Зробіть screenshots екрана, на якому наведено схему і часові діаграми роботи перетворювача різниці фаз у двійковий код, та подайте ці результати в Протоколі на рис. 12П.1

• Проаналізуйте отримані часові діаграми, порівняйте їх з теоретичними (див. рис. 12.4, 12.6) та зробіть висновки за результатами цього досліду.

1.2 Дослідження метрологічних характеристик перетворювача різниці фаз у двійковий код

• В моделі у вікні налаштування генератора напруги Voltage source (V1), під'єднаного через одновібратор до S-входу RS тригера (див. рис. 12.15), почергово задайте значення кута різниці фаз з таблиці 12П-1 протоколу від φ_{min} до φ_{max} . Для кожного значення частоти відобразіть на екрані часові діаграми для тих самих вузлів, що й в попередньому розділі, та за ними визначте кількість імпульсів зразкової частоти, підраховану двійковим лічильником за інтервал часу, пропорційний відповідному куту різниці фаз. Результати занесіть до Протоколу у таблицю 12П.1.

• Зробіть screenshots екрана, на якому наведено схему і часові діаграми роботи перетворювача різниці фаз у двійковий код для $\varphi_{max} = 180^\circ$, та подайте ці результати в Протоколі на рис. 12П.2

• Для кожного значення різниці фаз обчисліть експериментальне значення похибки квантування. Результати занесіть до таблиці 12П.1 Протоколу.

2 Обробка результатів дослідження

2.1 Для свого варіанта за заданими значеннями періоду сигналу зразкової частоти T0 та частоти вхідної напруги записати в аналітичному вигляді рівняння перетворення та рівняння похибки квантування. З отриманого рівняння аналітично визначити значення чутливості.

2.2 За допомогою отриманих у п. 2.1 теоретичних рівнянь розрахувати кількість імпульсів двійкового лічильника та оцінити відносну похибку квантування для тих значень кута різниці фаз, що й у досліді. Результати занести до табл. 12П.1 Протоколу.

2.3 Оцінити абсолютну похибку квантування. Результати занести до табл. 12П.1 Протоколу.

2.4 В одній системі координат побудувати теоретичну та експериментальну статичні характеристики перетворювача різниці фаз у двійковий код та порівняти їх.

2.5 За допомогою отриманих статичних характеристик визначити значення чутливості графічним способом та порівняти його зі значенням, отриманим теоретичним шляхом.

2.6 В одній системі координат побудувати теоретичну та експериментальну залежності похибки квантування від кута різниці фаз та порівняти їх.

2.7 Проаналізувати отримані результати та зробити висновки.

КОНТРОЛЬНІ ПИТАННЯ І ЗАВДАННЯ

1. Сформулюйте фізичний ефект, який покладено в основу роботи фазометра миттєвих значень.

2. Наведіть поняття різниці фаз.

3. Які ви знаєте одиниці вимірювання різниці фаз?

4. Наведіть структурну схему і часові діаграми роботи перетворювача різниці фаз в часовий інтервал.

5. Отримайте математичну модель перетворення різниці фаз в часовий інтервал.

6. Поясніть, з наведенням необхідних графічних ілюстрацій, процес квантування.

7. Які фізичні величини порівнюються в процесі квантування і в якому елементі ця операція відбувається.

8. Поясніть механізм виникнення абсолютної похибки квантування.

9. Виведіть остаточне рівняння перетворення цифрового перетворювача різниці фаз.

10. Запишіть рівняння відносної похибки квантування для фазометра миттєвих значень.

11. Запишіть рівняння чутливості і поясніть як його отримати.

12. Що обмежує нижню межу вимірювання фазометра?

13. Який параметр обмежує верхню межу вимірювання фазометра?

14. Наведіть структурну схему і часові діаграми роботи фазометра миттєвих значень.

15. Опишіть принцип дії фазометра, одночасно користуючись структурною схемою і часовими діаграмами роботи.

16. Чому такі фазометри отримали назву – миттєвих значень?

17. Які основні недоліки притаманні цій структурній схемі?

18. Цифровим фазометром миттєвих значень проведено вимірювання різниці фаз двох синусоїдних напруг. Частота квантування $f_0=1$ МГц, а часовий інтервал t_x , пропорційний вимірюваному параметру, дорівнює 10 мс. Наведіть структурну схему та часові діаграми роботи фазометра, опишіть принцип його дії. Визначіть відносну похибку квантування.

19. Цифровим фазометром миттєвих значень проведено вимірювання різниці фаз двох синусоїдних напруг з частотою $f_x=50$ Гц. Частота квантування $f_0=500$ кГц, кількість імпульсів, які підрахував двійковий лічильник за час вимірювання – N=1000. Наведіть структурну схему та часові діаграми роботи фазометра, опишіть принцип його дії. Визначіть значення різниці фаз.

ЛІТЕРАТУРА

1. Кухарчук В. В. Основи метрології та електричних вимірювань : конспект лекцій. Частина II. Вінниця, 2020. 150 с.

2. Основи метрології та електричних вимірювань : підручник / за ред. В. Кухарчука. Херсон : Олді-Плюс, 2013. 531 с.

3. Основи метрології та електричних вимірювань : підручник / за ред. В. Кухарчука. Вінниця : УНІВЕРСУМ-Вінниця, 2011. 531 с.

4. Основи метрології та вимірювальної техніки : підручник / за ред. Б. Стадника. Львів : Бескид-Біт, 2003. Т1, 2.

Протокол № 12

виконання лабораторної роботи № 12 «Дослідження методу та алгоритму час-імпульсного перетворення різниці фаз в двійковий код в середовищі програмного забезпечення Місго-Сар»

	Дата виконання:	
Викладач:	Виконавці: 1.	
	2	
	3	
	Група	
	Бригад	a №
	Варіан	т №

Мета роботи:

1. Опанувати методику дослідження принципу дії структурної схеми і часових діаграм роботи цифрових перетворювачів різниці фаз у двійковий код, що реалізують метод час-імпульсного перетворення в середовищі програмного забезпечення Micro-Cap.

2. Вміти застосовувати на практиці методику оцінювання та експериментального дослідження основних статичних метрологічних характеристик цифрового перетворювача різниці фаз у двійковий код, що реалізує метод час-імпульсного перетворення

Вихідні дані

1.1 Результати дослідження перетворювача різниці фаз у двійковий код

Рисунок 12П.1 – Схема і часові діаграми роботи цифрового перетворювача різниці фаз у двійковий код для значення φ_{min}=30°



1.2 Результати аналізу впливу вимірюваної різниці фаз на точність перетворення

1.2.1 Теоретичні розрахунки

Числове значення кроку квантування для варіанта № :

$$h = T_0 = __[мкс]$$

Числове значення абсолютної похибки квантування:

$$\Delta_{\kappa} = \frac{1}{2} \cdot h = \frac{1}{2} \cdot T_0 = \underline{\qquad} \left[\mathsf{MKC} \right]$$

На підставі процедури квантування, що здійснюється порівнянням вимірюваного часового інтервалу t_x і зразкового періоду T_0 , рівняння перетворення:

$$N = \frac{t_{X}}{T_{0}} = \frac{f_{0}}{360^{0} \cdot f_{x}} \cdot \phi_{X} = S \cdot \phi_{X},$$

де S – чутливість цифрового перетворювача різниці фаз у двійковий код. Для вихідних даних (f₀, f_x) значення чутливості:

$$S = \frac{f_0}{360^0 \cdot f_x} = \frac{1}{2pa\partial}.$$

Для кожного із 6-ти виділених піддіапазонів кількість імпульсів, що квантують невідомий період:

 $N_{II} = S \cdot \phi_{XI} = \underline{\quad} i M n. \qquad N_{II} = S \cdot \phi_{XII} = \underline{\quad} i M n. \qquad N_{III} = S \cdot \phi_{XIII} = \underline{\quad} i M n.$ $N_{IV} = S \cdot \phi_{XV} = \underline{\quad} i M n. \qquad N_{VI} = S \cdot \phi_{XVI} = \underline{\quad} i M n.$

- Рівняння для оцінювання відносної похибки квантування

$$\delta_{K} = \frac{1}{N} \cdot 100\% =$$

- Для кожного виділеного піддіапазону визначити значення відносної похибки квантування

$$\begin{split} \delta_{KI} = & \frac{100\%}{N_{I}} = & \dots & \delta_{KII} = & \frac{100\%}{N_{II}} = & \dots & \delta_{KIII} = & \frac{100\%}{N_{III}} = & \dots & \delta_{KIII} = & \frac{100\%}{N_{III}} = & \dots & \ddots \\ \delta_{KIV} = & \frac{100\%}{N_{IV}} = & \dots & \delta_{KV} = & \frac{100\%}{N_{V}} = & \dots & \delta_{KVI} = & \frac{100\%}{N_{VI}} = & \dots & \ddots \\ \delta_{KVI} = & \frac{100\%}{N_{VI}} = & \dots & \ddots & \delta_{KVI} = & \frac{100\%}{N_{VI}} = & \dots & \ddots \\ \delta_{KVI} = & \frac{100\%}{N_{VI}} = & \dots & \ddots & \delta_{KVI} = & \frac{100\%}{N_{VI}} = & \dots & \ddots \\ \delta_{KVI} = & \frac{100\%}{N_{VI}} = & \dots & \ddots & \delta_{KVI} = & \frac{100\%}{N_{VI}} = & \dots & \ddots \\ \delta_{KVI} = & \frac{100\%}{N_{VI}} = & \dots & \ddots & \delta_{KVI} = & \frac{100\%}{N_{VI}} = & \dots & \ddots \\ \delta_{KVI} = & \frac{100\%}{N_{VI}} = & \dots & \ddots & \delta_{KVI} = & \frac{100\%}{N_{VI}} = & \dots & \ddots \\ \delta_{KVI} = & \frac{100\%}{N_{VI}} = & \dots & \delta_{KVI} = & \frac{100\%}{N_{VI}} = & \frac{10\%}{N_{VI}} = & \frac{1$$

Таблиця 12П.1 – Результати дослідження метрологічних характеристик перетворювача різниці фаз в двійковий код

<i>Ф</i> _г , град	Експеримент н	гальні значен- ія	Розрахунко	зі значення	Дкв
	N	$\delta_{\scriptscriptstyle { m \scriptscriptstyle K6}}$, %	N	$\delta_{\scriptscriptstyle K\!6}$, %	
$\varphi_{min} = 30^{\circ}$					
60 °					
90°					
120°					
150°					
$\varphi_{max} = 180^{\circ}$					

1.2.2 Експериментальне визначення кількості імпульсів

Кількість імпульсів N в десятковій, двійковій і шістнадцятковій системах для нижньої ϕ_{min} межі вимірювання наведено в табл. 12П.2.

Таблиця 12П.2 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів N

2^4	2^{3}	2^2	2^{1}	2^{0}
16	8	4	2	1
X	X	X	Х	X

N = 1 1 1 1 1 B — удвійковій, N = 16 X + 8 X + 4 X + 2 X + 1 X = 15 D — у

$$N = 16 X + 8 X + 4 X + 2 X + 1 X = 15 D$$
 – у десятковій,

N = 0F H – у шістнадцятковій,

де Х – число, що може набувати значення 1 або 0 (визначається з діаграм).

Кількість імпульсів N в десятковій, двійковій і шістнадцятковій системах для нижньої ϕ_{max} межі вимірювання наведено в табл. 12П.3.

Таблиця 12П.3 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів N

2^{4}	2^{3}	2^2	2^{1}	2^{0}
16	8	4	2	1
Х	X	Х	Х	X

N = X X X X X B — удвійковій, N = 16 X + 8 X + 4 X + 2 X + 1 X = 15 D — удесятковій, N = 0FH — ушістнадцятковій,

де Х – число, що може набувати значення 1 або 0 (визначається з діаграм).

На підставі числових значень, занесених в табл. 12П.1, побудуємо статичні теоретичну і експериментальну характеристики (рис. 12П.4).



Рисунок 12П.4 – Теоретична та експериментальна статичні характеристики цифрового перетворювача різниці фаз

A 37

Графічне визначення чутливості:

$$\Delta N = ; \quad \Delta \phi_x = ; \quad S = \frac{\Delta N}{\Delta \phi_x} =$$

На підставі числових значень, занесених в табл. 12П.1, побудуємо теоретичну і експериментальну залежності відносної похибки квантування в діапазоні зміни різниці фаз (рис. 12П.5).



Рисунок 12П.5 – Теоретична та експериментальна залежності похибки квантування цифрового перетворювача різниці фаз

Лабораторна робота № 14

ДОСЛІДЖЕННЯ МЕТОДУ ТА АЛГОРИТМУ ЧАС-ІМПУЛЬСНОГО ПЕРЕТВОРЕННЯ НАПРУГИ В ДВІЙКОВИЙ КОД В СЕРЕДОВИЩІ ПРОГРАМНОГО ЗАБЕЗПЕЧЕННЯ MICRO-CAP

Мета роботи:

- 1. Опанувати методику дослідження принципу дії структурної схеми і часових діаграм роботи цифрових перетворювачів напруги у двійковий код, що реалізують метод час-імпульсного перетворення в середовищі програмного забезпечення Micro-Cap.
- 2. Вміти застосовувати на практиці методику оцінювання та експериментального дослідження основних статичних метрологічних характеристик цифрового перетворювача напруги у двійковий код, що реалізує метод час-імпульсного перетворення

14.1 Суть методу час-імпульсного перетворення

Суть методу полягає у перетворенні вимірюваної напруги U_X в часовий інтервал t_X із наступним його квантуванням імпульсами зразкової частоти f_0 .

Оскільки вимірювана напруга U_X перетворюється в проміжну фізичну величину t_X , яка в подальшому квантується періодами T_0 зразкової частоти f_0 , то цей метод відносять до опосередкованих вимірювань.

Перетворення напруги в часовий інтервал

Структурну схему вимірювального перетворювача напруги U_X в часовий інтервал t_X , що дозволить з'ясувати суть цього методу, наведено на рис. 14.1.

Основними елементами такого вимірювального перетворювача U/t є: два компаратори 1 і 2, входи яких під'єднані до виходу генератора G_{π} лінійно-змінної напруги U_л. Вихід компаратора 1 з'єднано з R-входом, а вихід компаратора 2 з S-входом RS-тригера T.



Рисунок 14.1 – Структурна схема вимірювального перетворювача

Принцип дії вимірювального перетворювача U/t пояснюють часові діаграми його роботи (рис.14.2).

Після «заживлення» генератора G_{Π} (момент часу t_0 на часовій діаграмі) на його виході формується мінімальна негативна напруга $-U_{\Pi \min}$, яка лінійно зростає до максимального значення $U_{\Pi \max}$. Досягнувши $U_{\Pi \max}$ лінійна напруга U_{Π} різко спадає до свого мінімального значення $U_{\Pi \min}$.



Рисунок 14.2 – Часові діаграми роботи вимірювального перетворювача

В процесі зростання напруги U_{Λ} почергово спрацьовують компаратори 1 і 2. В момент часу t₁, коли значення лінійної напруги U_{Λ} досягне нульового значення ($U_{\Lambda} = 0$ В), на виході компаратора 2 сформується короткий прямокутний імпульс Start (точка 2 на часовій діаграмі) який за Sвходом установлює RS-тригер з нульового стану в стан логічної одиниці (точка 4 на часовій діаграмі).

Пройшовши рівень нульової напруги (U_л=0 В) лінійно-змінна напруга U_л зростає до свого максимального значення U_{л max}. Цей процес відбувається одночасно на входах обох компараторів 1 і 2. В момент часу t₂, коли лінійно-змінна наруга U_л досягне числового значення вимірюваної напруги U_x на обох входах компаратора 1 сформуються дві однакові за значенням напруги U_x = U_л. Через це компаратор 1 в момент часу t₂ формує на своєму виході короткий прямокутний імпульс Stop, який за R-входом обнуляє RS-тригер (точка 3 на часовій діаграмі). Результат – на прямому виході RS-тригера сформується рівень логічної «1», який дорівнює часовому інтервалу t_x, пропорційному вимірюваній напрузі U_x. Аналітично фазу перетворення вимірюваної напруги в часовий інтервал описують, користуючись часовими діаграмами (точка 1 на рис. 14.2). Розглянемо прямокутний трикутник t_1 - $U_{\Pi}=U_X$ - t_2 . Він має два катети t_1 , t_2 і гіпотенузу t_1 - $U_{\Pi}=U_X$, яка характеризує лінійний закон зміни напруги U_{Π} $t_X = k \cdot U_X$, (14.1)

де k = tg $\alpha = \frac{U_X}{t_x}$ – коефіцієнт, що характеризує нахил лінійно-змінної на-

пруги U_{Π} . Розмірність цього коефіцієнта – с/В.

Приклад 1:

$$U_X = 4 B;$$
 $k = 1 \cdot 10^{-3} c/B.$
 $t_X = k \cdot U_X = 1 \cdot 10^{-3} \cdot 4 = 10^{-3} c = 4 mc$

14.2 Квантування

В методі час-імпульсного перетворення (рис. 14.3) квантують часовий інтервал t_x , який опосередковано (14.1) пов'язаний з вимірюваною напругою U_x .



Рисунок 14.3 – Узагальнена структурна схема перетворювача напруги

Протягом часового інтервалу t_2 - t_1 = t_X на виході вимірювального перетворювача U/t формується рівень логічної «1» (рис. 14.3), який відкриває раніше закриту логічну схему «2-І».

Через відкриту логічну схему періоди T_0 зразкової частоти f_0 із виходу зразкового генератора G надходять на C-вхід (+1) двійкового лічильника CT2 (рис. 14.3).

Основною операцією, що виконується під час вимірювання (квантування), є (рис. 14.4) порівняння вимірюваної величини X і зразкової [x]

$$N = \frac{X}{[x]}.$$



Рисунок 14.4 – Часові діаграми процесу квантування

Для цього перетворювача справедливими є такі позначення (рис. 14.4):



Рисунок 14.5 – Графічна інтерпретація основної операції вимірювання

З урахуванням введених позначень метрологічна операція квантування здійснюється в логічній схемі «2-І» шляхом порівняння часового інтервалу t_x з періодами T_0 зразкової частоти f_0

$$N = \frac{t_X}{T_0}.$$
 (14.2)

Внаслідок цього порівняння неперервний аналоговий часовий інтервал t_X замінюють обмеженою цілою кількістю N зразкових часових інтервалів T_0 . Тому таку дію називають аналого-цифровим перетворенням, внаслідок якого аналогова величина t_X перетворюється в дискретизовану

$$\mathbf{t}_{\mathbf{X}} = \mathbf{N} \cdot \mathbf{T}_{\mathbf{0}}.\tag{14.3}$$

Протягом часового інтервалу t_X двійковий лічильник СТ2 підрахує таку кількість періодів T_0 зразкової частоти f_0

$$N = \frac{t_x}{T_0} = t_x f_0$$
(14.4)

Приклад 2:

$$\begin{array}{ll} U_X = 4 \; B; & k = 1 \cdot 10^{-3} \; c/B.; \, f_0 = 6 \cdot 10^3 \; \Gamma \mathrm{II.} \\ t_X = k \cdot \; U_X = 1 \cdot 10^{-3} \; \cdot 4 = 4 \cdot 10^{-3} \; c = 4 \; \mathrm{Mc.} \\ N = \frac{t_x}{T_0} = t_x \cdot f_0 = 4 \cdot 10^{-3} \cdot 6 \cdot 10^3 = 24 \; \mathrm{im II.} \end{array}$$

Кількість імпульсів N в десятковій, двійковій і шістнадцятковій системах наведено в табл. 14.1.

Таблиця 14.1 – Десяткові, двійкові і шістнадцяткові коди N кількості імпульсів

2^{4}	2^{3}	2^2	2^{1}	2^{0}
16	8	4	2	1
1	1	0	0	0
N =	16 + 8 + 0 + 0 + 0	0 = 24 D -	- у десятко у десятко	вій, ін

N =	1 1 0 0 0B
N	N = 018 H

_	у десятковій,
—	у двійковій,
-	у шістнадцятковій.

14.3 Рівняння перетворення

Підставимо значення t_x (14.1) в проміжне рівняння перетворення (14.4) і матимемо остаточне рівняння перетворення напруги в двійковий код:

$$N_{\rm U} = k f_0 U_{\rm X}, \tag{14.5}$$

а його статична характеристика буде лінійною (k=const i $f_0 = const$).

Оскільки отримане рівняння перетворення в подальшому використовується для оцінювання основних метрологічних статичних характеристик вимірювального каналу напруги, то його достовірність підтвердимо перевіркою на розмірністю.

Для відомих значень частот U_X , k і f_0 та кількості імпульсів N, що зафіксовано у двійковому лічильнику CT2, значення напруги з (14.5) визначається за формулою:

$$U_{\rm X} = \frac{N_{\rm U}}{\mathbf{k} \cdot \mathbf{f}_0}.\tag{14.6}$$

Тоді розмірність рівняння перетворення підтверджується

$$U_{x}[B] = \frac{N_{U}[\text{безрозміра}]}{k[c/B] \cdot f_{0}[\Gamma \mu]} = [B].$$

14.4 Структурна схема і принцип дії

Структурну схему цифрового перетворювача напруги в двійковий код, що реалізує метод час-імпульсного перетворення, наведено на рис. 14.6.



Рисунок 14.6 – Структурна схема цифрового перетворювача напруги час-імпульсного перетворення

Основними елементами наведеної схеми є:

- вимірювальний перетворювач ВП, що складається з генератора лінійно-змінної напруги, двох компараторів і RS-тригера, здійснює перетворення вимірюваної напруги U_x у часовий інтервал t_x;

- часовий інтервал t_x, який формується на виході ВП квантується в логічній схемі «2-І» періодами T₀ зразкової частоти f₀, що надходять на його другий вхід з генератора зразкової частоти G;

- G – генератор зразкової частоти f₀, реалізований на базі кварцових резонаторів (найчастіше з такими частотами: 1, 2, 2.5, 5, 10 МГц);

- СТ2 – двійковий лічильний, що підраховує кількість N періодів зразкової частоти f₀, що надходять на його лічильний С-вхід протягом часового інтервалу t_x, пропорційного вимірюваній напрузі U_x. На схемі наведено 16-розрядний двійковий лічильник [2⁰...2¹⁵], виходи якого розділено на два байти вимірювальної інформації: N[00...07] і N[08...15];

- G1 — одновібратор, що за заднім фронтом сигналу t_X формує сигнал «Зп ПДП» запиту на ПДП, який надходить на вхід контролера прямого доступу в пам'ять (КПДП);

- сигналом «Під ПДП» мікропроцесорна система МПС дозволяє КПДП роботу в режимі прямого доступу до пам'яті;

- двійкові коди з вимірювальною інформацією в молодшому N[00...07] і старшому N[08...15] байтах під керуванням КПДП запам'ятовуються в оперативній пам'яті ОП мікропроцесорної системи МПС;

- керівний сигнал Уст «0» (Reset) подається на R-входи усіх елементів пам'яті цієї схеми (ВП, СТ2, КПДП);

- системна шина, до якої відносять шину адреси (ША), шину даних (ШД) і шину управління (ШУ).

Вихідне положення. Тригер Т вимірювального перетворювача ВП, тригери двійкового лічильника СТ2 і тригери контролера КПДП знаходяться в нульовому стані. Рівнем логічного нуля з виходу ВП логічна схема «2-І» закрита для проходження на її вихід імпульсів зразкової частоти f_0 . Тому і не відбувається процес квантування часового інтервалу t_X , пропорційного вимірюваній напрузі U_X імпульсами зразкової частоти f_0 . Лічильник СТ2 знаходиться в режимі очікування імпульсів.

Вимірювання. У момент часу t_0 подається напруга живлення на елементи вимірювального перетворювача ВП, запускається генератор лінійнозмінної напруги U_л. Під час переходу напруги U_л через рівень нуля (U_л=0 В) на виході ВП формується рівень логічної «1» сигналу часового інтервалу t_x , який і відкриває раніше закриту логічну схему «2-І». Через відкриту логічну схему імпульси зразкової частоти f_0 з виходу генератора зразкової частоти G надходять на вхід двійкового лічильника СТ2. Відбувається процес лічби. Напруга U_л на вході ВП лінійно зростає. Коли значення напруг стануть однаковими U_Г = U_X (момент часу t_2), то на своєму виході ВП формує нульовий сигнал часового інтервалу t_x , який і закриває логічну схему «2-І». На цьому процес перетворення U_X в двійковий код завершується.



Таким чином, на виході вимірювального перетворювача напруги в часовий інтервал формується одиничний імпульс тривалістю t_x , пропорційний вимірюваній напрузі U_x , який квантується імпульсами зразкової частоти f_0 з виходу генератора G. Кількість імпульсів із частотою f_0 , що надходять на C-вхід двійкового лічильника CT2 за часовий інтервал t_x , визначається так:

$$N_U = S_U \cdot U_X. \tag{14.7}$$

Оскільки $S_U = k \cdot f_0 = \text{const}$, то статичну характеристику цього засобу перетворення наведено на рис. 14.7.

14.5 Основні статичні характеристики

3 функції перетворення (14.5) отримаємо рівняння чутливості

$$S = \frac{d}{dU_X} N_U = k f_0 \cdot \frac{dN_U}{dU_X} = k f_0 = \text{const.}$$
(14.8)

Чутливість цього цифрового перетворювача визначається значенням коефіцієнта k, що характеризує крутизну лінійно змінюваної напруги та значенням частоти квантування f₀.

Рівняння похибки квантування для засобу вимірювання напруги часімпульсного перетворення таке:

$$\delta_{\mathrm{KU}} = \frac{1}{N_{\mathrm{U}}} 100\% = \frac{1}{k \,\mathrm{U}_{\mathrm{X}} \,\mathrm{f}_{0}} 100\% = \frac{100\%}{\mathrm{S} \,\mathrm{U}_{\mathrm{X}}} \,. \tag{14.9}$$



Залежність похибки квантування від вимірюваної напруги наведено на рис. 14.8. Крім того, похибка таких засобів цифрових перетворювачів переважно зумовлена нелінійністю та нестабільністю лінійно змінюваної напруги U_{Λ} , нестабільністю порогу чутливості компараторів ВП і нестабільністю частоти f_0 зразкового генератора.

Суттєвим недоліком цифрового перетворювача, що реалізує метод час-імпульсного перетворення, є низька завадостійкість. Для підвищення завадостійкості застосовують аналогове та цифрове інтегрування.

Визначимо нижню межу вимірювання U_{Xmin} . Для цього задамо нормоване значення похибки квантування $\delta_{K} = \delta_{KH}$:

$$\delta_{\rm KH} = \frac{100 \%}{U_{\rm X\,min} \cdot k\,f_0} \Longrightarrow U_{\rm X\,min} = \frac{100 \%}{k\,f_0 \cdot \delta_{\rm KH}} = \frac{100\%}{S \cdot \delta_{\rm KH}}.$$
 (14.10)

Знайдемо верхню межу вимірювання. Ця характеристика обмежена ємністю двійкового лічильника:

$$N_{max} = 2^n$$
,

де n – розрядність двійкового лічильника.

Для двійково-десяткового лічильника його максимальна ємність визначається так:

$$N_{max} = 10^{n}$$

Підставимо N_{max} в рівняння перетворення (14.5) і отримаємо рівняння для визначення верхньої межі вимірювання

$$U_{X\max} = \frac{2^{n}}{kf_{0}} = \frac{2^{n}}{S}.$$
 (14.11)

Відповідно для двійково-десяткового лічильника

$$U_{X \max} = \frac{10^n}{k f_0} = \frac{10^n}{S}$$

Графічні залежності верхньої межі вимірювання від розрядності n двійкового лічильника і нижньої межі вимірювання від нормованого значення похибки квантування наведено на рис. 14.9.



Рисунок 14.9 – До питання діапазону вимірювання

ХІД РОБОТИ

1.1 Дослідження принципу дії перетворювача напруги в двійковий код час-імпульсного перетворення

• Запустіть програмний засіб Місго-Сар.

• Складіть схему перетворювача напруги в двійковий код часімпульсного перетворення за зразком, поданим на рис. 14.10.

Для цього на робочому полі розмістіть:

- джерело постійної напруги (елемент *Batery B*);

- два аналогових компаратора (елемент *Comparator* з вкладок *Analog Primitives / Macros*) та задайте такі параметри в його меню: *Param: VIL=0, Param: VIH=0, Param: VOL=0, Param: VOH=5*;
- два одновібратора з вбудованим вхідним тригером Шмідта (елемент 74121 з вкладки Digital Library / 74xx120- / 120- ;
- RS тригер (елемент SRFF з вкладок Digital Primitives / Gated Flip-Fiops/Latches)
- два генератори тактових імпульсів (елемент *DClock* з вкладок *Digital Primitives / Stimulus Generators*);
- елемент логічного «І» з двома входами (елемент And2 з вкладок Digital Primitives / Standard Gates / And Gates);
- три елементи логічної одиниці (елемент *Pullup* з вкладок *Digital Primitives / Pullups/Pulldowns*);
- 7-розрядний двійковий лічильник (елемент 74HC4024 з вкладок

Digital Library / 74xx1000- – 4002-);

- 12-розрядний лічильник (елемент 74HC4040 з вкладок Digital Library / 74xx1000- / 4040-);
- 8-розрядний цифро-аналоговий перетворювач (елемент *DtoA8* з вкладок *Digital Primitives / DtoA Converters*)
- логічний елемент «НЕ» (елемент *Inverter* з вкладок *Digital Primitives / Standard Gates / Inverters*).
- генератор аналогового сигналу (елемент *Fixed Analog* з вкладок *Analog Primitives Waveform Sources*)



Рисунок 14.10 – Модель перетворювача напруги час-імпульсного перетворення в двійковий код в середовищі МісгоСар

• Задайте для свого варіанта значення напруг U_{on+} та U_{on-} з таблиці 14.2 для генераторів аналогового сигналу Fixed Analog, під'єднаних до виводів Ref та Gnd відповідного цифро-аналогового перетворювача DtoA8.

• Задайте тривалість імпульсу (параметр **ONEWIDTH**) та тривалість паузи (параметр **ZEROWIDTH**) генератора тактових імпульсів **DClock_GLNN** генератора лінійно наростаючої напруги такими, що **дорівнюють половині значення періоду** $T_{\GammaЛНH}$ з таблиці 14.2 відповідно до вашого варіанта.

• Задайте тривалість імпульсу (параметр **ONEWIDTH**) та тривалість паузи (параметр **ZEROWIDTH**) генератора тактових імпульсів DClock_T0 такими, що дорівнюють половині значення періоду T_0 генератора зразкової частоти з таблиці 14.2 відповідно до вашого варіанта.

№ вар.	U_{on}, B	U_{on+}, B	U_{on-}, B	$T_{{\it ГЛHH}},$ нс	Т ₀ ,нс	$U_{x\min}, B$	$U_{x\max}, b$
1	8,96	8	-0,96	350	3000	2	7,5
2	10,24	10	-0,24	300	2400	2	9
3	7,68	7,5	-0,18	250	2000	1	7
4	5,12	5	-0,12	240	1600	1	4
5	2,56	2,4	-0,16	200	1500	0,5	2
6	1,28	1,2	-0,08	180	1200	0,2	1
7	6,4	6	-0,4	128	800	1	5
8	10,24	10	-0,24	150	600	1	5
9	7,68	7,5	-0,18	140	600	0,5	4
10	5,12	5	-0,12	120	600	0,5	3
11	2,56	2,4	-0,16	100	500	0,25	1,5
12	1,28	1,2	-0,08	80	500	0,2	0,8
13	8,96	8	-0,96	70	500	2	7
14	10,24	10	-0,24	50	300	1	7
15	7,68	7,5	-0,18	40	300	1	6
16	5,12	5	-0,12	20	100	0,5	2,5
17	2,56	2,4	-0,16	20	200	0,5	2,2
18	1,28	1,2	-0,08	20	100	0,1	0,6

Таблиця 14.2 – Варіанти завдань до лабораторної роботи

• Задайте значення напруги джерела постійної напруги Ваtery Vx такими, що дорівнює нижній межі перетворювача напруги в двійковий код час-імпульсного перетворення $U_{x\min}$ з таблиці 14.2 відповідно до вашого варіанта.

• Розрахуйте час наростання напруги генератора лінійно наростаючої напруги за формулою $\Delta t_{\Gamma\Pi HH}[M\kappa c] = 2^8 \cdot \frac{T_{\Gamma\Pi HH}[Hc]}{1000} = 0,256 \cdot T_{\Gamma\Pi HH}[Hc]$ та запишіть до протоколу.

• Відобразіть зображення часових діаграм роботи схеми за допомогою меню *Analysis – Transient*. В діалоговому вікні (рис. 14.11) встановіть такі дані:

- час моделювання (**Maximum Run Time**) дорівнює 2 періодам генератора лінійно-наростаючої напруги ($t = 2 \cdot \Delta t_{IЛНH}$). назви сигналів, що відповідають назвам мереж відповідно до рис. 14.10.

Run	Add	Quint	6	Espand Steppin	g PSS Broperbes Help 🖏 🚳 🤊 (*		
aximum Run utput Start	Time	$t = 2 \cdot$	Δt_{j}	CJIHH Bun Option State Varia	is Normal 💌 Dées Zero 💌			
ximum Tim	e Step	0		P Operat	ing Point CAccumulate Plots			
mber of Po	ents	51		C Operat	ing Point Only Fixed Term Step			
Inperature trace Runs	Linear 💌	27	_	IV Auto Si	cale Ranges 1 Periodic Steady State			
Ionore Ex	ression Errors	Page	10	X Expression	Y Excreasion	X Rance	Y Banne	
		- Coge	1	T	d(LinUp)	AutoAlways	AutoAlways	7
		í—	1	T	d(Ux)	AutoAlways	AutoAlways	
		i —	2	т	d(5)	AutoAlways	AutoAlways	
		i –	2	T	d(R)	AutoAlways	AutoAlways	ï
		li	2	T	d(tx)	AutoAlways	AutoAlways	ï
		1	2	T	d(10)	AutoAlways	AutoAlways	
			2	T	d(And)	AutoAlways	AutoAlways	
			2	T	d(Q0)	AutoAlways	AutoAlways	1
			2	T	d(Q1)	AutoAlways	AutoAlways	Ī
	— —		2	T	d(Q2)	AutoAlways	AutoAlways	Ĩ
		1	2	T	d(Q3)	AutoAlways	AutoAlways	1
		u	17				- 10 F. T.	

Рисунок 14.11 – Налаштування аналізу перехідних процесів

• Зробіть screenshots екрана, на якому наведено схему і часові діаграми роботи перетворювача напруги у двійковий код, та подайте ці результати в Протоколі на рис. 14П.1.

• Проаналізуйте отримані часові діаграми, порівняйте їх з теоретичними та зробіть висновки за результатами цього досліду.

1.2 Дослідження метрологічних характеристик перетворювача напруги у двійковий код

• Для свого варіанта розбийте проміжок від U_{min} до U_{max} на 6-10 проміжних значень та запишіть їх до таблиці 14П.1 Протоколу.

• В моделі почергово задайте у джерелі постійної напруги Ваtery Vx значення вимірювальної напруги від U_{min} до U_{max} . Для кожного значення напруги відобразіть на екрані часові діаграми для тих самих вузлів, що й в попередньому розділі, та за ними визначте кількість імпульсів зразкової частоти, підраховану двійковим лічильником за інтервал часу, пропорційний відповідному значенню вимірювальної напруги. Результати занесіть до Протоколу у таблицю 14П.1.

• Зробіть screenshots екрана, на якому наведено схему і часові діаграми роботи перетворювача напруги в двійковий код час-імпульсного перетворення для U_{max} та подайте ці результати в Протоколі на рис. 14П.2

• Для кожного значення вимірювальної напруги обчисліть експериментальне значення похибки квантування. Результати занесіть до таблиці 14П.1 Протоколу.

2 Обробка результатів дослідження

2.1 Для свого варіанта за заданими значеннями вхідних величин записати в аналітичному вигляді рівняння перетворення та рівняння похибки квантування.

2.2 За допомогою отриманих у п. 2.1 теоретичних рівнянь розрахувати кількість імпульсів двійкового лічильника та оцінити відносну похибку квантування для тих значень напруги, що й у досліді. Результати занести до табл. 14П.1 Протоколу.

2.3 Оцінити абсолютну похибку квантування. Результати занести до табл. 14П.1 Протоколу.

2.4 В одній системі координат побудувати теоретичну та експериментальну статичні характеристики перетворювача напруги в двійковий код та порівняти їх.

2.5 За допомогою отриманих статичних характеристик визначити значення чутливості графічним способом та порівняти його зі значенням, отриманим теоретичним шляхом.

2.6 В одній системі координат побудувати теоретичну та експериментальну залежності похибки квантування від вхідної напруги та порівняти їх.

2.7 Проаналізувати отримані результати та зробити висновки.

КОНТРОЛЬНІ ПИТАННЯ І ЗАВДАННЯ:

- 1. Опишіть фізичний ефект, який покладено в основу роботи цифрового перетворювача час-імпульсного перетворення.
- 2. Які елементи схеми формують початок часового інтервалу t_X?
- 3. Які елементи формують кінець часового інтервалу t_X?
- 4. Виведіть рівняння, яке однозначно пов'язує напругу U_X і часовий інтервал t_X.
- 5. Наведіть структурну схему, часові діаграми і поясніть принцип дії перетворювача напруги в часовий інтервал
- 6. Наведіть схему і поясніть суть процесу квантування.
- 7. Що є причиною виникнення абсолютної похибки квантування?
- 8. Наведіть структурну схему і поясніть принцип дії перетворювача напруги в двійковий код.
- 9. Виведіть рівняння перетворення.
- 10. Наведіть рівняння для оцінювання відносної похибки квантування і шляхи її зменшення.
- 11. На підставі чого отримують рівняння чутливості?
- 12. Який із трьох відомих Вам методів оцінювання чутливості застосовано для цього цифрового перетворювача?
- 13. Який параметр обмежує нижню межу вимірювання?
- 14. Отримайте аналітичну залежність для визначення нижньої межі вимірювання.
- 15. Який параметр обмежує верхню межу вимірювання?
- 16. Отримайте аналітичну залежність для верхньої меж вимірювання.
- 17. Цифровим перетворювачем час-імпульсного перетворення проведено вимірю-

вання напруги U_X=1 В. Значення коефіцієнта, що характеризує крутизну лінійно змінюваної напруги, k=0.01 с/В. Наведіть структурну схему та опишіть принцип дії. Визначіть значення частоти квантування f_0 , для якої відносна похибка квантування не перевищує 0.1 %.

- 18. Цифровим перетворювачем час-імпульсного перетворення здійснено перетворення вимірюваної напруги U_X в часовий інтервал t_X= 200 мкс і його проквантовано імпульсами зразкової частоти f₀=1 МГц. Наведіть структурну схему і принцип дії. Визначіть відносну похибку квантування.
- 19. Компоненти структурної схеми цифрового перетворювача час-імпульсного перетворення мають такі параметри: значення коефіцієнта k=0.1 с/В, частота квантування f₀=1 МГц, нормоване значення похибки квантування не перевищує 0.01%. Визначіть нижню межу вимірювання напруги цією схемою.
- 20. Компоненти структурної схеми цифрового перетворювача час-імпульсного перетворення мають такі параметри: значення коефіцієнта k=0.1 с/В, частота квантування f₀=1 МГц, розрядність двійкового лічильника n=20. Визначіть верхню межу вимірювання напруги цією схемою.
- 21. Яку частоту квантування f₀ на виході кварцового резонатора необхідно забезпечити в схемі цифрового перетворювача напруги час-імпульсного перетворення, що б забезпечити значення чутливості S=100[1/B], якщо значення коефіцієнта k=10⁻²[c/B].

ЛІТЕРАТУРА

- **1.** Кухарчук В. В. Основи метрології та електричних вимірювань : конспект лекцій. Частина II. Вінниця, 2020. 150 с.
- **2.** Основи метрології та електричних вимірювань : підручник / за ред. В. Кухарчука. Херсон : Олді-Плюс, 2013. 531 с.
- **3.** Основи метрології та електричних вимірювань : підручник / за ред. В. Кухарчука. Вінниця : УНІВЕРСУМ-Вінниця, 2011. 531 с.
- **4.** Основи метрології та вимірювальної техніки : підручник / за ред. Б. Стадника. Львів : Бескид-Біт, 2003. Т1, 2.

Протокол № 14

виконання лабораторної роботи № 14

«Дослідження методу та алгоритму час-імпульсного перетворення напруги в двійковий код в середовищі програмного забезпечення Micro-Cap»

	Дата виконання:	
Викладач:	Виконавці: 1.	
	2	•
	3	•
		Група
		Бригада №
		Варіант №

Мета роботи:

1. Опанувати методику дослідження принципу дії структурної схеми і часових діаграм роботи цифрових перетворювачів напруги у двійковий код, що реалізують метод час-імпульсного перетворення в середовищі програмного забезпечення Micro-Cap.

2. Вміти застосовувати на практиці методику оцінювання та експериментального дослідження основних статичних метрологічних характеристик цифрового перетворювача напруги у двійковий код, що реалізує метод час-імпульсного перетворення

Вихідні дані до варіанта

1.1 Результати дослідження перетворювача напруги у двійковий





Рисунок 14П.1 – Схема і часові діаграми роботи цифрового перетворювача напруги у двійковий код для значення U_{Xmin}=



Рисунок 14П.2 – Схема і часові діаграми роботи цифрового перетворювача напруги у двійковий код для значення U_{Xmax}=

1.2 Результати аналізу впливу вимірюваної напруги на точність перетворення

1.2.1 Теоретичні розрахунки:

Із табл. 14.2 числове значення кроку квантування для _____ варіанта:

$$h = T_0 = __[MKC].$$

Числове значення абсолютної похибки квантування:

$$\Delta_{K} = \frac{1}{2} \cdot h = \frac{1}{2} \cdot T_{0} \big[\mathsf{MKC} \big].$$

На підставі процедури квантування, що здійснюється порівнянням вимірюваного часового інтервалу t_x і зразкового періоду T_0 , запишемо рівняння перетворення:

$$N = \frac{\mathbf{t}_{X}}{\mathbf{T}_{0}} = t_{X} \cdot f_{0} = k f_{0} \cdot U_{X} = S \cdot U_{X},$$

де S – чутливість цифрового перетворювача напруги у двійковий код.

Частота генератора зразкової частоти:

$$f_0 = \frac{1}{T_0} \qquad \qquad \Gamma u$$

Час наростання напруги генератора лінійно наростаючої напруги:

$$\Delta t_{\Gamma,\Pi HH}[M\kappa c] = 2^8 \cdot \frac{T_{\Gamma,\Pi HH}[Hc]}{1000} = 0,256 \cdot T_{\Gamma,\Pi HH}[Hc] = __M\kappa c \cdot$$

Коефіцієнт нахилу генератора лінійно наростаючої напруги:

$$k = \frac{\Delta t_{IJHH}[M\kappa C]}{U_{on}[B]} = \underline{\qquad} M\kappa C / B.$$

Із вихідних даних (f₀, k, U_X) значення чутливості:

$$S = k f_0 = \underline{\qquad } \frac{1}{B}.$$

Для кожного із виділених піддіапазонів кількість імпульсів, що квантують невідомий період:

 $N_{II} = S \cdot U_{XI} = _imn. \qquad N_{II} = S \cdot U_{XII} = _imn. \qquad N_{III} = S \cdot U_{XIII} = _imn.$ $N_{IV} = S \cdot U_{XV} = _imn. \qquad N_{V} = S \cdot U_{XV} = _imn. \qquad N_{VI} = S \cdot U_{XVI} = _imn.$

- Рівняння для оцінювання відносної похибки квантування:

$$\delta_{K} = \frac{1}{N} \cdot 100\% .$$

- Для кожного виділеного піддіапазону значення відносної похибки квантування:

$$\delta_{KI} = \frac{100\%}{N_{I}} = \underline{\qquad} \% \quad \delta_{KII} = \frac{100\%}{N_{II}} = \underline{\qquad} \% \quad \delta_{KIII} = \frac{100\%}{N_{III}} = \underline{\qquad} \% \quad \delta_{KIII} = \frac{100\%}{N_{III}} = \underline{\qquad} \% \quad \delta_{KIII} = \frac{100\%}{N_{III}} = \underline{\qquad} \% \quad \delta_{KIII} = \frac{100\%}{N_{VI}} = \underline{\qquad} \% \quad \delta_{KIII} = \frac{10\%}{N_{VI}} = \underline{\qquad} \$$

Таблиця 14П.1 – Результати дослідження метрологічних характеристик перетворювача напруги в двійковий код

Експериментальні значення		ачення	Розрахункові значення			
U _x , B	N		\$ %	N	\$ 0/	1 MG
	двійк.	десятк.	$O_{K\theta}$, 70	1 V	O_{KB} , 70	∠∎ _{кв,} мс
$U_{min} =$						
U _{max} =						

1.2.2 Експериментальне визначення кількості імпульсів

Визначення кількості імпульсів за часовою діаграмою для нижньої U_{min} межі вимірювання, наведеної на рис. 14П.1.

Ν

Ν

Таблиця 14П.2 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів

	_	

2^4	2^{3}	2^2	2^{1}	2^{0}
16	8	4	2	1
X	Х	Х	X	Х

N = 1 1 1 1 1 B – удвійковій; N = 16 X +8 X + 4 X + 2 X + 1 X = 15 D – удесятковій; N = 0F H – ушістнадцятковій,

де Х – число, що може набувати значення 1 або 0 (визначається з діаграм)

Визначення кількості імпульсів за часовою діаграмою для верхньої межі вимірювання U_{max}, наведеної на рис. 14П.2.

Таблиця 14П.3 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів

2^{4}	2^{3}	2^2	2^{1}	2^{0}
16	8	4	2	1
Х	X	X	X	X

N = X X X X X B — удвійковій; N = 16 X + 8 X + 4 X + 2 X + 1 X = 15 D — удесятковій; N = 0F H — ушістнадцятковій, де X — число, що може набувати значення 1 або 0 (визначається з діаграм)

На підставі числових значень, занесених в табл. 14П.1 побудуємо статичні теоретичну і експериментальну характеристики (рис. 14П.4).

На підставі числових значень, занесених в табл. 14 П.1 побудуємо теоретичну і експериментальну залежності відносної похибки квантування в діапазоні зміни різниці фаз (рис. 14П.5).

Графічне визначення чутливості:

$$\Delta N = ;$$

$$\Delta U_x = ;$$

$$S = \frac{\Delta N}{\Delta U_x} = .$$



Рисунок 14П.5 – Теоретична та експериментальна залежності похибки квантування цифрового перетворювача напруги в двійковий код

Лабораторна робота № 15 ДОСЛІДЖЕННЯ МЕТОДУ ТА АЛГОРИТМУ ПОСЛІДОВНОГО НАБЛИЖЕННЯ НАПРУГИ В ДВІЙКОВИЙ КОД В СЕРЕДОВИЩІ ПРОГРАМНОГО ЗАБЕЗПЕЧЕННЯ МІСКО-САР

Мета роботи:

- 1. Опанувати методику дослідження принципу дії структурної схеми і часових діаграм роботи цифрових перетворювачів напруги у двійковий код, що реалізують алгоритм послідовного наближення в середовищі програмного забезпечення Micro-Cap.
- 2. Вміти застосовувати на практиці методику оцінювання та експериментального дослідження основних статичних метрологічних характеристик цифрового перетворювача напруги у двійковий код, що реалізує алгоритм послідовного наближення.

15.1 Суть алгоритму послідовного наближення

В основу побудови таких засобів перетворення вимірювальної інформації покладено метод зрівноваження.



Рисунок 15.1.

Для його здійснення вимірювану фізичну величину X_в зрівноважують (рис. 15.1) компенсувальною (зразковою) X_к величиною. Такий метод реалізують декількома алгоритмами:

1. Послідовного наближення;

2. Слідкувального зрівноваження;

3. Порозрядного зрівноваження.

На рис. 15.1 вимірювана величина Q_X встановлена на правих шальках терезів, а зразкова Q_K – на лівих.

Розглянемо суть цього методу зрівноваження на прикладі алгоритму послідовного наближення.

Суть алгоритму послідовного наближення полягає в зрівноваженні вимірюваної фізичної величини Х_в компенсувальною (зразковою) Х_к, що змінюється послідовно рівномірними квантами **h** від нульового до максимального значення.

Зразкова величина Q_к являє собою набір великої кількості N однакових h гирок, сумарне значення якої дорівнює

$$\mathbf{Q}_{\mathrm{K}} = \mathbf{N} \cdot \mathbf{h} \; .$$

Тоді алгоритм зрівноваження такий. На праву шальку терезів встановлюють вимірювану вагу Q_x , під дією якої стрілка з нульової відмітки відхилиться на певний кут (пропорційний вазі Q_x). Для зрівноваження Q_x на ліву шальку терезів накладають по одній зразковій гирці h до тих пір, поки не виконається умова рівноваги

$$Q_X = Q_K$$

Значення вимірюваної величини визначають як

$$Q_X = N \cdot h$$
,

де N – кількість гирок, необхідних для зрівноваження вимірюваної ваги;

h – вага однієї зразкової гирки.

З огляду на те, що процедура зрівноваження здійснюється послідовно рівномірними квантами h, починаючи з нульового значення до встановлення рівноваги, описаний алгоритм називають алгоритмом послідовного наближення.

15.2 Формування ступінчасто-квантованої компенсувальної напруги

Для зрівноваження напруг виникає задача формування ступінчастоквантованої напруги U_K , що змінюється рівномірними квантами h з нульового $U_K = 0$ B i до максимального значення U_{Kmax} . Через те, що діапазон можливої зміни напруг на вході вимірювальних каналів напруг стандартизовано – від 0 B до 10 B (або від – 5 B до + 5 B) максимальне значення встановлюють таким: $U_{Kmax} = 10, 24$ B (або 5.12 B).

Забезпечують такий діапазон зміни ступінчасто-квантованої напруги U_K за допомогою двійкового лічильника, що працює сумісно з цифроаналоговим перетворювачем (рис. 15.2).

З надходженням кожного тактового імпульсу f_T на вхід двійкового лічильника СТ2 його стан збільшується на одиницю. Двійковий код з виходів СТ2 ($2^0 2^1 2^2 2^3$) надходить на цифрові входи цифро-аналогового перетворювача і перетворюється в ступінчасто-змінну напругу U_K. Зміна компенсувальної наруги U_K здійснюється послідовно рівномірними квантами, починаючи з молодшого розряду

$$h = \frac{U_0}{2^n},$$

де n – кількість розрядів двійкового лічильника (цифро-аналогового перетворювача).

Їхня розрядність (лічильника СТ2 і ЦАП) однакова і для практичних задач може дорівнювати n = 6, 8, 10, 12, 16.

U₀ – опорна (зразкова) напруга, що формується внутрішнім джерелом опорної напруги цифро-аналогового перетворювача. Для уніполярної вхідної напруги опорну напругу вибирають такою, що дорівнює $U_0=10,24$ B, а для біполярної – $U_0=5,12$ B.

Максимальна кількість квантів h в процесі зростання UK від нульового значення (UK=0 B) до максимального U_{ктах} визначається розрядністю п лічильника CT2

$$N_{max} = 2^n$$

Час (швидкодія) цифро-аналогового перетворення двійкового коду в аналогову напругу U_K визначається так

$$t_{\rm B} = N \cdot T_{\rm T_{\perp}}$$

де T_т – період тактової частоти f_т.

Приклад:

$$f_T = 1 M\Gamma u = 10^6 \Gamma u;$$
 N = 100 імп.
Знайдемо період тактової частоти f_T .
 $T_T = \frac{1}{f_T} = \frac{1}{10^6} = 10^{-6} c = 1$ мкс.

Тоді (швидкодія) час цифро-аналогового перетворення становить $t_B = N \cdot T_T = 100$ імп $\cdot 1$ мкс = 100 мкс.



Рисунок 15.2 – До питання формування компенсувальної напруги

15.3 Квантування вимірюваної напруги

Квантування вимірюваної напруги U_X здійснюється в компараторі (рис. 15.3, а), шляхом її порівняння з кроком квантування h (рис. 15.3, б)



Рисунок 15.3 – Квантування напруги U_X

Протягом часу вимірювання t_B в двійковий лічильник CT2 надійде N імпульсів тактової частоти f_T .

Приклад:

: $U_X = 0.3 \text{ B};$ h = 10 мBN = $\frac{U_X}{h} = \frac{0.3 \text{ B}}{10 \cdot 10^{-3} \text{ B}} = 0.3 \cdot 10^2 = 30 \text{ імп.}$

Подання кількості імпульсів N у двійковій, десятковій і шістнадцятковій системах числення наведено в табл. 15.1.

2^4	2^{3}	2^{2}	2^{1}	2^{0}
16	8	4	2	1
1	1	1	1	0

Таблиця 15.1 – Подання кількості імпульсів N у 2-й системі числення

16 +8 + 4 + 2 + 0 = 30 D – у десятковій 1 1 1 1 0 В – у двійковій 1E Н – у шістнадцятковій Внаслідок заміни аналогової величини U_X, що має нескінченну кількість значень, ступінчасто-квантованою з обмеженою кількістю

Пичасто-квантованою з оомеженою кількістю N значень, виникає похибка квантування (рис. 15.4).



Рисунок 15.4

Максимальне значення абсолютної похибки квантування не перевищує половини кроку квантування

$$\Delta_{\rm K}=\frac{1}{2}~{\rm h}~.$$

15.4 Функція перетворення

Внаслідок порівняння вимірюваної напруги U_x з кроком квантування h (зразкова величина) CT2 зафіксує таку кількість імпульсів:

$$N = \frac{U_X}{h}$$

З урахуванням того, що $h=U_0/2^n$, остаточне рівняння перетворення набуває такого вигляду:

$$N = \frac{U_X}{h} = \frac{U_X}{U_0} \cdot 2^n.$$
(15.1)

З (15.1) отримаємо залежність для визначення числового значення виміряної напруги

$$U_{X} = N \cdot \frac{U_{0}}{2^{n}}.$$

Перевіримо розмірність останнього рівняння

$$U_X[B] = N[безрозмірна] \cdot \frac{U_0[B]}{2^n [безрозмірна]} = [B]$$

Оскільки в (15.1) n=const і U_0 =const, то залежність між вихідною N і вхідною U_X величинами цього цифрового перетворювача прямо пропорційна, а його (рис. 15.5) статична характеристика лінійна.



15.5 Цифровий перетворювач напруги у двійковий код методом послідовного наближення

Суть алгоритму послідовного наближення напруг полягає у зрівноваженні вимірюваної напруги U_x компенсувальною напругою U_k , яка змінюється рівномірними (ступенями) квантами h. Цей алгоритм називають ще «молодшими розрядами вперед».

На рис. 15.6 наведено структурну схему цифрового перетворювача напруга – код послідовного наближення.



Рисунок 15.6

Основними елементами засобу вимірювання є:

- компаратор;
- RS-тригер Т;
- логічна схема «2-І»;
- генератор зразкової частоти G;
- одновібратор G1;
- двійковий лічильник СТ2;
- цифро-аналоговий перетворювач ЦАП;
- паралельний інтерфейс PPI.

Вихідне положення. RS-тригер T, тригери двійкового лічильника CT2 і буферних регістрів (портів) PPI знаходяться в нульовому стані. Рівнем логічного нуля з виходу тригера T закрито логічну схему «2-І» і імпульси тактової частоти f_T з виходу кварцового резонатора G не надходять на вхід двійкового лічильника CT2. Рівні логічних нулів з паралельних виходів лічильника надходять на відповідні входи (2⁰, 2¹, ... 2¹⁵) цифроаналогового перетворювача, який нульове значення двійкового коду на його цифрових входах перетворює на нульове значення вихідної компенсувальної напруги U_K.

Вимірювання. За командою запуск «Зп» (момент часу t_1) тригер Т встановлюється в одиничний стан і відкриває раніше закриту логічну схему «2-І». Імпульси тактової частоти f_T із виходу генератора G через відкриту схему «2-І» надходять на C-вхід двійкового лічильника CT2, збільшуючи тим самим двійковий код на його виходах. З паралельних виходів лічи-

льника СТ2 двійковий код надходить на входи ЦАП і там перетворюється в аналогову компенсувальну напругу U_K.

Надходження кожного імпульсу f_T від генератора G формує нову сходинку h компенсувальної напруги U_K на виході цифро-аналогового перетворювача. У момент часу, коли $U_X = U_K$, тригер T сигналом з виходу компаратора встановлюється в стан логічного «0» і тим самим закриває логічну схему «2-І». Результат виконання цієї процедури – у двійковому лічильнику СТ2 сформується двійковий код (15.1).

Числове значення вимірюваної напруги U_x з одиницею вимірювання [В] визначають з (15.1)

$$U_{X} = \frac{N_{V} \cdot U_{0}}{2^{n}} = \frac{N_{V}[\text{безрозмірна величина}] \cdot U_{0}[B]}{2^{n}[\text{безрозмірна величина}]} = [B].$$
(15.2)

15.6 Основні статичні характеристики

Спочатку отримаємо рівняння чутливості для цього цифрового перетворювача напруги

$$S = \frac{d}{dU_X} N_V = \frac{2^n}{U_0} = Const.$$
(15.3)

З аналізу рівняння чутливості (15.3) можна зробити такі висновки: - чутливість в діапазоні зміни вимірюваної напруги є сталою величиною; - значення чутливості зростає у разі збільшення розрядності п двійкового лічильника та у разі зменшення опорної напруги U₀ цифро-аналогового перетворювача.

Внаслідок заміни аналогової напруги U_x , що має нескінчену кількість значень, обмеженою N_v кількістю значень виникає похибка квантування.

Похибка квантування цифрового перетворювача напруги послідовного наближення визначається як:

$$\delta_{KV} = \frac{1}{N_V} 100\% = \frac{U_0}{U_X 2^n} 100\%, \qquad (15.4)$$

а її графічне подання наведено на рис. 15.7.

Час перетворення та похибка квантування перетворювачів напруги послідовного наближення залежать від вимірюваної величини, а значення $\delta_{\kappa\nu}$, переважно, визначається розрядністю ЦАП і зоною нечутливості компаратора.



Визначимо діапазон вимірювання, що характеризується нижньою і верхньою межами вимірювання, в якому цифровий перетворювач напруги забезпечує нормоване значення похибки квантування $\delta_{\rm KH}$.

Нижня межа вимірювання обмежена нормованим значення похибки квантування $\delta_{\rm KH}$

$$\delta_{\rm KH} = \frac{1}{N_{\rm V}} 100\% = \frac{h \cdot 100\%}{U_{\rm X\,min}} \ . \tag{15.5}$$

Звідки

$$U_{X\min} = \frac{h \cdot 100\%}{\delta_{KH}} . \tag{15.6}$$

Верхня межа вимірювання обмежена максимальною ємністю N_{max}=2ⁿ двійкового лічильника.

$$N_{\max} = 2^n = \frac{U_{X\max}}{h}$$
 (15.7)

З (15.7) матимемо рівняння для оцінювання верхньої межі вимірювання

$$\mathbf{U}_{\mathrm{X\,max}} = \mathbf{h} \cdot 2^{\mathrm{n}} \,. \tag{15.8}$$

Залежності верхньої межі вимірювання від розрядності n двійкового лічильника і нижньої межі вимірювання від нормованого значення похибки квантування наведено на рис. 15.8.



Рисунок 15.8
ХІД РОБОТИ

1.1 Дослідження принципу дії перетворювача напруги в двійковий код поступового наближення

• Запустіть програмний засіб Місго-Сар.

• Складіть схему перетворювача напруги у двійковий код, що реалізують алгоритм послідовного наближення за зразком, поданим на рис. 15.9.

Для цього на робочому полі розмістіть:

- джерело постійної напруги (елемент *Battery B*);
- аналоговий компаратор (елемент *Comparator* з вкладок *Analog Primitives / Macros*) та задайте такі параметри в його меню: *Param: VIL=0, Param: VIH=0, Param: VOL=0, Param: VOH=5*;
- RS тригер (елемент SRFF з вкладок Digital Primitives / Gated Flip-Fiops/Latches)
- генератор тактових імпульсів (елемент DClock з вкладок Digital Primitives / Stimulus Generators);
- елемент логічного «I» з двома входами (елемент And2 з вкладок Digital Primitives / Standard Gates / And Gates);
- три елементи логічної одиниці (елемент *Pullup* з вкладок *Digital Primitives / Pullups/Pulldowns*);
- 7-розрядний двійковий лічильник (елемент 74HC4024 з вкладок Digital Library / 74xx1000- – 4002-);
- 8-розрядний цифро-аналоговий перетворювач (елемент *DtoA8* з вкладок *Digital Primitives / DtoA Converters*)
- логічний елементи «НЕ» (елемент *Inverter* з вкладок *Digital Primitives / Standard Gates / Inverters*).
- задавач аналогового сигналу (елемент Fixed Analog з вкладок Analog Primitives – Waveform Sources)

• Задайте для свого варіанта значення напруг з таблиці 15.2 для задавача аналогового сигналу *Fixed Analog*, під'єднаного до виводу *Ref* цифро-аналогового перетворювача *DtoA8*.

• Задайте тривалість імпульсу (параметр **ONEWIDTH**) та тривалість паузи (параметр **ZEROWIDTH**) генератора тактових імпульсів **DClock_T0** такими, що дорівнюють половині значення періоду T_0 генератора зразкової частоти з таблиці 15.2 відповідно до вашого варіанта.

• Задайте тривалість імпульсу (параметр **ONEWIDTH**) генератора тактових імпульсів **DClock_Start** такими, що дорівнюють половині значення періоду T_0 з таблиці 15.2 відповідно до вашого варіанта, а тривалість паузи (параметр **ZEROWIDTH**) – збільшіть у 100 (сто) разів порівняно з тривалістю імпульсу.



Рисунок 15.9 – Модель перетворювача напруги в двійковий код поступового наближення в середовищі МісгоСар

N⁰	U_o	T_{θ}	U_{xmin}	U _{xmax}	N⁰	U_o	T_{0}	U_{xmin}	U_{xmax}
вар.	В	нс	В	В	вар.	B	нс	В	В
1	25,6	40	1	3	10	2,56	150	0,1	0,3
2	23,04	50	1	2,5	11	25,6	160	0,5	2,5
3	20,48	60	1	2,5	12	23,04	180	0,5	2
4	17,92	70	0,5	2	13	20,48	200	0,4	2
5	15,36	80	0,75	1,75	14	17,92	240	0,4	1,6
6	12,8	90	0,3	1,5	15	15,36	250	0,4	1,6
7	10,24	100	0,3	1,2	16	12,8	300	0,2	1,2
8	7,68	120	0,2	0,8	17	10,24	400	0,2	1
9	5,12	140	0,1	0,6	18	7,68	500	0,15	0,6

Таблиця 15.2 – Варіанти завдань до лабораторної роботи

• Задайте значення напруги джерела постійної напруги *Battery* Vx таким, що дорівнює нижній межі цифрового перетворювача напруги поступового наближення U_{xmin} з таблиці 15.2 відповідно до вашого варіанта.

• Відобразіть зображення часових діаграм роботи схеми за допомогою меню *Analysis – Transient*. В діалоговому вікні (рис. 15.10) встановіть такі дані:

- час моделювання (**Maximum Run Time**) -150-200 періодів генератора зразкової частоти ($t = (150..200) \cdot T_0$).
- назви сигналів, що відповідають назвам мереж схеми рис. 15.9.

Transient Analysis Limits					- = :	×
Run Add	Deietar 1	Stepping.] PSS Broperties Belp 🐴 📸 🤊 🤊	J		
Moximum Rum Time Duquut Start Time (tstart) Moximum Time Step Number of Points Temperature Linear	t = (150200) ·	To Bun Options State Variable IP IP Operatin IP Auto Sca	es Zero g Point g Point Chiy le Ranges Periodic Steady State	di -		
Landre Expression Errors	Page [P]	X Expression	Y Expression	x Range	Y Range	1>
o 📰 📟 📕 📖	1 7		d(ux)	AutoAiways	AutoAlways	2
📀 🔟 🔚 🛄	1 7		d(StepUp)	AutoAimaya	AutoAlways	-
• • • • • • • • • • • • • • • • • • • •	2 7		d(5)	AutoAlways	AutoAlways	
•	2 7		d(R)	AutoAlways	AutoAlways	
o 📰 📰 📰	2 7		(d(tx)	AutoAiways	AutoAlways	2
o 📰 📰 🔜 💷	2 T		d(TO)	AutoAiways	AutoAlways	
📀 🔝 📰 📰 🚥	2 7		d(And)	AutoAlways	AutoAlwaya	1
• • • • • • • •	2 7		d(Q0)	AutoAlways	AutoAlways	
• • •	2 17		d(Q1)	AutoAiways	AutoAlways	•
O 📰 📰 📰 📖	2 7		(#(Q2)	AutoAlways	AutoAlways	
• • • • • • • • • • • • • • • • • • • •	2 T		(d(Q3)	AutoAlways	AutoAlways	
•	2 7		d(Q4)	AutoAlmays	AutoAlways	
O 📰 📾 📰			- Ar	AutoAlmays	AutoAlways	

Рисунок 15.10 – Налаштування аналізу перехідних процесів

• Зробіть screenshots екрана, на якому наведено схему і часові діаграми роботи перетворювача напруги у двійковий код, та подайте ці результати в Протоколі на рис. 15П.1

• Проаналізуйте отримані часові діаграми, порівняйте їх з теоретичними та зробіть висновки за результатами цього досліду.

1.2 Дослідження метрологічних характеристик перетворювача напруги у двійковий код

• Для свого варіанта розбийте проміжок від U_{min} до U_{max} на 6-10 проміжних значень та запишіть їх до таблиці 15П.1 Протоколу.

• В моделі почергово задайте у джерелі постійної напруги Ваttery Vx значення вимірювальної напруги від U_{min} до U_{max} . Для кожного значення напруги відобразіть на екрані часові діаграми для тих самих вузлів, що й в попередньому розділі, та за ними визначте кількість імпульсів зразкової частоти, підраховану двійковим лічильником, що дорівнює кількості кроків ступінчасто наростаючої напруги. Результати занести до Протоколу у таблицю 15П.1.

• Зробіть screenshots екрана, на якому наведено схему і часові діаграми роботи перетворювача напруги в двійковий код для U_{max} та подайте ці результати в Протоколі на рис.15П.2

• Для кожного значення вимірювальної напруги обчисліть експериментальне значення похибки квантування. Результати занесіть до таблиці 15П.1 Протоколу.

2 Обробка результатів дослідження

2.1 Для свого варіанта за заданими значеннями вхідних величин записати в аналітичному вигляді рівняння перетворення та рівняння похибки квантування.

2.2 За допомогою отриманих у п. 2.1 теоретичних рівнянь розрахувати кількість імпульсів двійкового лічильника та оцінити відносну похибку квантування для тих значень напруги, що й у досліді. Результати занести до табл. 15П.1 Протоколу.

2.3 Оцінити абсолютну похибку квантування. Результати занести до табл. 15П.1 Протоколу.

2.4 В одній системі координат побудувати теоретичну та експериментальну статичні характеристики перетворювача напруги в двійковий код та порівняти їх.

2.5 За допомогою отриманих статичних характеристик визначити значення чутливості графічним способом та порівняти його зі значенням, отриманим теоретичним шляхом.

2.6 В одній системі координат побудувати теоретичну та експериментальну залежності похибки квантування від вхідної напруги та порівняти їх.

2.7 Проаналізувати отримані результати та зробити висновки.

КОНТРОЛЬНІ ПИТАННЯ І ЗАВДАННЯ:

- 1. Сформулюйте фізичний ефект, який покладено в основу роботи цифрового перетворювача напруги послідовного наближення.
- 2. Які елементи структурної схеми формують компенсувальну напругу?
- 3. Чому такий алгоритм називають послідовного наближення або «молодшими розрядами вперед»?
- 4. Наведена структурна схема реалізує однократний чи циклічний режим роботи?
- 5. Наведіть переваги і недоліки алгоритму послідовного наближення.
- 6. Як визначити значення кроку квантування?
- 7. Як оцінити значення абсолютної похибки квантування?
- 8. Чи впливає на значення кроку квантування розрядність цифро-аналогового перетворювача?
- 9. Якими параметрами елементів схеми обмежена швидкодія засобів вимірювання цього типу?
- 10. Яка фізична величина тут квантується?
- 11. Який параметр компаратора впливає на значення похибки квантування?
- 12. Наведіть структурну схему і поясніть принцип дії цього перетворювача.
- 13. В якому елементі формується опорна напруга? Чому її значення вибирають кратним 2ⁿ?
- 14. Виведіть рівняння перетворення і похибки квантування.

15. Як з рівняння перетворення отримати рівняння чутливості?

- 16. Покажіть шляхи зменшення похибки квантування.
- 17. Якими параметрами наведеної схеми обмежена нижня межа вимірювання?

- 18. Якими параметрами наведеної схеми обмежена верхня межа вимірювання?
- 19. Цифровим перетворювачем напруги послідовного наближення проведено вимірювання U_x=2 В. Наведіть структурну схему і опишіть принцип його дії. Визначіть значення кроку квантування h, за якого відносна похибка квантування не перевищує 0.5%.
- 20. Цифровим перетворювачем напруги послідовного наближення проведено вимірювання U_x=5.12 В. Наведіть структурну схему і опишіть принцип його дії. Визначіть кількість n десяткових розрядів двійково-десяткового лічильника, за яких відносна похибка квантування не перевищує 0.1%, а опорна напруга ЦАП становить U₀=5.12 В.
- 21. Цифровим перетворювачем напруги послідовного наближення проведено вимірювання U_x=10 В. Наведіть структурну схему і опишіть принцип його дії. Визначіть значення похибки квантування, якщо у структурній схемі каналу використано десятирозрядний двійковий лічильник, а опорна напруга ЦАП становить U₀=10.24 В.
- 22. Визначіть значення опорної напруги U₀, для якої перетворювач напруги послідовного наближення з 8-розрядним ЦАП забезпечить чутливість S=100 1/B.
- 23. Цифровим перетворювачем напруги послідовного наближення проведено вимірювання напруги U_x =5.0 В. Наведіть структурну схему і опишіть принцип його дії. Визначіть кількість n двійкових розрядів лічильника СТ2, за яких відносна похибка квантування не перевищує 0.1%, а опорна напруга ЦАП становить U₀=5.12 В.
- 24. Визначіть значення абсолютної похибки квантування 10-розрядного цифрового перетворювача напруги, в якого значення опорної напруги U₀=5.12 В.
- 25. За якого кроку квантування h забезпечується значення нижньої межі вимірювання U_{Xmin}=5.0 В в цифровому перетворювачі напруги послідовного наближення, для якого нормоване значення відносної похибки квантування не перевищує 0.5%?
- 26. Яка верхня межа вимірювання 12-розрядного цифрового перетворювача напруги послідовного наближення, якщо його ЦАП формує значення кроку квантування h=2.5 мВ?

ЛІТЕРАТУРА

- 1. Кухарчук В. В. Основи метрології та електричних вимірювань : конспект лекцій. Частина II: Вінниця, 2020. 150 с.
- **2.** Основи метрології та електричних вимірювань : підручник / за ред. В. Кухарчука. Херсон : Олді-Плюс, 2013. 531 с.
- 3. Основи метрології та електричних вимірювань : підручник / за ред. В. Кухарчука. Вінниця : УНІВЕРСУМ-Вінниця, 2011. 531 с.
- **4.** Основи метрології та вимірювальної техніки : підручник / за ред. Б. Стадника. Львів : Бескид-Біт, 2003. Т1, 2.

Протокол № 15

виконання лабораторної роботи № 15

«Дослідження методу та алгоритму послідовного наближення в двійковий код в середовищі програмного забезпечення Micro-Cap»

	Дата виконання:	
Викладач:	Виконавці: 1	
	2	
	3	
	Група Бригада №	
	Варіант №	

Мета роботи:

- 1. Опанувати методику дослідження принципу дії структурної схеми і часових діаграм роботи цифрових перетворювачів напруги у двійковий код, що реалізують алгоритм послідовного наближення в середовищі програмного забезпечення Micro-Cap.
- 2. Вміти застосовувати на практиці методику оцінювання та експериментального дослідження основних статичних метрологічних характеристик цифрового перетворювача напруги у двійковий код, що реалізує алгоритм послідовного наближення.

Вихідні дані до варіанта:



напруги у двійковий код для значення U_{min}=



1.2 Результати аналізу впливу вимірюваної напруги на точність

1.2.1 Теоретичні розрахунки:

перетворення

З вихідних даних, наведених в табл. 15.2, числове значення кроку квантування для варіанта № :

$$h = \frac{\mathrm{U}_0}{2^{\mathrm{n}}} = \underline{\qquad} [\mathcal{M}B]$$

Числове значення абсолютної похибки квантування:

$$\Delta_{K} = \frac{1}{2} \cdot h = \underline{\qquad} [MB]$$

На підставі процедури квантування, що здійснюється порівнянням вимірюваної напруги U_x і кроку квантування h, рівняння перетворення:

$$N = \frac{U_X}{h} = \frac{U_X 2^n}{U_0} = S \cdot U_X,$$

де S – чутливість цифрового перетворювача напруги у 2-й код. Значення чутливості:

$$S = \frac{2^n}{U_0} = \underline{1/B},$$

Для кожного значення вимірювальної напруги (табл. 15П.1) кількість кроків h, що квантують вимірювану напругу U_X:

$$\begin{split} N_{1} = S \cdot U_{X1} = __{imn.} & N_{2} = S \cdot U_{X2} = __{imn.} \\ N_{3} = S \cdot U_{X3} = __{imn.} & N_{4} = S \cdot U_{X4} = __{imn.} \\ N_{5} = S \cdot U_{X5} = __{imn.} & N_{6} = S \cdot U_{X6} = __{imn.} \end{split}$$

Рівняння для оцінювання відносної похибки квантування

$$\delta_{K} = \frac{1}{N} \cdot 100\% =$$

Значення відносної похибки квантування для кожного виділеного піддіапазону:

•

$$\begin{split} \delta_{K1} = & \frac{100\%}{N_1} = & & \\ & & \\ \delta_{K2} = & \frac{100\%}{N_2} = & & \\ & & \\ \delta_{K3} = & \frac{100\%}{N_3} = & & \\ & & \\ \delta_{K4} = & \frac{100\%}{N_4} = & & \\ & & \\ & & \\ \delta_{K5} = & \frac{100\%}{N_5} = & & \\ & &$$

Таблиця 15П.1 – Результати дослідження метрологічних характеристик перетворювача напруги в двійковий код

	Експери	ментальні з	вначення	Розра	хункові зна	чення
U _x , B	1	V	S %	N	\$ %	A MR
	двійк.	десятк.	$0_{KB}, 70$	1	O_{KB} , 70	2 _{K6} , MD
$U_{min} =$						
U _{max} =						

1.2.2 Експериментальне визначення кількості імпульсів

Кількість імпульсів N в десятковій, двійковій і шістнадцятковій системах для нижньої U_{min} межі вимірювання наведено в табл. 15П.2.

Таблиця 15П.2 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів N

2^{4}	2^{3}	2^2	2^{1}	2^{0}
16	8	4	2	1
Х	X	X	X	X

N = 1 1 1 1 1 B — удвійковій; N = 16 X + 8 X + 4 X + 2 X + 1 X = 15 D — удесятковій; N = 0FH — ушістнадцятковій,

де Х – число, що може набувати значення 1 або 0 (визначається з діаграм)

Приклад визначення кількості імпульсів за часовою діаграмою для верхньої межі вимірювання U_{max}, наведеною на рис. 15П.2.

Кількість імпульсів N в десятковій, двійковій і шістнадцятковій системах наведено в табл. 15П.3.

Таблиця 15П.3 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів N

2^{4}	2^{3}	2^2	2^{1}	2^{0}
16	8	4	2	1
Х	Х	Х	Х	Х

N = X X X X X B – удвійковій; N = 16 X +8 X + 4 X + 2 X + 1 X = 15 D – удесятковій; N = 0F H – ушістнадцятковій,

де Х – число, що може набувати значення 1 або 0 (визначається з діаграм)

На підставі числових значень, занесених в табл. 15П.1, побудуємо статичні теоретичну і експериментальну характеристики (рис. 15П.4).

Графічне визначення чутливості:

$$\Delta N = ; \quad \Delta U_x = ; \quad S = \frac{\Delta N}{\Delta U_x} =$$

На підставі числових значень, занесених в табл. 15П.1, побудуємо теоретичну і експериментальну залежності відносної похибки квантування в діапазоні зміни різниці фаз (рис. 15П.5).





квантування цифрового перетворювача напруги в двійковий код

ДОДАТОК А Приклад оформлення Звіту

Міністерство освіти і науки України Вінницький національний технічний університет Кафедра комп'ютеризованих електромеханічних систем і комплексів

МЕТОДИ ТА ЗАСОБИ ПЕРЕТВОРЕННЯ ІНФОРМАЦІЇ

3 B I T

до виконання лабораторної роботи №1

Дослідження основних метрологічних характеристик засобів перетворення інформації Варіант 2

Виконав: студент 2ПІ-22 б Перевірив: д.т.н., професор Олександр БІГАС Василь КУХАРЧУК

1 ЕКСПЕРИМЕНТАЛЬНІ ДОСЛІДЖЕННЯ ОСНОВНИХ СТАТИЧНИХ МЕТРОЛОГІЧНИХ ХАРАКТЕРИСТИК

Відповідно до варіанта № 2 (табл. 1Д.1) введемо результати вимірювань в оперативну пам'ять персонального комп'ютера.

Варіант	1	2	3	4	5	6	7	8	9	10
Результати										
0	0	1	2	3	4	0	1	2	3	4
1	1.2	2.2	3.2	4.2	5.2	1.1	2.1	3.1	4.1	5.1
2	1.9	3.1	4	5	6	1.8	2.8	3.8	4.8	5.8
3	3.1	4	5.1	6.1	7.1	3.2	4.2	5.2	6.2	7.2
4	3.95	4.95	5.95	7.95	7.95	4.1	5.1	6.1	7.1	8.1
5	4.9	5.9	6.9	7.9	8.9	4.9	5.9	6.9	7.9	8.9
6	6.2	7.2	8.2	9.2	9.9	6.1	7.1	8.1	9.1	10.1
7	6.8	7.8	8.8	9.8	10.8	6.9	7.9	8.9	9.9	10.9
8	8.15	9.15	9.9	10.9	11.9	8.1	9.1	10.1	11.1	12.1
9	9	10	11	12	13	8.9	9.9	10.9	11.9	12.9

Таблиця 1Д.1 – Результати вимірювань

1.2 Результати дослідження експериментальної статичної характеристики

Подаємо у звіті графічну залежність вихідної у і вхідної х величин, зображену на графіку (рис. 1Д.1):





1.3 Аналітичне подання функції перетворення у вигляді рівняння перетворення

Задаємо ступінь полінома 1 та записуємо коефіцієнти a[0] і a[1] для полінома такого виду: $y = a[0] + a[1] \cdot x$

a[0] = 0.0733333;a[1] = 0.9921212.

Записуємо отриману функцію перетворення у вигляді рівняння перетворення:

 $y = 0.073 + 0.99 \cdot x$.

1.4 Результати дослідження апроксимованої статичної характеристики

Записуємо отриману емпіричну залежність у вигляді:

 $y(x) = 0.073 + 0.99 \cdot x.$

Задаємо діапазон зміни х:

```
від x=1 до x=10.
```

Задаємо кількість значень =10.

Задаємо крок =1.

Отриману апроксимовану емпіричну статичну характеристику подамо у вигляді графіка (рис. 1Д.2):



Рисунок 1Д.2 - Апроксимована статистична характеристика

1.5 Результати дослідження експериментальної і апроксимованої статичних характеристик

Наведемо у звіті на одному графіку експериментальну і емпіричну статичні характеристики (рис. 1Д.3):





Наведемо у звіті графічну залежність абсолютної похибки моделі, яка змінюється в діапазоні зміни виличини х (рис. 1Д.4):



Рисунок 1Д.4 – Зміна абсолютної похибки в часі

Графічну залежність відносної похибки моделі подано на рис. 1Д.5:



Рисунок 1Д.5 – Зміна відносної похибки в часі

1.6 Результати оцінювання чутливості

Координати точки 1: $y_1 = 4$; $x_1 = 4$. Координати точки 2: $y_2 = 5$; $x_2 = 5$. Приріст функції: $\Delta y = y_2 - y_1 = 1$. Приріст аргументу: $\Delta x = x_2 - x_1 = 1$. Значення чутливості за статичною характеристикою:

$$S = \frac{\Delta y}{\Delta x} = 1.$$

Значення чутливості за апроксимованим рівнянням перетворення (див п. 1.3 протоколу):

$$S = \frac{dy}{dx} = \frac{d(0,073 + 0,99x)}{dx} = 0,99.$$

2 ЕКСПЕРИМЕНТАЛЬНІ ДОСЛІДЖЕННЯ ВИПАДКОВИХ ПОХИБОК

Відповідно до варіанта (табл. 1Д.2) задаємо значення середнього квадратичного відхилення σ для нормального закону розподілу з нульовим математичним очікуванням $\Delta = 0$ і отримайте реалізацію випадкового процесу.

Таблиця 1Д.2 – Варіанти значень середніх квадратичних відхилень

Варіант	1	2	3	4	5	6	7	8	9	10
σ	0.05	0.1	0.15	0.2	0.25	0.3	0.35	0.4	0.45	0.5

2.1 Результати дослідження випадкової похибки

Побудуємо зміну випадкової похибки в часі $\Delta = f(t)$. (рис. 1Д.6):



Рисунок 1Д.6 – Зміна випадкової похибки в часі

Прочитаємо дані з файлу.

Знайдемо статистичні характеристики випадкової похибки (рис. 1Д.7), а отримані результати занесемо до табл. 1Д.3.

Статистические	характеристики данных		
	Общее кол-во значений N		1024
	Мин. значение x(min)	=	-0.3518
	Макс. значение х(max)	=	0.3382
	Pasmax x(max)-x(min)	=	0.69
	Медиана х(50)	=	0
	Ср. арифмет. значение	=	-0.0001
	Дисперсия	=	0.0105
	Стандартное отклонение		0.1024
	Козффициент вариации	=	-0.0012
	Ср. геометр. значение	=	не определ

Рисунок 1Д.7 – Статистичні характеристики випадкової похибки Таблиця 1Д.3 – Статистичні оцінки випадкової похибки

Умовне позначення	Δ min	Δ max	$\overline{\Delta}$	D	σ	n
Числове значення	-0.3518	0.3382	-0.0001	0.0105	0.1024	1024

За результатами розрахунків, наведеними в табл. 1Д.3, побудуємо закон розподілу випадкової похибки (рис. 1Д.8):



Рисунок 1Д.8 –Закон розподілу випадкових похибок

З ДОСЛІДЖЕННЯ ВПЛИВУ СИСТЕМАТИЧНИХ ПОХИБОК НА НОРМАЛЬНИЙ ЗАКОН РОЗПОДІЛУ

Відповідно до варіанта (табл. 1Д.2) задаємо значення середнього квадратичного відхилення для нормального закону розподілу, а математичне сподівання задаємо з табл. 1Д.4.

Варі ант	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
- \(\overline{\!\Delta}\)	-0.05	-0.06	0.07	-0.08	-0.09	-0.1	-0.11	-0.12	-0.13	-0.14	-0.15	-0.16	-0.17	-0.18	0.19
$\overline{\Delta}$	0	0	0	0	0	0	0	0	0	0	0	0	θ	0	θ
+ \(\overline{\!\Delta}\)	+0.05	+0.06	+0.07	+0.08	+0.09	+0.1	+0.11	+0.12	+0.13	+0.14	+0.15	+0.16	+0.17	+0.18	+0.19

Таблиця 1Д.4 - Варіанти значень систематичної складової похибки

За результатами розрахунків, наведеними в табл. 1Д.4, побудуємо для свого варіанта три закони розподілу випадкових похибок для від'ємної, нульової і додатної систематичної складової похибки:



Рисунок 1Д.9 – Закон розподілу випадкових похибок для від'ємної систематичної складової похибки



Рисунок 1Д.10 – Закон розподілу випадкових похибок для нульового значення систематичної складової похибки



Рисунок 1Д.11 – Закон розподілу випадкових похибок додатної систематичної складової похибки



Рисунок 1Д.12 – Закони розподілу випадкових похибок для від'ємної, нульової і додатної систематичної складової похибки

4 ДОСЛІДЖЕННЯ ВПЛИВУ ВИПАДКОВОЇ ПОХИБКИ НА НОРМАЛЬНИЙ ЗАКОН РОЗПОДІЛУ

Відповідно до варіанта (табл. 1Д.5) задаємо значення середнього квадратичного відхилення σ для нормального закону розподілу з нульовим математичним сподіванням Δ = 0 і отримаємо три кривих законів розподілу.

Варіант	1	2	3	4	5	6	7	8	9	10
σ 1	0.05	0.06	0.07	0.08	0.09	0.10	0.125	0.15	0.175	0.19
σ2	0.07	0.08	0.09	0.10	0.11	0.12	0.150	0.17	0.150	0.17
σ3	0.09	0.10	0.11	0.12	0.13	0.14	0.175	0.19	0.130	0.15

T 	1 11 /	n •		••	••	_
Гаолиця	11.5 -	варіанти	значень	випалковоі	складовоі	похиоки

За результатами розрахунків, наведеними в табл. 1Д.5, побудуємо для свого варіанта три закони розподілу випадкових похибок для трьох різних значень середнього квадратичного відхилення.



Рисунок 1Д.13 – Закон розподілу випадкових похибок для значення середнього квадратичного відхилення 0.06



Рисунок 1Д.14 – Закон розподілу випадкових похибок для значення середнього квадратичного відхилення 0.08



Рисунок 1Д.15 – Закон розподілу випадкових похибок для значення середнього квадратичного відхилення 0.10



Рисунок 1Д.16 – Закони розподілу випадкових похибок для трьох різних значень середнього квадратичного відхилення

ДОДАТОК Б Приклад оформлення Звіту до ЛР № 9

Міністерство освіти і науки України Вінницький національний технічний університет Кафедра комп'ютеризованих електромеханічних систем і комплексів

МЕТОДИ ТА ЗАСОБИ ПЕРЕТВОРЕННЯ ІНФОРМАЦІЇ

3 B I T

до виконання лабораторної роботи № 9

Дослідження елементної бази дискретних перетворювачів інформації в середовищі програмного забезпечення Micro-Cap

Варіант 2

Виконав: студент 2ПІ-22 б Перевірив: д.т.н., професор Арсен ЛАВРЕНЮК Василь КУХАРЧУК

Протокол № 9

виконання лабораторної роботи № 9

«Дослідження елементної бази дискретних перетворювачів інформації в середовищі програмного забезпечення Micro-Cap»

Дата виконання: <u>08.10.2022</u>

Виконавці: <u>Лавренюк Арсен</u> Група <u>1ПІ-226</u> Бригада № <u>5</u> Варіант № <u>5</u>

Мета роботи:

- 1. Опанувати методику аналізу статичних і динамічних режимів роботи логічних елементів в середовищі програмного забезпечення Micro-Cap.
- 2. Опанувати методику аналізу статичних і динамічних режимів роботи елементів пам'яті в середовищі програмного забезпечення Micro-Cap.
- **3.** Опанувати методику аналізу статичних і динамічних режимів роботи двійкових лічильників в середовищі програмного забезпечення Micro-Cap.
- 4. Опанувати методику аналізу статичних і динамічних режимів роботи двійкового лічильника сумісно з цифро-аналоговим перетворювачем в середовищі програмного забезпечення Micro-Cap.

Вихідні дані:

Таблиця 9.3, а – Тривалості імпульсів та паузи сигналів тактових генераторів

Варіанти	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
Генератор 1	20	25	30	40	50	60	70	75	80	90	100	120	130	140	150
(DClock1)	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν
Генератор 2	200	200	200	300	300	300	400	400	400	500	500	500	600	600	600
(DClock2)	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν

Таблиця 9.4 - Тривалості паузи сигналів тактових генераторів, під'єднаних до входівRS-Тригера

Варіанти	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
S-вхід	200	150	300	350	400	200	250	300	350	400	200	250	300	350	400
(DClock1)	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν
R-вхід	100	120	120	130	140	150	160	170	180	190	200	210	220	240	230
(DClock2)	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν	Ν

Таблиця 9.6 – Значення постійного аналогового сигналу

Варіанти	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
Значення параметра Value, V	150 m	140 m	130 m	120 m	110 m	100 m	90 m	85 m	95 m	105 N	115 m	125 m	135 m	145 m	155 m

1.1 Результати дослідження генератора тактових імпульсів



Рисунок 9Д.1 – Часові діаграми роботи генератора прямокутних імпульсів



Рисунок 9Д.2 – Часові діаграми роботи генератора меандра

1.2 Результати дослідження принципу дії логічного елемента 2І



Рисунок 9Д.3 – Схема і часові діаграми роботи логічного елемента 21



1.3 Результати дослідження принципу дії RS- тригера

Рисунок 9Д.4 – Схема і часові діаграми роботи RS-тригера

1.4 Результати дослідження принципу дії D-тригера



Рисунок 9Д.5 – Схема і часові діаграми роботи D-тригера



1.5 Результати дослідження подільника частоти (Т-тригера)

Рисунок 9Д.6 – Схема і часові діаграми роботи Т-тригера

1.6 Результати дослідження 5-розрядного двійкового лічильника



Рисунок 9Д.7 – Схема і часові діаграми роботи 4-розрядного двійкового лічильника

1.7 Результати дослідження 4-розрядного двійкового лічильника і ЦАП



Рисунок 9Д.8 – Схема і часові діаграми роботи 4-розрядногодвійкового лічильника і ЦАП





Рисунок 9Д.9 – Схема і часові діаграми роботи 4-розрядногодвійкового лічильника, ЦАП і аналогового компаратора

ДОДАТОК В Приклад оформлення Звіту ЛР № 10

Міністерство освіти і науки України Вінницький національний технічний університет Кафедра комп'ютеризованих електромеханічних систем та комплексів

3BIT

до виконання Лабораторної роботи № 10

Дослідження прямого методу та алгоритму перетворення частоти в двійковий код в середовищі програмного забезпечення Micro-Cap

Виконав: студент 2ПІ-22 бДмитро МИХАЛЬЧИШЕНПеревірив: д.т.н., професорВасиль КУХАРЧУК

Вінниця, 2023

Протокол № 10

виконання лабораторної роботи № 10

«Дослідження прямого методу та алгоритму перетворення частоти в двійковий код в середовищі програмного забезпечення Micro-Cap»

Дата виконання: 21.01.2023

Виконавці: 1. Михальчишен Д. Р.

Група 1ПІ-22б Бригада № 15

Варіант № 15

Мета роботи:

- 1. Опанувати методику дослідження принципу дії структурної схеми і часових діаграм роботи цифрових перетворювачів частоти у двійковий код, що реалізують прямий метод в середовищі програмного забезпечення Micro-Cap.
- 2. Опанувати методику оцінювання та експериментального дослідження основних статичних метрологічних характеристик цифрового перетворювача частоти у двійковий код, що реалізує прямий метод вимірювання

Таблиця 10Д.1 – Варіанти завдань до лабораторної роботи

№ вар.	f_{min}	f _{max}	t_0		
18	50 кГц	150 кГц	200 мкс		

1.1 Результати дослідження принципу дії формувача прямокутних імпульсів :



Рисунок 10Д.1 – Схема і часові діаграми роботи формувача прямокутних імпульсів

1.2 Результати дослідження перетворювача частоти у двійковий







Рисунок 10Д.3 – Схема і часові діаграми роботи цифрового перетворювача для мінімального значення частоти *f_{min}*

1.3 Оцінювання основних метрологічних характеристик перетворювача частоти в двійковий код

Внаслідок квантування зразкового часового інтервалу t_0 періодами T_X вимірюваної частоти f_X двійковий лічильник підрахує таку кількість імпульсів

$$\mathbf{N} = \frac{\mathbf{t}_0}{\mathbf{T}_{\mathbf{X}}} = \mathbf{t}_0 \cdot \mathbf{f}_{\mathbf{X}}.$$

3 урахуванням того, що $t_0 = 200$ мкс $= 200 \cdot 10^{-6}$ с, рівняння перетворення подамо так

$$N = t_0 \cdot f_X = 200 \cdot 10^{-6} \cdot f_X.$$

1.3.1 Теоретичні розрахунки кількості імпульсів

В заданому діапазоні зміни вимірюваної частоти від f_{min} до f_{max} виділимо шість піддіапазонів і для кожного з них визначимо відповідне йому N.

$$\begin{split} N_{I} = t_{0} \cdot f_{XI} = & 200 \cdot 10^{-6} \cdot f_{XI} = & 200 \cdot 10^{-6} \cdot 50 \cdot 10^{3} = & 10 \text{ imm}; \\ N_{II} = t_{0} \cdot f_{XII} = & 200 \cdot 10^{-6} \cdot f_{XII} = & 200 \cdot 10^{-6} \cdot 70 \cdot 10^{3} = & 14 \text{ imm}; \\ N_{III} = t_{0} \cdot f_{XIII} = & 200 \cdot 10^{-6} \cdot f_{XIII} = & 200 \cdot 10^{-6} \cdot 90 \cdot 10^{3} = & 18 \text{ imm}; \\ N_{IV} = t_{0} \cdot f_{XIV} = & 200 \cdot 10^{-6} \cdot f_{XIV} = & 200 \cdot 10^{-6} \cdot 110 \cdot 10^{3} = & 22 \text{ imm}; \\ N_{V} = t_{0} \cdot f_{XV} = & 200 \cdot 10^{-6} \cdot f_{XV} = & 200 \cdot 10^{-6} \cdot 130 \cdot 10^{3} = & 26 \text{ imm}; \\ N_{VI} = t_{0} \cdot f_{XVI} = & 200 \cdot 10^{-6} \cdot f_{XVI} = & 200 \cdot 10^{-6} \cdot 150 \cdot 10^{3} = & 30 \text{ imm}. \end{split}$$

1.3.2 Експериментальне визначення кількості імпульсів

Визначимо кількість імпульсів за часовою діаграмою для нижньої межі вимірювання f_{min}, наведеною на рис. 10П.3.

Кількість імпульсів N в десятковій, двійковій і шістнадцятковій системах наведено в табл. 10П.2.

Таблиця 10Д.2 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів N

2^{3}	2^{2}	2^1	2^{0}
8	4	2	1
1	0	1	0
N = 8 + 0	+ 2 + 0 - 10 D		

N = 8 + 0 + 2 + 0 = 10 D – у десятковій;

N = 1 0 1 0 B — удвійковій; N = 0 A H — ушістнадцятковій. Визначимо кількість імпульсів за часовою діаграмою для верхньої межі вимірювання f_{max}, наведеною на рис. 10Д.3.

Кількість імпульсів N в десятковій, двійковій і шістнадцятковій системах наведено в табл. 10Д.3.

Таблиця 10Д.3 – Десяткові, двійкові і шістнадцяткові коди кількості імпульсів N

2^{4}	2^{3}	2^2	2^{1}	2^{0}
16	8	4	2	1
1	1	1	1	0
N = 1	6 + 8 + 4 + 2 +	0 = 30 D -	– у десятковій	;
Ν	= 1 1 1 1 0 B	-	– у двійковій;	
	N = 01EH	-	- у шістнадцят	гковій.

1.3.3 Оцінювання похибки квантування

Внаслідок заміни аналогової величини f_x , що має нескінченну кількість значень в діапазоні її зміни від f_{min} до f_{max} , обмеженою кількістю N, виникає похибка квантування

$$\delta_{\rm K} = \frac{1}{\rm N} \cdot 100 \,\% = \frac{100 \,\%}{\rm N_{\rm I}}$$

Оцінимо для кожного піддіапазону значення відносної похибки квантування:

$$\begin{split} \delta_{\kappa I} &= \frac{100\%}{N_{I}} = \frac{100\%}{10} = 10\% \,. & \delta_{\kappa II} = \frac{100\%}{N_{II}} = \frac{100\%}{14} = 7.14\% \,. \\ \delta_{\kappa III} &= \frac{100\%}{N_{III}} = \frac{100\%}{18} = 5.56\% \,. & \delta_{\kappa IV} = \frac{100\%}{N_{IV}} = \frac{100\%}{22} = 4.55\% \,. \\ \delta_{\kappa V} &= \frac{100\%}{N_{V}} = \frac{100\%}{26} = 3.85\% \,. & \delta_{\kappa VI} = \frac{100\%}{N_{VI}} = \frac{100\%}{30} = 3.33\% \,. \end{split}$$

В процесі квантування виникає абсолютна похибка, яку оцінюють як половину кроку квантування

$$\Delta_{\kappa} = \frac{1}{2} \cdot \mathbf{h} \,,$$

де h – крок квантування.

Оскільки в цьому цифровому перетворювачі невідомий період $T_{\rm X}$ квантує зразковий часовий інтервал $t_0,$ то кроком квантування ε

$$h = T_X$$

Тому для оцінювання абсолютної похибки квантування використаємо таку формулу

$$\Delta_{\kappa} = \frac{1}{2} \cdot T_{X}.$$

Для кожного піддіапазону оцінимо значення абсолютної похибки квантування:

$$\begin{split} \Delta_{\kappa I} &= \frac{1}{2} \cdot T_{XI} = \frac{1}{2} \cdot \frac{1}{f_{XI}} = \frac{1}{2} \cdot \frac{1}{50 \cdot 10^3} = 10 \cdot 10^{-3} \text{ c.} \\ \Delta_{\kappa II} &= \frac{1}{2} \cdot T_{XII} = \frac{1}{2} \cdot \frac{1}{f_{XII}} = \frac{1}{2} \cdot \frac{1}{70 \cdot 10^3} = 7.14 \cdot 10^{-3} \text{ c.} \\ \Delta_{\kappa III} &= \frac{1}{2} \cdot T_{XIII} = \frac{1}{2} \cdot \frac{1}{f_{XIII}} = \frac{1}{2} \cdot \frac{1}{90 \cdot 10^3} = 5.56 \cdot 10^{-3} \text{ c.} \\ \Delta_{\kappa IV} &= \frac{1}{2} \cdot T_{XIV} = \frac{1}{2} \cdot \frac{1}{f_{XIV}} = \frac{1}{2} \cdot \frac{1}{110 \cdot 10^3} = 4.55 \cdot 10^{-3} \text{ c.} \\ \Delta_{\kappa V} &= \frac{1}{2} \cdot T_{XV} = \frac{1}{2} \cdot \frac{1}{f_{XV}} = \frac{1}{2} \cdot \frac{1}{130 \cdot 10^3} = 3.85 \cdot 10^{-3} \text{ c.} \\ \Delta_{\kappa VI} &= \frac{1}{2} \cdot T_{XVI} = \frac{1}{2} \cdot \frac{1}{f_{XVI}} = \frac{1}{2} \cdot \frac{1}{150 \cdot 10^3} = 3.33 \cdot 10^{-3} \text{ c.} \end{split}$$

Значення експериментальних і теоретичних розрахунків наведено в табл. 10Д.4

	Експери	иментальні	Те	оретичні	
<i>f_x</i> , кГц	зна	чення	3н	ачення	$\varDelta_{\kappa 6}$
	N	$\delta_{\scriptscriptstyle {K\! {\scriptscriptstyle {\cal B}}}}$, %	N	$\delta_{\scriptscriptstyle K\! m 6}$, %	мікросекунд
fmin = 50 кГц	<i>10</i>	10.00%	<i>10</i>	10.00%	10.00 мкс
70 кГц	15	6.67%	<i>14</i>	7.14%	7.14 мкс
90 кГц	<i>19</i>	5.26%	<u>18</u>	5.56%	5.56 мкс
<i>110 кГц</i>	23	4.35%	22	4.55%	4.55 мкс
130 кГц	27	3.70%	26	3.85%	3.85 мкс
fmax = 150 кГц	30	3.33%	30	3.33%	3.33 мкс

Таблиця 10Д.4 – Результати розрахунків

Експериментальну і теоретичну статичні характеристики наведено на рис. 10Д.4.



Рисунок 10Д.4 – Теоретична та експериментальна статичні характеристики цифрового перетворювача частоти

Експериментальну і теоретичну залежності відносної похибки квантування наведено на рис. 10Д.5.



Рисунок 10Д.5 – Теоретична та експериментальна залежності похибки квантування цифрового перетворювача частоти

Навчальне електронне видання комбінованого використання. Можна використовувати в локальному та мережному режимах

Василь Васильович Кухарчук Андрій Миколайович Коваль

МЕТОДИ ТА ЗАСОБИ ПЕРЕТВОРЕННЯ ІНФОРМАЦІЇ: лабораторний практикум

Лабораторний практикум

Рукопис оформив В. Кухарчук

Редактор Т. Старічек

Оригінал-макет підготувала Т. Старічек

Підписано до видання 04.12.2023 р. Гарнітура Times New Roman. Зам. № Р2023-136.

Видавець та виготовлювач Вінницький національний технічний університет, Редакційно-видавничий відділ. ВНТУ, ГНК, к. 114. Хмельницьке шосе, 95, м. Вінниця, 21021. Тел. (0432) 65-18-06. **press.vntu.edu.ua**; *E-mail*: irvc.ed.vntu@gmail.com. Свідоцтво суб'єкта видавничої справи серія ДК № 3516 від 01.07.2009 р.